



(12) 发明专利

(10) 授权公告号 CN 107852376 B

(45) 授权公告日 2020.12.18

(21) 申请号 201780002634.2

(22) 申请日 2017.01.25

(65) 同一申请的已公布的文献号
申请公布号 CN 107852376 A

(43) 申请公布日 2018.03.27

(30) 优先权数据
62/287,720 2016.01.27 US
15/413,149 2017.01.23 US

(85) PCT国际申请进入国家阶段日
2018.02.02

(86) PCT国际申请的申请数据
PCT/US2017/014959 2017.01.25

(87) PCT国际申请的公布数据
W02017/132268 EN 2017.08.03

(73) 专利权人 甲骨文国际公司
地址 美国加利福尼亚

(72) 发明人 L·霍雷恩 B·D·约翰森
B·博格丹斯基

(74) 专利代理机构 中国贸促会专利商标事务所
有限公司 11038

代理人 张鑫

(51) Int.Cl.
H04L 12/931 (2006.01)
H04L 12/733 (2006.01)
H04L 12/713 (2006.01)
H04L 12/751 (2006.01)
H04L 12/721 (2006.01)

(56) 对比文件
US 2014160934 A1, 2014.06.12
US 2013019302 A1, 2013.01.17

审查员 白红昌

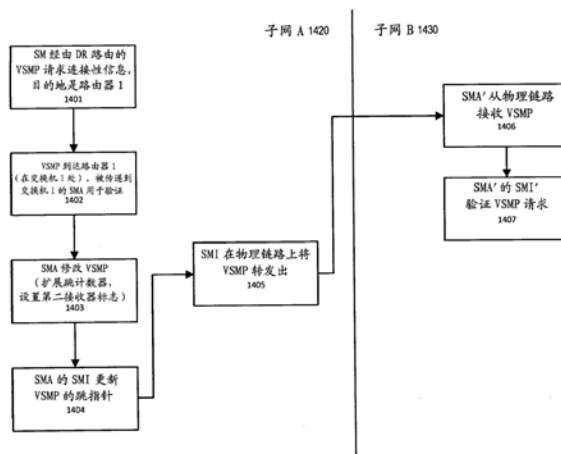
权利要求书5页 说明书21页 附图17页

(54) 发明名称

用于支持高性能计算环境中跨虚拟路由器端口的SMP连接性检查的路由器SMA抽象的系统和方法

(57) 摘要

用于支持高性能计算环境中跨虚拟路由器的SMP连接性检查的系统和方法。根据实施例，SMA模型增强允许发送寻址到本地路由器端口的分组(即，SMP)的可能性。分组被寻址的SMA可以接收分组，并且然后应用定义所请求的信息在(例如，通过物理链路跨子网连接的)远程节点上的新属性。根据实施例，SMA可以作为代理操作(接收SMP并发送另一个请求)，或者SMA可以修改原始分组并将其作为子网间分组继续发送。



1. 一种用于支持高性能计算环境中跨虚拟路由器端口的基于子网管理分组 (SMP) 的连接性检查的系统, 包括:

一个或多个微处理器;

第一子网, 所述第一子网包括:

多个交换机, 所述多个交换机至少包括叶交换机, 其中所述多个交换机中的每一个包括第一子网的多个交换机端口,

多个主机通道适配器, 每个主机通道适配器包括至少一个主机通道适配器端口,

多个端节点, 其中每个端节点与所述多个主机通道适配器中的至少一个主机通道适配器相关联, 以及

子网管理器, 所述子网管理器在所述多个交换机和所述多个主机通道适配器中的一个上运行; 以及

第二子网, 所述第二子网包括:

多个第二子网交换机, 所述多个第二子网交换机至少包括第二子网叶交换机, 其中所述多个第二子网交换机中的每一个包括多个第二子网交换机端口,

多个第二子网主机通道适配器, 每个第二子网主机通道适配器包括至少一个第二子网主机通道适配器端口,

多个第二子网端节点, 其中每个第二子网端节点与所述多个第二子网主机通道适配器中的至少一个第二子网主机通道适配器相关联, 以及

第二子网子网管理器, 所述第二子网子网管理器在所述多个第二子网交换机和所述多个第二子网主机通道适配器中的一个上运行;

其中所述多个第二子网交换机中的交换机上的所述多个第二子网交换机端口中的第二子网交换机端口被配置为第二子网路由器端口; 其中被配置为第二子网路由器端口的所述第二子网交换机端口被逻辑地连接到第二子网虚拟路由器, 所述第二子网虚拟路由器包括至少两个第二子网虚拟路由器端口;

其中第一子网经由物理链路与第二子网互连;

其中所述第一子网的所述多个交换机中的交换机上的所述第一子网的所述多个交换机端口中的交换机端口被配置为所述第一子网的路由器端口;

其中被配置为路由器端口的交换机端口被逻辑地连接到虚拟路由器的第一虚拟路由器端口, 所述虚拟路由器包括至少两个虚拟路由器端口;

其中所述子网管理器向所述多个交换机中的所述交换机上的所述多个交换机端口中的被配置为路由器端口的交换机端口发送寻址到路由器端口的有向路由 (DR) 路由的请求分组, 其中所述请求分组请求路由器端口之外的连接性信息; 以及

其中驻留在所述多个交换机中的所述交换机上的子网管理代理修改所述请求分组, 所述修改包括:

将与请求相关联的跳计数器扩展一跳或多跳; 以及

设置第二接收器标志;

其中当在被寻址的路由器端口处接收到所述请求分组时, 所述子网管理代理验证所述请求分组;

其中与所述子网管理代理相关联的子网管理接口 (SMI) 进一步修改所述请求分组, 由

SMI进行的修改包括更新跳指针;以及

其中所述SMI经由物理链路将所述请求分组转发到第二子网路由器端口。

2.如权利要求1所述的系统,

其中所述子网管理器还向所述多个交换机中的所述交换机上的所述多个交换机端口中的被配置为路由器端口的交换机端口发送LID路由的请求分组;以及

其中所述子网管理代理修改所述LID路由的请求分组,所述LID路由的请求分组的修改包括:

将与LID路由的请求相关联的跳计数器扩展一跳或多跳;

重新设置所述第二接收器标志;以及

将一跳DR路由的路径添加到LID路由的分组的地址。

3.如权利要求2所述的系统,其中,与所述子网管理代理相关联的子网管理接口(SMI)进一步修改所述LID路由的请求分组,由SMI进行的修改包括更新所述LID路由的请求分组的跳指针;以及

其中SMI经由物理链路将所述LID路由的请求分组转发到第二子网路由器端口。

4.一种用于支持高性能计算环境中跨虚拟路由器端口的基于子网管理分组(SMP)的连接性检查的方法,包括:

在包括一个或多个微处理器的一个或多个计算机处提供第一子网,所述第一子网包括:

多个交换机,所述多个交换机至少包括叶交换机,其中所述多个交换机中的每一个包括所述第一子网的多个交换机端口,

多个主机通道适配器,每个主机通道适配器包括至少一个主机通道适配器端口,

多个端节点,其中每个端节点与所述多个主机通道适配器中的至少一个主机通道适配器相关联,以及

子网管理器,所述子网管理器在所述多个交换机和所述多个主机通道适配器中的一个上运行;以及

第二子网,所述第二子网包括:

多个第二子网交换机,所述多个第二子网交换机至少包括第二子网叶交换机,其中所述多个第二子网交换机中的每一个包括多个第二子网交换机端口,

多个第二子网主机通道适配器,每个第二子网主机通道适配器包括至少一个第二子网主机通道适配器端口,

多个第二子网端节点,其中每个第二子网端节点与所述多个第二子网主机通道适配器中的至少一个第二子网主机通道适配器相关联,以及

第二子网子网管理器,所述第二子网子网管理器在所述多个第二子网交换机和所述多个第二子网主机通道适配器中的一个上运行;将所述第一子网的所述多个交换机中的交换机上的所述第一子网的所述多个交换机端口中的交换机端口配置为所述第一子网的路由器端口;

将被配置为路由器端口的交换机端口逻辑地连接到虚拟路由器的第一虚拟路由器端口,所述虚拟路由器包括至少两个虚拟路由器端口;将所述多个第二子网交换机中的交换机上的所述多个第二子网交换机端口中的第二子网交换机端口配置为第二子网路由器端

口；

将被配置为第二子网路由器端口的所述第二子网交换机端口逻辑地连接到第二子网虚拟路由器，所述第二子网虚拟路由器包括至少两个第二子网虚拟路由器端口；

将第一子网经由物理链路与第二子网互连；

由所述子网管理器向所述多个交换机中的所述交换机上的所述多个交换机端口中的被配置为路由器端口的交换机端口发送寻址到路由器端口的有向路由 (DR) 路由的请求分组，其中所述请求分组请求路由器端口之外的连接性信息；以及

由驻留在所述多个交换机中的所述交换机上的子网管理代理修改所述请求分组，所述修改包括：

将与请求相关联的跳计数器扩展一跳或多跳；以及

设置第二接收器标志；

其中当在被寻址的路由器端口处接收到所述请求分组时，所述子网管理代理验证所述请求分组；

其中与所述子网管理代理相关联的子网管理接口 (SMI) 进一步修改所述请求分组，由 SMI 进行的修改包括更新跳指针；以及

其中所述 SMI 经由物理链路将所述请求分组转发到第二子网路由器端口。

5. 如权利要求 4 所述的方法，其中所述子网管理器还向所述多个交换机中的所述交换机上的所述多个交换机端口中的被配置为路由器端口的交换机端口发送 LID 路由的请求分组；以及

其中所述子网管理代理修改所述 LID 路由的请求分组，所述 LID 路由的请求分组的修改包括：

将与所述 LID 路由的请求相关联的跳计数器扩展一跳或多跳；

重新设置所述第二接收器标志；以及

将一跳 DR 路由的路径添加到 LID 路由的分组的地址。

6. 如权利要求 5 所述的方法，其中，与所述子网管理代理相关联的子网管理接口 (SMI) 进一步修改所述 LID 路由的请求分组，由 SMI 进行的修改包括更新所述 LID 路由的请求分组的跳指针；以及

其中 SMI 经由物理链路将所述 LID 路由的请求分组转发到第二子网路由器端口。

7. 一种非瞬态计算机可读存储介质，包括存储在其上的用于支持高性能计算环境中跨虚拟路由器端口的基于子网管理分组 (SMP) 的连接性检查的指令，所述指令在由一个或多个计算机读取并执行时使所述一个或多个计算机执行包括以下的步骤：

在包括一个或多个微处理器的一个或多个计算机处提供第一子网，所述第一子网包括：

多个交换机，所述多个交换机至少包括叶交换机，其中所述多个交换机中的每一个包括所述第一子网的多个交换机端口，

多个主机通道适配器，每个主机通道适配器包括至少一个主机通道适配器端口，

多个端节点，其中每个端节点与所述多个主机通道适配器中的至少一个主机通道适配器相关联，以及

子网管理器，所述子网管理器在所述多个交换机和所述多个主机通道适配器中的一个

上运行;以及

第二子网,所述第二子网包括:

多个第二子网交换机,所述多个第二子网交换机至少包括第二子网叶交换机,其中所述多个第二子网交换机中的每一个包括多个第二子网交换机端口,

多个第二子网主机通道适配器,每个第二子网主机通道适配器包括至少一个第二子网主机通道适配器端口,

多个第二子网端节点,其中每个第二子网端节点与所述多个第二子网主机通道适配器中的至少一个第二子网主机通道适配器相关联,以及

第二子网子网管理器,所述第二子网子网管理器在所述多个第二子网交换机和所述多个第二子网主机通道适配器中的一个上运行;

将所述第一子网的所述多个交换机中的交换机上的所述第一子网的所述多个交换机端口中的交换机端口配置为所述第一子网的路由器端口;

将被配置为路由器端口的交换机端口逻辑地连接到虚拟路由器的第一虚拟路由器端口,所述虚拟路由器包括至少两个虚拟路由器端口;将所述多个第二子网交换机中的交换机上的所述多个第二子网交换机端口中的第二子网交换机端口配置为第二子网路由器端口;

将被配置为第二子网路由器端口的所述第二子网交换机端口逻辑地连接到第二子网虚拟路由器,所述第二子网虚拟路由器包括至少两个第二子网虚拟路由器端口;

将第一子网经由物理链路与第二子网互连;

由所述子网管理器向所述多个交换机中的所述交换机上的所述多个交换机端口中的被配置为路由器端口的交换机端口发送寻址到路由器端口的有向路由(DR)路由的请求分组,其中所述请求分组请求路由器端口之外的连接性信息;以及

由驻留在所述多个交换机中的所述交换机上的子网管理代理修改所述请求分组,所述修改包括:

将与请求相关联的跳计数器扩展一跳或多跳;以及

设置第二接收器标志;

其中当在被寻址的路由器端口处接收到所述请求分组时,所述子网管理代理验证所述请求分组;

其中与所述子网管理代理相关联的子网管理接口(SMI)进一步修改所述请求分组,由SMI进行的修改包括更新跳指针;以及

其中所述SMI经由物理链路将所述请求分组转发到第二子网路由器端口。

8.如权利要求7所述的非瞬态计算机可读存储介质,其中所述子网管理器还向所述多个交换机中的所述交换机上的所述多个交换机端口中的被配置为路由器端口的交换机端口发送LID路由的请求分组;以及

其中所述子网管理代理修改所述LID路由的请求分组,所述LID路由的请求分组的修改包括:

将与所述LID路由的请求相关联的跳计数器扩展一跳或多跳;

重新设置所述第二接收器标志;以及

将一跳DR路由的路径添加到LID路由的分组的地址。

9. 如权利要求8所述的非瞬态计算机可读存储介质,其中,与所述子网管理代理相关联的子网管理接口(SMI)进一步修改所述LID路由的请求分组,由SMI进行的修改包括更新所述LID路由的请求分组的跳指针;以及

其中SMI经由物理链路将所述所述LID路由的请求分组转发到第二子网路由器端口。

10. 一种装置,包括用于执行如权利要求4至6中任一项所述的方法的步骤的单元。

用于支持高性能计算环境中跨虚拟路由器端口的SMP连接性 检查的路由器SMA抽象的系统和方法

[0001] 版权声明

[0002] 本专利文档公开内容的一部分包含受版权保护的素材。版权拥有者不反对任何人对专利文档或专利公开内容按照在专利商标局的专利文件或记录中出现得那样进行的传真复制,但是除此之外在任何情况下都保留所有版权。

技术领域

[0003] 本发明一般而言涉及计算机系统,并且特别地涉及支持高性能计算环境中跨虚拟路由器端口的SMP连接性检查的SMA抽象。

背景技术

[0004] 随着更大的云计算体系架构的推出,与传统网络和存储相关联的性能和管理瓶颈已成为重要的问题。人们对使用诸如InfiniBand (IB) 技术等高性能无损互连作为云计算架构的基础越来越感兴趣。这是本发明的实施例旨在解决的一般领域。

发明内容

[0005] 本文描述的是用于支持高性能计算环境中跨虚拟路由器端口的SMP连接性检查的系统方法。示例性方法可以在包括一个或多个微处理器的一个或多个计算机处提供第一子网,第一子网包括:多个交换机,该多个交换机包括至少叶交换机,其中该多个交换机中的每个交换机包括多个交换机端口;多个主机通道适配器,每个主机通道适配器包括至少一个主机通道适配器端口;多个端节点,其中每个端节点与多个主机通道适配器中的至少一个主机通道适配器相关联,以及子网管理器,该子网管理器在多个交换机和多个主机通道适配器中的一个上运行。该方法可以将多个交换机中的交换机上的多个交换机端口中的交换机端口配置为路由器端口。该方法可以逻辑地将配置为路由器端口的交换机端口连接到虚拟路由器,虚拟路由器包括至少两个虚拟路由器端口。该方法可以由子网管理器向多个交换机中的交换机上的多个交换机端口中的配置为路由器端口的交换机端口发送寻址到路由器端口的请求分组,其中请求分组请求路由器端口之外的连接性信息。最后,该方法可以由驻留在多个交换机的交换机上的子网管理代理来修改请求分组。

[0006] 根据实施例,(第一子网或第二子网中的任一个的)多个主机通道适配器中的一个或多个可以包括至少一个虚拟功能、至少一个虚拟交换机和至少一个物理功能。(第一子网或第二子网的)多个端节点可以包括物理主机、虚拟机或者物理主机与虚拟机的组合,其中虚拟机与至少一个虚拟功能相关联。

附图说明

[0007] 图1示出了根据实施例的InfiniBand环境的图示。

[0008] 图2示出了根据实施例的分区集群环境的图示。

- [0009] 图3示出了根据实施例的网络环境中的树形拓扑的图示。
- [0010] 图4示出了根据实施例的示例性共享端口体系架构。
- [0011] 图5示出了根据实施例的示例性vSwitch体系架构。
- [0012] 图6示出了根据实施例的示例性vPort体系架构。
- [0013] 图7示出了根据实施例的具有预填充的LID的示例性vSwitch体系架构。
- [0014] 图8示出了根据实施例的具有动态LID分配的示例性vSwitch体系架构。
- [0015] 图9示出了根据实施例的具有动态LID分配和预填充的LID的具有vSwitch的示例性vSwitch体系架构。
- [0016] 图10示出了根据实施例的示例性多子网InfiniBand架构。
- [0017] 图11示出了根据实施例的在高性能计算环境中的两个子网之间的互连。
- [0018] 图12示出了根据实施例的在高性能计算环境中经由双端口虚拟路由器配置的两个子网之间的互连。
- [0019] 图13示出了根据实施例的用于支持高性能计算环境中的双端口虚拟路由器的方法的流程图。
- [0020] 图14是图示根据实施例的DR路由的VSMP分组的流程图。
- [0021] 图15是图示根据实施例的对DR路由的VSMP分组的响应的流程图。
- [0022] 图16是图示根据实施例的LID路由的VSMP分组的流程图。
- [0023] 图17是图示根据实施例的对LID路由的VSMP分组的响应的流程图。

具体实施方式

[0024] 在附图的各图中通过示例而非限制的方式图示了本发明,附图中相同的标号指示类似的元件。应当注意的是,在本公开中对“一个”或“一些”实施例的引用不一定是相同的实施例,并且这种引用意味着至少一个。虽然讨论了特定的实现,但是应当理解的是,特定实现仅仅是为了说明性目的而提供。相关领域的技术人员将认识到,在不脱离本发明的范围和精神的情况下,可以使用其它部件和配置。

[0025] 贯穿附图和具体实施方式可以使用共同的标号来指示相同的元素;因此,如果元素在其它地方进行了描述,那么在图中使用的标号可以或可以不在特定于该图的具体描述中引用。

[0026] 本文描述的是支持高性能计算环境中的跨虚拟路由器端口的SMP连接性检查的系统和方法。

[0027] 本发明的以下描述使用InfiniBand™ (IB) 网络作为高性能网络的示例。贯穿以下描述,可以参考InfiniBand™规范(也被不同地称为InfiniBand规范、IB规范或传统IB规范)。这样的参考被理解是指可在<http://www.infinibandta.org>获得的于2015年3月发布的**InfiniBand®** Trade Association Architecture Specification,卷1,版本1.3,其全部内容通过引用被结合于此。对于本领域技术人员来说显而易见的是,可以使用其它类型的高性能网络而没有限制。以下描述还使用胖树拓扑作为架构拓扑的示例。对于本领域技术人员来说显而易见的是,可以使用其它类型的架构拓扑而没有限制。

[0028] 为了满足当前时代(例如,Exascale时代)的云的需求,期望虚拟机能够利用诸如远程直接存储器访问(RDMA)的低开销网络通信范例。RDMA绕过OS堆栈并且直接与硬件通

信,因此可以使用像单根I/O虚拟化(SR-IOV)网络适配器这样的直通技术。根据实施例,对于高性能无损互连网络中的适用性可以提供虚拟交换机(vSwitch)SR-IOV体系架构。由于网络重新配置时间对于使实时迁移成为实用选项是至关重要的,因此,除了网络体系架构之外,还可以提供可伸缩的和拓扑无关的动态重新配置机制。

[0029] 根据实施例,并且除此之外,可以提供使用vSwitch的虚拟化环境的路由策略,并且可以提供用于网络拓扑(例如,胖树拓扑)的高效路由算法。动态重新配置机制可以被进一步微调以使胖树中施加的开销最小化。

[0030] 根据本发明的实施例,虚拟化可以有益于云计算中的高效资源利用和弹性资源分配。实时迁移使得有可能通过以应用透明的方式在物理服务器之间移动虚拟机(VM)来优化资源使用。因此,虚拟化可以通过实时迁移实现整合、资源的按需供给以及弹性。

[0031] InfiniBand™

[0032] InfiniBand™(IB)是由InfiniBand™贸易协会开发的开放标准无损网络技术。该技术基于提供高吞吐量和低延迟通信的串行点对点全双工互连,特别针对高性能计算(HPC)应用和数据中心。

[0033] InfiniBand™体系架构(IBA)支持双层拓扑划分。在下层,IB网络被称为子网,其中子网可以包括使用交换机和点对点链路互连的主机集合。在上层,IB架构构成可以使用路由器互连的一个或多个子网。

[0034] 在子网内,可以使用交换机和点对点链路来连接主机。此外,可以存在主管理实体,子网管理器(SM),其驻留在子网中的指定设备上。子网管理器负责配置、激活和维护IB子网。另外,子网管理器(SM)可以负责在IB架构中执行路由表计算。这里,例如,IB网络的路由旨在在本地子网中的所有源和目的地对之间进行适当的负载平衡。

[0035] 通过子网管理接口,子网管理器与子网管理代理(SMA)交换被称为子网管理分组(SMP)的控制分组。子网管理代理驻留在每个IB子网设备上。通过使用SMP,子网管理器能够发现架构、配置端节点和交换机,并从SMA接收通知。

[0036] 根据实施例,IB网络中的子网内路由可以基于存储在交换机中的线性转发表(LFT)。LFT由SM根据使用中的路由机制来计算。在子网中,端节点和交换机上的主机通道适配器(HCA)端口使用本地标识符(LID)进行寻址。线性转发表(LFT)中的每个条目包括目的地LID(DLID)和输出端口。表中只支持每LID一个条目。当分组到达交换机时,其输出端口通过在交换机的转发表中查找DLID来确定。路由是确定性的,因为分组在网络中在给定的源-目的地对(LID对)之间采用相同的路径。

[0037] 一般而言,除了主子网管理器之外的所有其它子网管理器为了容错都在备用模式下起作用。但是,在主子网管理器发生故障的情况下,由备用子网管理器协商新的主子网管理器。主子网管理器还执行子网的周期性扫描,以检测任何拓扑变化并相应地重新配置网络。

[0038] 此外,可以使用本地标识符(LID)来寻址子网内的主机和交换机,并且可以将单个子网限制为49151个单播LID。除了作为在子网内有效的本地地址的LID之外,每个IB设备还可以具有64位全局唯一标识符(GUID)。GUID可以用于形成作为IB层三(L3)地址的全局标识符(GID)。

[0039] 在网络初始化时,SM可以计算路由表(即,子网内每对节点之间的连接/路由)。此

外,每当拓扑改变时,都可以更新路由表,以便确保连接性和最佳性能。在正常操作期间,SM可以执行网络的周期性轻扫描以检查拓扑变化。如果在轻扫描期间发现变化,或者如果SM接收到通过发信号通知网络变化的信息(陷阱),那么SM可以根据发现的变化来重新配置网络。

[0040] 例如,当网络拓扑改变时,诸如当链路断开时、当添加设备时或者当链路被去除时,SM可以重新配置网络。重新配置步骤可以包括在网络初始化期间执行的步骤。此外,重新配置可以具有限于其中发生网络变化的子网的局部范围。此外,用路由器对大型架构进行分段可以限制重新配置的范围。

[0041] 图1中示出了示例InfiniBand架构,其示出了根据实施例的InfiniBand环境100的图示。在图1所示的示例中,节点A-E、101-105使用InfiniBand架构120经由相应的主机通道适配器111-115通信。根据实施例,各种节点(例如,节点A-E、101-105)可以由各种物理设备来表示。根据实施例,各种节点(例如,节点A-E、101-105)可以由诸如虚拟机的各种虚拟设备来表示。

[0042] 在InfiniBand中分区

[0043] 根据实施例,IB网络可以支持分区作为安全机制,以提供对共享网络架构的系统的逻辑组的隔离。架构中的节点上的每个HCA端口可以是一个或多个分区的成员。分区成员资格由集中式分区管理器管理,集中式分区管理器可以是SM的一部分。SM可以将每个端口上的分区成员资格信息配置为16位分区键(P_Key)的表。SM还可以用包含与通过这些端口发送或接收数据流量的端节点相关联的P_Key信息的分区实施表来配置交换机和路由器端口。此外,在一般情况下,交换机端口的分区成员资格可以表示与在出口(朝链路)方向经由端口路由的LID间接相关联的所有成员资格的联合。

[0044] 根据实施例,分区是端口的逻辑组,使得组的成员只能与同一逻辑组的其它成员通信。在主机通道适配器(HCA)和交换机处,可以使用分区成员资格信息对分组进行过滤以实施隔离。一旦分组到达传入端口,具有无效分区信息的分组就可以被丢弃。在分区的IB系统中,可以使用分区来创建租户集群。在分区实施就位的情况下,节点不能与属于不同租户集群的其它节点通信。以这种方式,即使存在受损或恶意的租户节点时,系统的安全性也能够得到保证。

[0045] 根据实施例,对于节点之间的通信,除管理队列对(QP0和QP1)以外,队列对(QP)和端到端上下文(EEC)可以被分配给特定分区。然后,可以将P_Key信息添加到发送的每个IB传输分组。当分组到达HCA端口或交换机时,可以针对由SM配置的表验证其P_Key值。如果找到无效的P_Key值,那么立即丢弃该分组。以这种方式,只有在共享分区的端口之间才允许通信。

[0046] 图2中示出了IB分区的示例,其中示出了根据实施例的分区的集群环境的图示。在图2所示的示例中,节点A-E、101-105使用InfiniBand架构120经由相应的主机通道适配器111-115通信。节点A-E被布置到分区中,即分区1,130、分区2,140和分区3,150。分区1包括节点A 101和节点D 104。分区2包括节点A 101、节点B 102和节点C 103。分区3包括节点C 103和节点E 105。由于分区的布置,节点D 104和节点E 105不被允许通信,因为这些节点不共享分区。同时,例如,节点A 101和节点C 103被允许通信,因为这些节点都是分区2,140的成员。

[0047] InfiniBand中的虚拟机

[0048] 在过去的十年中,虚拟化高性能计算(HPC)环境的前景已得到相当大的提高,因为CPU开销已通过硬件虚拟化支持被实际上消除;存储器开销已通过虚拟化存储器管理单元被显著降低;存储开销已通过使用快速SAN存储装置或分布式网络文件系统被减少;并且网络I/O开销已通过使用比如单根输入/输出虚拟化(SR-IOV)的设备直通技术被减少。现在,云有可能使用高性能互连解决方案来容纳虚拟HPC(vHPC)集群,并提供必要的性能。

[0049] 但是,当与诸如InfiniBand(IB)的无损网络耦合时,由于在这些解决方案中使用的复杂寻址和路由方案,某些云功能(诸如虚拟机(VM)的实时迁移)仍然是个问题。IB是提供高带宽和低延迟的互连网络技术,因此非常适合HPC和其它通信密集型工作负载。

[0050] 用于将IB设备连接到VM的传统方法是通过利用具有直接分配的SR-IOV。但是,使用SR-IOV实现分配有IB主机通道适配器(HCA)的VM的实时迁移已被证明是具有挑战性的。每个IB连接的节点具有三个不同的地址:LID、GUID和GID。当发生实时迁移时,这些地址中的一个或多个改变。与迁移中的VM(VM-in-migration)通信的其它节点会丢失连接性。当发生这种情况时,通过向IB子网管理器(SM)发送子网管理(SA)路径记录查询来定位要重新连接到的虚拟机的新地址,可以尝试更新丢失的连接。

[0051] IB使用三种不同类型的地址。第一种类型的地址是16位本地标识符(LID)。SM向每个HCA端口和每个交换机分配至少一个唯一的LID。LID用于在子网内路由流量。由于LID为16位长,因此可以做出65536个唯一地址组合,其中只有49151个(0x0001-0xBFFF)可以用作单播地址。因此,可用单播地址的数量限定了IB子网的最大尺寸。第二种类型的地址是由制造商分配给每个设备(例如,HCA和交换机)和每个HCA端口的64位全局唯一标识符(GUID)。SM可以向HCA端口分配附加的子网唯一GUID,其在使用SR-IOV时是有用的。第三种类型的地址是128位全局标识符(GID)。GID是有效的IPv6单播地址,并且向每个HCA端口分配至少一个。GID通过组合由架构管理器分配的全局唯一64位前缀和每个HCA端口的GUID地址形成。

[0052] 胖树(FTree)拓扑和路由

[0053] 根据实施例,基于IB的HPC系统中的一些采用胖树拓扑来利用胖树提供的有用属性。由于每个源目的地之间有多条路径可用,因此这些属性包括完全的二分带宽和固有的容错。胖树背后的最初想法是,当树朝着拓扑的根移动时,在节点之间采用具有更多可用带宽的较胖链路。较胖链路可以帮助避免上层交换机中的拥塞并且维持二分带宽。

[0054] 图3示出了根据实施例的网络环境中的树形拓扑结构的图示。如图3所示,一个或多个端节点201-204可以在网络架构200中连接。网络架构200可以基于包括多个叶交换机211-214和多个主干交换机或根交换机231-234的胖树拓扑。此外,网络架构200可以包括一个或多个中间交换机,诸如交换机221-224。

[0055] 同样如图3所示,端节点201-204中的每一个可以是多宿主节点,即,通过多个端口连接到网络架构200的两个或更多个部分的单个节点。例如,节点201可以包括端口H1和H2,节点202可以包括端口H3和H4,节点203可以包括端口H5和H6,并且节点204可以包括端口H7和H8。

[0056] 此外,每个交换机可以具有多个交换机端口。例如,根交换机231可以具有交换机端口1-2,根交换机232可以具有交换机端口3-4,根交换机233可以具有交换机端口5-6,并且根交换机234可以具有交换机端口7-8。

[0057] 根据实施例,胖树路由机制是用于基于IB的胖树拓扑的最流行的路由算法之一。胖树路由机制也在OFED(开放结构企业分发-用于构建和部署基于IB的应用的标准软件栈)子网管理器OpenSM中实现。

[0058] 胖树路由机制旨在生成在网络架构中跨链路均匀传播最短路径路由的LFT。该机制按索引次序遍历架构并将端节点的目标LID(以及因此对应的路由)分配给每个交换机端口。对于连接到相同叶交换机的端节点,索引次序可以取决于端节点连接到的交换机端口(即端口编号顺序)。对于每个端口,该机制可以维护端口使用计数器,并且可以在每次添加新路由时使用这个端口使用计数器来选择最少使用的端口。

[0059] 根据实施例,在分区的子网中,不允许不是公共分区的成员的节点通信。在实践中,这意味着由胖树路由算法分配的一些路由不用于用户流量。当胖树路由机制以与它针对其它功能路径所做的相同的方式为那些路由生成LFT时,会出现该问题。由于节点按索引的次序进行路由,因此这种行为会导致链路上的平衡降级。由于路由可以在与分区无关的情况下执行,因此,一般而言,胖树路由的子网提供分区之间较差的隔离。

[0060] 根据实施例,胖树是可以利用可用网络资源进行伸缩的分层网络拓扑。而且,使用放置在不同级别层次上的商用交换机容易构建胖树。通常可以获得胖树的不同变体,包括k-ary-n-trees、扩展的广义胖树(XGFT)、平行端口广义胖树(PGFT)和现实生活胖树(RLFT)。

[0061] k-ary-n-tree是具有 k^n 个端节点和 $n \cdot k^{n-1}$ 个交换机的n级胖树,每个具有 $2k$ 个端口。每个交换机在树中具有相同数量的上下连接。XGFT胖树通过允许交换机不同数量的上行连接和下行连接以及在树中每个级别的不同数量的连接来扩展k-ary-n-tree。PGFT定义进一步拓宽了XGFT拓扑,并且允许交换机之间的多个连接。可以使用XGFT和PGFT来定义各种各样的拓扑。但是,为了实践的目的,引入了作为PGFT受限版本的RLFT来定义当今HPC集群中常见的胖树。RLFT在胖树的所有级别使用相同端口计数的交换机。

[0062] 输入/输出(I/O)虚拟化

[0063] 根据实施例,I/O虚拟化(IOV)可以通过允许虚拟机(VM)访问底层物理资源来提供I/O的可用性。存储流量和服务器间通信的组合强加了可能淹没单个服务器的I/O资源的增加的负载,从而导致积压和由于处理器在等待数据而导致的空闲处理器。随着I/O请求数量的增加,IOV可以提供可用性;并且可以提高(虚拟化)I/O资源的性能、可伸缩性和灵活性,以匹配现代CPU虚拟化中所看到的性能水平。

[0064] 根据实施例,IOV是期望的,因为它可以允许共享I/O资源并且提供VM对资源的受保护的访问。IOV将暴露于VM的逻辑设备与其物理实现分离。当前,可以存在不同类型的IOV技术,诸如仿真、半虚拟化、直接分配(DA)和单根I/O虚拟化(SR-IOV)。

[0065] 根据实施例,一种类型的IOV技术是软件仿真。软件仿真可以允许分离的前端/后端软件体系架构。前端可以是置于VM中、与由管理程序实现的以提供I/O访问的后端通信的设备驱动程序。物理设备共享比高,并且VM的实时迁移可能只需几毫秒的网络停机时间。但是,软件仿真引入了附加的、非期望的计算开销。

[0066] 根据实施例,另一种类型的IOV技术是直接设备分配。直接设备分配涉及将I/O设备耦合到VM,其中在VM之间没有设备共享。直接分配或设备直通以最小的开销提供接近本地性能。物理设备绕过管理程序并且直接附连到VM。但是,这种直接设备分配的缺点是有限

的可伸缩性,因为在虚拟机之间不存在共享—一个物理网卡与一个VM耦合。

[0067] 根据实施例,单根IOV (SR-IOV) 可以允许物理设备通过硬件虚拟化表现为相同设备的多个独立的轻量级实例。这些实例可以被分配给VM作为直通设备,并作为虚拟功能(VF)被访问。管理程序通过唯一的(每设备)、全特征物理功能(PF)访问设备。SR-IOV使纯直接分配的可伸缩性问题变得容易。但是,SR-IOV呈现出的问题是它可能会影响VM迁移。在这些IOV技术中,SR-IOV可以扩展PCI Express (PCIe) 规范,其意味着允许从多个VM直接访问单个物理设备,同时维持接近本地性能。因此,SR-IOV可以提供良好的性能和可伸缩性。

[0068] SR-IOV允许PCIe设备通过向每个客户分配一个虚拟设备来暴露可以在多个客户之间共享的多个虚拟设备。每个SR-IOV设备具有至少一个物理功能(PF)和一个或多个相关联的虚拟功能(VF)。PF是由虚拟机监视器(VMM)或管理程序控制的正常PCIe功能,而VF是轻量级的PCIe功能。每个VF都具有其自己的基地址(BAR),并被分配有唯一的请求者ID,其使得I/O存储器管理单元(IOMMU)能够区分来自/去往不同VF的流量。IOMMU还在PF和VF之间应用存储器和中断转换。

[0069] 但是,令人遗憾的是,直接设备分配技术在其中数据中心优化期望虚拟机的透明实时迁移的情况下对云提供商造成障碍。实时迁移的实质是将VM的存储器内容复制到远程管理程序。然后在源管理程序处暂停VM,并且在目的地处恢复VM的操作。当使用软件仿真方法时,网络接口是虚拟的,因此其内部状态被存储到存储器中并且也被复制。因此,可以使停机时间下降到几毫秒。

[0070] 但是,当使用诸如SR-IOV的直接设备分配技术时,迁移变得更加困难。在这种情况下,网络接口的完整内部状态不能被复制,因为它与硬件绑定。作为替代,分配给VM的SR-IOV VF被分离,实时迁移将运行,并且新的VF将在目的地处被附连。在InfiniBand和SR-IOV的情况下,该处理会引入在秒的数量级上的停机时间。而且,在SR-IOV共享端口模型中,在迁移之后,VM的地址将改变,从而导致SM中的附加开销并对底层网络架构的性能产生负面影响。

[0071] InfiniBand SR-IOV体系架构-共享端口

[0072] 可以存在不同类型的SR-IOV模型,例如,共享端口模型、虚拟交换机模型和虚拟端口模型。

[0073] 图4示出了根据实施例的示例性共享端口体系架构。如图所示,主机300(例如,主机通道适配器)可以与管理程序310交互,管理程序310可以将各种虚拟功能330、340、350分配给多个虚拟机。同样,物理功能可以由管理程序310处理。

[0074] 根据实施例,当使用诸如图4所示的共享端口体系架构时,主机(例如,HCA)在网络中表现为具有单个共享LID和在物理功能320和虚拟功能330、340、350之间的共享队列对(QP)空间的单个端口。但是,每个功能(即,物理功能和虚拟功能)可以具有其自己的GID。

[0075] 如图4所示,根据实施例,可以将不同的GID分配给虚拟功能和物理功能,并且特殊队列对QP0和QP1(即,用于InfiniBand管理分组的专用队列对)由物理功能拥有。这些QP也被暴露给VF,但是VF不允许使用QP0(从VF到QP0的所有SMP都被丢弃),并且QP1可以充当由PF拥有的实际QP1的代理。

[0076] 根据实施例,共享端口体系架构可以允许不受(通过分配给虚拟功能附连到网络的)VM的数量限制的高度可伸缩的数据中心,因为LID空间仅被网络中的物理机器和交换机

消耗。

[0077] 但是,共享端口体系架构的缺点是无法提供透明的实时迁移,从而阻碍了灵活VM放置的可能性。由于每个LID与特定管理程序相关联,并且在驻留在管理程序上的所有VM之间共享,因此迁移的VM(即,迁移到目的地管理程序的虚拟机)必须将其LID改变为目的地管理程序的LID。此外,由于受限的QP0访问,子网管理器不能在VM内部运行。

[0078] InfiniBand SR-IOV体系架构模型-虚拟交换机(vSwitch)

[0079] 图5示出了根据实施例的示例性vSwitch体系架构。如图所示,主机400(例如,主机通道适配器)可以与管理程序410交互,管理程序410可以将各种虚拟功能430、440、450分配给多个虚拟机。同样,物理功能可以由管理程序410处理。虚拟交换机415也可以由管理程序401处理。

[0080] 根据实施例,在vSwitch体系架构中,每个虚拟功能430、440、450是完整的虚拟主机通道适配器(vHCA),这意味着分配给VF的VM被分配完整的IB地址集合(例如,GID、GUID、LID)和硬件中的专用QP空间。对于网络的其余部分和SM,HCA 400看起来像经由虚拟交换机415、具有连接到它的附加节点的交换机。管理程序410可以使用PF 420,并且VM(附连到虚拟功能)使用VF。

[0081] 根据实施例,vSwitch体系架构提供透明的虚拟化。但是,由于每个虚拟功能都被分配唯一的LID,因此可用LID的数量被迅速消耗。同样,在使用许多LID地址(即,每个物理功能和每个虚拟功能都有一个LID地址)的情况下,必须由SM计算更多的通信路径,并且必须将更多的子网管理分组(SMP)发送到交换机,以便更新其LFT。例如,通信路径的计算在大型网络中可能花费几分钟。因为LID空间限于49151个单播LID,并且由于每个VM(经由VF)、物理节点和交换机每个占用一个LID,因此网络中的物理节点和交换机的数量限制了活动VM的数量,反之亦然。

[0082] InfiniBand SR-IOV体系架构模型-虚拟端口(vPort)

[0083] 图6示出了根据实施例的示例性vPort概念。如图所示,主机300(例如,主机通道适配器)可以与管理程序410交互,管理程序410可以将各种虚拟功能330、340、350分配给多个虚拟机。同样,物理功能可以由管理程序310来处理。

[0084] 根据实施例,vPort概念被松散地定义以便赋予供应商实现的自由(例如,定义不规定实现必须是特定于SRIOV的),并且vPort的目标是使VM在子网中的处理方式标准化。利用vPort概念,可以定义可在空间和性能域都更可伸缩的类似SR-IOV的共享端口和类似vSwitch的体系架构或两者的组合。vPort支持可选的LID,并且与共享端口不同,即使vPort不使用专用LID,SM也知道子网中可用的所有vPort。

[0085] InfiniBand SR-IOV体系架构模型-具有预填充LID的vSwitch

[0086] 根据实施例,本公开提供了用于提供具有预填充的LID的vSwitch体系架构的系统和方法。

[0087] 图7示出了根据实施例的具有预填充的LID的示例性vSwitch体系架构。如图所示,多个交换机501-504可以在网络交换环境600(例如,IB子网)内提供在架构(诸如InfiniBand架构)的成员之间的通信。架构可以包括多个硬件设备,诸如主机通道适配器510、520、530。主机通道适配器510、520、530中的每个又可以分别与管理程序511、521和531交互。每个管理程序又可以与其交互的主机通道适配器结合建立多个虚拟功能514、515、

516、524、525、526、534、535、536并将它们分配给多个虚拟机。例如，虚拟机1 550可以由管理程序511分配给虚拟功能1 514。管理程序511可以附加地将虚拟机2 551分配给虚拟功能2 515，并且将虚拟机3 552分配给虚拟功能3 516。管理程序531又可以将虚拟机4 553分配给虚拟功能1 534。管理程序可以通过主机通道适配器中的每一个上的全特征物理功能513、523、533访问主机通道适配器。

[0088] 根据实施例，交换机501-504中的每一个可以包括多个端口（未示出），这些端口用于设置线性转发表以便引导网络交换环境600内的流量。

[0089] 根据实施例，虚拟交换机512、522和532可以由它们相应的管理程序511、521、531处理。在这样的vSwitch体系架构中，每个虚拟功能是完整的虚拟主机通道适配器（vHCA），这意味着分配给VF的VM被分配完整的IB地址（例如，GID、GUID、LID）集合和硬件中专用的QP空间。对于网络的其余部分和SM（未示出），HCA 510、520和530看起来像经由虚拟交换机、具有连接到它们的附加节点的交换机。

[0090] 根据实施例，本公开提供了用于提供具有预填充的LID的vSwitch体系架构的系统和方法。参考图7，LID被预填充到各种物理功能513、523、533以及虚拟功能514-516、524-526、534-536（甚至那些当前未与活动虚拟机相关联的虚拟功能）。例如，物理功能513用LID 1预填充，而虚拟功能1 534用LID 10预填充。当网络被引导时，LID在启用SR-IOV vSwitch的子网中被预填充。即使并非所有的VF都在网络中被VM占用，填充的VF也被分配有LID，如图7所示。

[0091] 根据实施例，非常类似于物理主机通道适配器可以具有多于一个的端口（为了冗余两个端口是常见的），虚拟HCA也可以用两个端口表示，并且经由一个、两个或更多个虚拟交换机连接到外部IB子网。

[0092] 根据实施例，在具有预填充LID的vSwitch体系架构中，每个管理程序可以通过PF为自己消耗一个LID，并为每个附加的VF消耗再多一个LID。在IB子网中的所有管理程序中可用的所有VF的总和给出了允许在子网中运行的VM的最大数量。例如，在子网中每管理程序具有16个虚拟功能的IB子网中，那么每个管理程序在子网中消耗17个LID（16个虚拟功能中的每个虚拟功能一个LID加上用于物理功能的一个LID）。在这种IB子网中，对于单个子网的理论管理程序限制由可用单播LID的数量决定，并且是：2891个（49151个可用LID除以每管理程序17个LID），并且VM的总数（即，极限）是46256个（2891个管理程序乘以每管理程序16个VF）。（实际上，这些数字实际上较小，因为IB子网中的每个交换机、路由器或专用SM节点也消耗LID）。注意的是，vSwitch不需要占用附加的LID，因为它可以与PF共享LID。

[0093] 根据实施例，在具有预填充LID的vSwitch体系架构中，网络第一次被引导时，为所有LID计算通信路径。当需要启动新的VM时，系统不必在子网中添加新的LID，否则该动作将导致网络完全重新配置，包括路径重新计算，这是最耗时的部分。作为替代，在管理程序之一中定位用于VM的可用端口（即，可用的虚拟功能），并且将虚拟机附连到可用的虚拟功能。

[0094] 根据实施例，具有预填充LID的vSwitch体系架构还允许计算和使用不同路径以到达由同一管理程序托管的不同VM的能力。本质上，这允许这样的子网和网络使用类似LID掩码控制（LMC）的特征向一个物理机器提供替代路径，而不受需要LID必须是连续的LMC的限制约束。当需要迁移VM并将其相关联的LID携带到目的地时，能够自由使用非连续LID尤其有用。

[0095] 根据实施例,以及以上示出的具有预填充LID的vSwitch体系架构的优点,可以考虑某些注意事项。例如,由于当网络被引导时,LID在启用SR-IOV vSwitch的子网中被预填充,因此初始路径计算(例如,在启动时)会比如果LID没有被预填充所花费的时间更长。

[0096] InfiniBand SR-IOV体系架构模型-具有动态LID分配的vSwitch

[0097] 根据实施例,本公开提供了用于提供具有动态LID分配的vSwitch体系架构的系统和方法。

[0098] 图8示出了根据实施例的具有动态LID分配的示例性vSwitch体系架构。如图所示,多个交换机501-504可以在网络交换环境700(例如,IB子网)内提供架构(诸如InfiniBand架构)的成员之间的通信。架构可以包括多个硬件设备,诸如主机通道适配器510、520、530。主机通道适配器510、520、530中的每一个又可以分别与管理程序511、521、531交互。每个管理程序又可以与其交互的主机通道适配器结合建立多个虚拟功能514、515、516、524、525、526、534、535、536并将它们分配给多个虚拟机。例如,虚拟机1 550可以由管理程序511分配给虚拟功能1 514。管理程序511可以附加地将虚拟机2 551分配给虚拟功能2 515,并且将虚拟机3 552分配给虚拟功能3 516。管理程序531又可以将虚拟机4 553分配给虚拟功能1 534。管理程序可以通过主机通道适配器中的每一个上的全特征物理功能513、523、533访问主机通道适配器。

[0099] 根据实施例,交换机501-504中的每一个可以包括多个端口(未示出),这些端口用于设置线性转发表以便引导网络交换环境700内的流量。

[0100] 根据实施例,虚拟交换机512、522和532可以由它们相应的管理程序511、521、531处理。在这样的vSwitch体系架构中,每个虚拟功能是完整的虚拟主机通道适配器(vHCA),这意味着分配给VF的VM被分配完整的IB地址(例如,GID、GUID、LID)集合和硬件中专用的QP空间。对于网络的其余部分和SM(未示出),HCA 510、520和530看起来像经由虚拟交换机、具有连接到它们的附加节点的交换机。

[0101] 根据实施例,本公开提供了用于提供具有动态LID分配的vSwitch体系架构的系统和方法。参考图8,LID被动态分配给各种物理功能513、523、533,其中物理功能513接收LID 1、物理功能523接收LID 2并且物理功能533接收LID 3。与活动虚拟机相关联的那些虚拟功能也可以接收动态分配的LID。例如,由于虚拟机1 550是活动的并且与虚拟功能1 514相关联,因此虚拟功能514可以被分配LID 5。同样,虚拟功能2 515、虚拟功能3 516和虚拟功能1 534每个与活动虚拟功能相关联。由此,这些虚拟功能被分配LID,其中LID 7被分配给虚拟功能2 515、LID 11被分配给虚拟功能3 516、并且LID 9被分配给虚拟功能1 534。与具有预填充LID的vSwitch不同,那些当前未与活动虚拟机相关联的虚拟功能不接收LID分配。

[0102] 根据实施例,利用动态LID分配,可以显著减少初始的路径计算。当网络第一次被引导并且不存在VM时,那么可以使用相对较少数量的LID用于初始的路径计算和LFT分发。

[0103] 根据实施例,非常类似于物理主机通道适配器可以具有多于一个的端口(为了冗余两个端口是常见的),虚拟HCA也可以用两个端口表示,并且经由一个、两个或更多个虚拟交换机连接到外部IB子网。

[0104] 根据实施例,当在利用具有动态LID分配的vSwitch的系统中创建新的VM时,找到空闲的VM时隙,以便决定在哪个管理程序上引导新添加的VM,并且也找到唯一未使用的单播LID。但是,在网络中没有已知的路径和交换机的LFT用于处理新添加的LID。为了处理新

添加的VM而计算一组新的路径在其中每分钟可以引导几个VM的动态环境中是非期望的。在大型IB子网中,计算一组新的路由会花费几分钟,并且这个过程将在每次引导新的VM时必须重复。

[0105] 有利地,根据实施例,由于管理程序中的所有VF与PF共享相同的上行链路,因此不需要计算一组新的路由。只需要遍历网络中所有物理交换机的LFT、将转发端口从属于管理程序(其中创建VM)的PF的LID条目复制到新添加的LID、并且发送单个SMP以更新特定交换机的对应LFT块。因此,该系统和方法避免了计算一组新的路由的需要。

[0106] 根据实施例,在具有动态LID分配体系架构的vSwitch中分配的LID不一定是连续的。当将具有预填充LID的vSwitch中的每个管理程序上的VM上分配的LID与具有动态LID分配的vSwitch进行比较时,应当注意的是,在动态LID分配体系架构中分配的LID是非连续的,而被预填充的那些LID本质上是连续的。在vSwitch动态LID分配体系架构中,当创建新的VM时,在VM的整个生命周期中使用下一个可用的LID。相反,在具有预填充LID的vSwitch中,每个VM都继承已经分配给对应VF的LID,并且在没有实时迁移的网络中,连续附连到给定VF的VM获得相同的LID。

[0107] 根据实施例,具有动态LID分配体系架构的vSwitch可以以一些附加的网络和运行时SM开销为代价,利用预填充LID体系架构模型来解决vSwitch的缺点。每次创建VM时,子网中的物理交换机的LFT用与创建的VM相关联的新添加的LID进行更新。对于这个操作,需要发送每交换机一个子网管理分组(SMP)。因为每个VM正在使用与其主机管理程序相同的路径,因此类似LMC的功能也不可用。但是,对所有管理程序中存在的VF的总量没有限制,并且VF的数量可以超过单播LID限制的数量。当然,如果是这种情况,那么并不是所有VF都允许同时附连到活动VM上,但是,当操作接近单播LID极限时,具有更多的备用管理程序和VF增加了灾难恢复和分段网络优化的灵活性。

[0108] InfiniBand SR-IOV体系架构模型-具有动态LID分配和预填充LID的vSwitch

[0109] 图9示出了根据实施例的具有动态LID分配和预填充LID的具有vSwitch的示例性vSwitch体系架构。如图所示,多个交换机501-504可以在网络交换环境800(例如,IB子网)内提供架构(诸如InfiniBand架构)的成员之间的通信。架构可以包括多个硬件设备,诸如主机通道适配器510、520、530。主机通道适配器510、520、530中的每一个又可以分别与管理程序511、521和531交互。每个管理程序又可以与其交互的主机通道适配器结合建立多个虚拟功能514、515、516、524、525、526、534、535、536并将它们分配给多个虚拟机。例如,虚拟机1550可以由管理程序511分配给虚拟功能1 514。管理程序511可以附加地将虚拟机2 551分配给虚拟功能2 515。管理程序521可以将虚拟机3 552分配给虚拟功能3 526。管理程序531又可以将虚拟机4 553分配给虚拟功能2 535。管理程序可以通过主机通道适配器的每一个上的全特征物理功能513、523、533访问主机通道适配器。

[0110] 根据实施例,交换机501-504中的每一个可以包括多个端口(未示出),这些端口用于设置线性转发表以便引导网络交换环境800内的流量。

[0111] 根据实施例,虚拟交换机512、522和532可以由它们相应的管理程序511、521、531处理。在这样的vSwitch体系架构中,每个虚拟功能是完整的虚拟主机通道适配器(vHCA),这意味着分配给VF的VM被分配完整的IB地址(例如,GID、GUID、LID)集合和硬件中专用的QP空间。对于网络的其余部分和SM(未示出),HCA 510、520和530看起来像经由虚拟交换机、具

有连接到它们的附加节点的交换机。

[0112] 根据实施例,本公开提供了用于提供具有动态LID分配和预填充LID的混合vSwitch体系架构的系统和方法。参考图9,管理程序511可以用具有预填充LID体系架构的vSwitch进行布置,而管理程序521可以用具有预填充LID和动态LID分配的vSwitch进行布置。管理程序531可以用具有动态LID分配的vSwitch进行布置。因此,物理功能513和虚拟功能514-516使其LID被预填充(即,即使那些未附连到活动虚拟机的虚拟功能被分配了LID)。物理功能523和虚拟功能1 524可以使其LID被预填充,而虚拟功能2和3、525和526使其LID被动态分配(即,虚拟功能2 525可用于动态LID分配,并且由于虚拟机3 552被附连,因此虚拟功能3 526具有动态分配的LID 11)。最后,与管理程序3 531相关联的功能(物理功能和虚拟功能)可以使其LID被动态分配。这使得虚拟功能1和3、534和536可用于动态LID分配,而虚拟功能2 535由于虚拟机4 553被附连到那里因此具有动态分配的LID 9。

[0113] 根据诸如图9所示、其中(在任何给定管理程序内独立地或组合地)利用了具有预填充LID的vSwitch和具有动态LID分配的vSwitch两者的实施例,每主机通道适配器的预填充LID的数量可以由架构管理员定义,并且可以在 $0 \leq \text{预填充的VFS} \leq \text{总VF}$ (每主机通道适配器)的范围内,并且可用于动态LID分配的VF可以通过从VF的总数(每主机通道适配器)减去预填充VF的数量找到。

[0114] 根据实施例,非常类似于物理主机通道适配器可以具有多于一个的端口(为了冗余两个端口是常见的),虚拟HCA也可以用两个端口表示,并且经由一个、两个或更多个虚拟交换机连接到外部IB子网。

[0115] InfiniBand-子网间通信(架构管理器)

[0116] 根据实施例,除了在单个子网内提供InfiniBand架构之外,本公开的实施例还可以提供跨越两个或更多个子网的InfiniBand架构。

[0117] 图10示出了根据实施例的示例性多子网InfiniBand架构。如图所示,在子网A 1000内,多个交换机1001-1004可以在子网A 1000(例如,IB子网)内提供架构(诸如InfiniBand架构)的成员之间的通信。架构可以包括多个硬件设备,诸如,例如通道适配器1010。主机通道适配器1010又可以与管理程序1011交互。管理程序又可以与其交互的主机通道适配器结合建立多个虚拟功能1014。管理程序可以附加地将虚拟机分配给每个虚拟功能,诸如虚拟机1 1015被分配给虚拟功能1 1014。管理程序可以通过主机通道适配器中的每一个上的全特征物理功能(诸如物理功能1013)访问其相关联的主机通道适配器。在子网B 1040内,多个交换机1021-1024可以在子网B 1040(例如,IB子网)内提供架构(诸如InfiniBand架构)的成员之间的通信。架构可以包括多个硬件设备,诸如,例如通道适配器1030。主机通道适配器1030又可以与管理程序1031交互。管理程序又可以与其交互的主机通道适配器建立多个虚拟功能1034。管理程序可以附加地将虚拟机分配给虚拟功能中的每一个,诸如虚拟机2 1035被分配给虚拟功能2 1034。管理程序可以通过主机通道适配器中的每一个上的全特征物理功能(诸如物理功能1033)访问其相关联的主机通道适配器。应当注意的是,虽然在每个子网(即,子网A和子网B)内仅示出了一个主机通道适配器,但是应该理解的是,每个子网内可以包括多个主机通道适配器及其对应的部件。

[0118] 根据实施例,主机通道适配器中的每一个可以附加地与虚拟交换机(诸如虚拟交换机1012和虚拟交换机1032)相关联,并且每个HCA可以用不同的体系架构模型来建立,如

上所述。虽然图10内的两个子网都被显示为使用具有预填充LID体系架构模型的vSwitch，但这并不意味着暗示所有此类子网配置都必须遵循相似的体系架构模型。

[0119] 根据实施例，每个子网内的至少一个交换机可以与路由器相关联，诸如子网A 1000内的交换机1002与路由器1005相关联，并且子网B 1040内的交换机1021与路由器1006相关联。

[0120] 根据实施例，至少一个设备（例如，交换机、节点等）可以与架构管理器（未示出）相关联。架构管理器可以用于例如发现子网间架构拓扑、创建架构简档（例如，虚拟机架构简档）、构建虚拟机相关的数据库对象，这些数据库对象形成用于构建虚拟机架构简档的基础。此外，结构管理器可以根据哪些子网被允许经由哪些路由器端口使用哪些分区号进行通信来定义合法的子网间连接性。

[0121] 根据实施例，当始发源（诸如子网A内的虚拟机1）处的流量被寻址到不同子网（诸如子网B内的虚拟机2）中的目的地时，该流量可以被寻址到子网A内的路由器，即，路由器1005，路由器1005然后可以经由它与路由器1006的链路将流量传递到子网B。

[0122] 虚拟双端口路由器

[0123] 根据实施例，双端口路由器抽象可以提供一种简单的方式用于使得能够基于除了执行正常的基于LRH的交换之外还具有进行GRH（全局路由报头）到LRH（本地路由报头）转换能力的交换机硬件实现来定义子网到子网的路由器功能。

[0124] 根据实施例，虚拟双端口路由器可以逻辑地连接在对应交换机端口的外部。这种虚拟双端口路由器可以向标准管理实体（诸如子网管理器）提供符合InfiniBand规范的视图。

[0125] 根据实施例，双端口路由器模型意味着可以以其中每个子网完全控制分组的转发以及到子网的入口路径中的地址映射并且不影响任一不正确连接的子网内的路由和逻辑连接性的方式连接不同的子网。

[0126] 根据实施例，在涉及不正确连接的架构的情况下，使用虚拟双端口路由器抽象还可以允许诸如子网管理器和IB诊断软件的管理实体在存在与远程子网的非预期的物理连接性时正确地表现。

[0127] 图11示出了根据实施例的在高性能计算环境中的两个子网之间的互连。在利用虚拟双端口路由器进行配置之前，子网A 1101中的交换机1120可以通过交换机1120的交换机端口1121经由物理连接1110连接到子网B 1102中的交换机1130，该连接经由交换机1130的交换机端口1131。在这样的实施例中，每个交换机端口1121和1131即可以充当交换机端口又可以充当路由器端口。

[0128] 根据实施例，这种配置的问题在于诸如InfiniBand子网中的子网管理器的管理实体不能区分既是交换机端口又是路由器端口的物理端口。在这种情况下，SM可以将交换机端口视为具有连接到该交换机端口的路由器端口。但是，如果交换机端口经由例如物理链路连接到具有另一个子网管理器的另一个子网，则子网管理器可以能够在物理链路上发送发现消息。但是，这样的发现消息不能在另一个子网上被允许。

[0129] 图12示出了根据实施例的在高性能计算环境中经由双端口虚拟路由器配置的两个子网之间的互连。

[0130] 根据实施例，在配置之后，可以提供双端口虚拟路由器配置，使得子网管理器看到

正确的端节点,从而表明子网管理器负责的子网的端部。

[0131] 根据实施例,在子网A 1201中的交换机1220处,交换机端口可以经由虚拟链路1223连接(即,逻辑上连接)到虚拟路由器1210中的路由器端口1211。虚拟路由器1210(例如,双端口虚拟路由器)(当其在实施例中所示为在交换机1220的外部时,其逻辑上可以被包含在交换机1220内)还可以包括第二路由器端口:路由器端口II 1212。根据实施例,可以具有两个端部的物理链路1203可以经由路由器端口II 1212和包含在子网B 1202中的虚拟路由器1230中的路由器端口II 1232,经由物理链路的第一端将子网A 1201经由物理链路的第二端与子网B 1202连接。虚拟路由器1230可以附加地包括路由器端口1231,其可以经由虚拟链路1233连接(即,逻辑上连接)到交换机1240上的交换机端口1241。

[0132] 根据实施例,子网A上的子网管理器(未示出)可以检测虚拟路由器1210上的路由器端口1211,作为子网管理器控制的子网的端部。双端口虚拟路由器抽象可以允许子网A上的子网管理器以通常的方式(例如,如按照InifiniBand规范所定义的方式)处理子网A。在子网管理代理级别,可以提供双端口虚拟路由器抽象,使得SM看到正常的交换机端口,并且然后在SMA级别,抽象出连接到交换机端口的另一个端口,并且这个端口是双端口虚拟路由器上的路由器端口。在本地SM中,可以继续使用常规的架构拓扑(SM将端口视为拓扑中的标准交换机端口),并且因此SM将路由器端口视为端部端口。物理连接可以在两个交换机端口之间进行,这两个交换机端口也被配置为两个不同子网中的路由器端口。

[0133] 根据实施例,双端口虚拟路由器还可以解决物理链路可能被错误地连接到相同子网中的某个其它交换机端口或者连接到不旨在提供到另一个子网的连接的交换机端口的问题。因此,本文描述的方法和系统还提供了关于子网外部的内容的表示。

[0134] 根据实施例,在子网(诸如子网A)内,本地SM确定交换机端口,并且然后确定连接到该交换机端口的路由器端口(例如,经由虚拟链路1223连接到交换机端口1221的路由器端口1211)。由于SM将路由器端口1211视为SM管理的子网的端部,因此SM不能超过这个点(例如,向路由器端口II 1212)发送发现消息和/或管理消息。

[0135] 根据实施例,上述双端口虚拟路由器提供的益处是双端口虚拟路由器抽象完全由双端口虚拟路由器所属的子网内的管理实体(例如,SM或SMA)管理。通过允许仅在本地侧进行管理,系统不必提供外部独立的管理实体。即,子网到子网连接的每一侧都可以负责配置其自己的双端口虚拟路由器。

[0136] 根据实施例,在其中被寻址到远程目的地(即,在本地子网外部)的诸如SMP的分组到达未被配置为如上所述的双端口虚拟路由器的本地目标端口的情况下,那么本地端口可以返回指定它不是路由器端口的消息。

[0137] 本发明的许多特征可以在硬件、软件、固件或其组合中、利用硬件、软件、固件或其组合、或者在硬件、软件、固件或其组合帮助下执行。因此,本发明的特征可以使用(例如,包括一个或多个处理器的)处理系统来实现。

[0138] 图13示出了根据实施例的用于支持高性能计算环境中的双端口虚拟路由器的方法。在步骤1310处,该方法可以在包括一个或多个微处理器的一个或多个计算机处提供第一子网,第一子网包括:多个交换机,该多个交换机至少包括叶交换机,其中该多个交换机中的每个交换机包括多个交换机端口;多个主机通道适配器,每个主机通道适配器包括至少一个主机通道适配器端口;多个端节点,其中端节点中的每个端节点与多个主机通道适

配器中的至少一个主机通道适配器相关联;以及子网管理器,该子网管理器在多个交换机和多个主机通道适配器中的一个上运行。

[0139] 在步骤1320处,该方法可以将多个交换机中的交换机上的多个交换机端口中的交换机端口配置为路由器端口。

[0140] 在步骤1330处,该方法可以将配置为路由器端口的交换机端口逻辑地连接到虚拟路由器,该虚拟路由器包括至少两个虚拟路由器端口。

[0141] 路由器SMA抽象,以便允许基于SMP的连接性检查

[0142] 根据实施例,不允许子网管理分组(SMP)具有意味着分组将被发送到路由器端口之外的寻址信息。但是,为了允许在(虚拟)路由器端口的远程侧发现物理连接性(即,远程连接性的本地发现),可以定义一组新的SMA属性,其中每个这样的新属性表示“远程信息”以及或者标准或者特定于供应商的SMA属性的指示。

[0143] 根据实施例,当路由器SMA处理表示“远程”信息/属性的属性时,那么对应的SMP请求可以以对原始请求的发送者完全透明的方式在外部物理链路上发送。

[0144] 根据实施例,本地SMA可以选择独立于传入请求来执行远程发现并且然后在本地高速缓存相关信息,或者它可以像简单的代理一样起作用并且每次它接收到指定“远程”信息/属性的请求时生成到外部链路的对应请求。

[0145] 根据实施例,通过跟踪请求“远程”属性的SMP是从本地子网侧(即,逻辑上连接到本地交换机端口的虚拟路由器端口)还是从外部链路(即,虚拟路由器的远程侧)被接收到,SMA实现可以跟踪远程请求在或者表示本地子网中的原始请求或者表示来自对等路由器端口的代理请求方面在多大程度上有效。

[0146] 根据实施例,对于符合IB规范的SM,路由器端口是子网中的端部端口。由此,低级别的SMP(用于发现和配置子网)不能跨越路由器端口被发送。但是,为了维护对子网间流量的路由,本地SM或架构管理器需要在它对本地资源做出任何配置之前能够观察物理链路的远程侧的物理连接性。但是,关于这种看到远程连接性的期望,不允许SM配置物理链路的远程侧(即,SM的配置必须被包含在其自己的子网内)。

[0147] 根据实施例,SMA模型增强允许发送寻址到本地路由器端口的分组(即,SMP)的可能性。其中分组被寻址的SMA可以接收分组,并且然后应用定义所请求的信息在(例如,通过物理链路跨子网连接的)远程节点上的新属性。

[0148] 根据实施例,SMA可以作为代理操作(接收SMP并发送另一个请求),或者SMA可以修改原始分组并将其作为子网间分组继续发送。SMA可以更新分组中的地址信息。这种更新向SMP添加了1跳直接路由路径。SMP然后可以被远程节点(路由器端口)接收。SMP可以独立于远端上的节点是以相同的方式(例如,作为虚拟路由器)配置还是被配置为基本交换机端口(例如,与传统交换机实现的物理连接性)来工作。然后,接收节点将看到的请求分组是基本的请求,并且它将以通常的方式响应。请求源自子网之外的事实对于接收节点是透明的(不可见的)。

[0149] 根据实施例,这允许本地子网通过利用抽象来发现远程子网。所提供的SMA抽象允许从远程子网(例如,跨物理链路)检索信息,而远程侧不会意识到它已经被本地(即,对于其上执行子网发现是远程的)子网查询。

[0150] 寻址方案

[0151] 根据实施例,为了保持符合IB规范,SMP分组被子网的边界限定(即,不允许SM“查看”或发现它与之相关联的子网外部的信息。但是,仍然需要从虚拟路由器端口的远端(即,超出子网边界的一“跳”)检索信息,诸如连接性信息。这种信息可以被编码成特定类型的SMP,其可以被称为特定于供应商的SMP (VSMP)。

[0152] 根据实施例,VSMP通常可以利用与一般SMP(子网限定的SMP)类似的寻址方案,可以使用DR(有向路由-其中当从一个交换机到另一个交换机时SMP可以明确指示它存在于哪个端口)和LID路由两者。但是,对于可以应用到路由器端口的远端的那些属性,可以使用属性修饰符中的单个位来指示本地端口与远程端口。如果设置了属性的远程位,那么在表示路由器端口的SMA处可能发生附加的处理。

[0153] 根据实施例,寻址方案的一个重要方面是,即使在系统的错误配置或布线的情况下,路由器端口的远程对等端口也能够对请求进行响应。例如,如果虚拟路由器经由例如物理链路连接到远程子网的通用交换机端口处的远程子网,那么处理远程子网的通用交换机端口的SMA可以用指示不支持远程属性的状态值对请求进行响应,并且响应可以到达请求的SM。

[0154] 根据实施例,可以或者通过使用DR路径或者经由路由器端口的LID将SMP(即,VSMP)发送到本地路由器端口。如果所请求的信息是用于路由器端口的远程对等端口,那么可以设置属性修饰符的远程标志/位。当SMA接收到这样的VSMP时,它可以更改分组并且添加寻址远端的附加DR步骤。

[0155] 根据实施例,可以使用分组属性的一部分(例如,16位属性修饰符的一位)来发信号通知VSMP是本地的还是远程的。例如,通过将这个部分设置为1的值可以意味着远程对等端口是VSMP的最终目的地。属性的这个部分可以被称为远程标志。

[0156] 根据实施例,除了远程标志之外,还可以存在附加的标志,该附加的标志可以指示沿着到最终目的地的路途哪个目的地实例应该处理VSMP。分组属性的两个附加部分(例如,属性修饰符的两个位)可以用于此目的。被称为第一接收器标志的第一部分(例如,位20)可以指示分组预期在被本地路由器端口(其应该与原始请求的目的地地址匹配)接收到时进行处理。当第一接收器处的所有预期处理都完成时,可以设置分组属性的第二部分(例如,属性修饰符的位21),并将分组转发到远端。这个第二部分可以被称为第二接收器标志。

[0157] DR路由的分组

[0158] 根据实施例,作为示例,DR路由的分组可以遵循示例性流程。在LID A处的源节点可以发起指定路由器1作为目的地节点的请求分组。示例性DR路由的分组配置在这里:

[0159] • MADHdr.Class=0x81 (DR路由的SMP)

[0160] • MADHdr.Method=0x1 (获取)

[0161] • LRH.SLID=LRH.DLID=0xffff (许可的LID)

[0162] • MADHdr.DrSLID=MADHdr.DrDLID=0xffff

[0163] • MADHdr.AttrID=<VSMP attrID>

[0164] • MADHdr.AttrMod.remote=1

[0165] • MADHdr.AttrMod.first_receiver=1

[0166] • MADHdr.InitPath=DR path to Rtr1 (LID B)

[0167] • MADHdr.HopCnt=N

[0168] • MADHdr.HopPtr=0

[0169] 当请求分组到达路由器1时,它可以被继续传递到对应的SMA,该对应的SMA然后可以验证请求是有效的。在验证请求的有效性之后,SMA然后可以修改分组。这种修改可以包括用额外的一跳扩展DR路径,并设置第二接收器标志。这里示出了这样的示例性配置修改:

[0170] • MADHdr.HopCnt=N+1 (用额外的一跳扩展DR路径)

[0171] • MADHdr.InitPath[N+1] = (虚拟路由器外部端口号 (即2))

[0172] • MADHdr.AttrMod.second_receiver=1

[0173] 根据实施例,SMA的SMI (子网管理接口)层可以在SMA将VSMP转发出到物理链路上之前用额外的跳来更新DR。

[0174] 根据实施例,对于在物理链路的远程侧接收VSMP的SMA,由VSMP使用的寻址方案可以看起来像是正常的IB定义的分组的寻址方案。

[0175] 根据实施例,当在物理链路的远程侧上接收VSMP的SMA是VSMP的最终目的地时,VSMP可以通过接收到的SMA进行验证。验证可以包括相对于标志设置检查输入端口。如果远程标志以及第一接收标志和第二接收标志都被设置,那么分组可以在物理端口上(即,从配置有虚拟路由器的端口的外部链路侧)被接收。如果远程标志和仅第一接收器标志被设置,那么分组可以到达虚拟链路(即,从虚拟路由器端口的内部交换机侧)。如果验证失败,那么状态可以被设置为适当的错误消息。

[0176] 图14是图示根据实施例的DR路由的VSMP分组的流程图。

[0177] 在步骤1401处,根据实施例,在子网A内,诸如子网A的子网管理器的实体可以经由DR路由的VSMP请求连接性信息。DR路由的VSMP的目的地可以是子网A内的路由器,例如路由器1。

[0178] 在步骤1402处,DR路由的VSMP可以到达路由器1。在实施例中并且如上所述,路由器1可以被包含在诸如交换机1的交换机中。DR路由的VSMP可以被传递到交换机1的SMA用于验证。

[0179] 在步骤1403处,根据实施例,SMA可以修改DR路由的VSMP。该修改可以包括扩展跳计数器(用于跨物理链路到第二子网的跳),并设置第二接收器标志。

[0180] 在步骤1404处,根据实施例,SMI (与交换机/路由器的SMA相关联的SMI)可以更新VSMP的跳指针。

[0181] 在步骤1405处,根据实施例,SMI可以在物理链路上跨子网A1420和子网B 1430之间的子网边界转发DR VSMP,其中物理链路的第一端可以连接到子网A内的路由器并且物理链路的第二端可以连接到子网B内的路由器。

[0182] 在步骤1406处,根据实施例,子网B 1430内的路由器2的SMA'可以从物理链路接收VSMP。

[0183] 在步骤1407处,根据实施例,SMI' (与SMA'相关联)可以验证VSMP请求。

[0184] 根据实施例,响应实体(例如,物理链路的远程侧的路由器)可以完成SMP响应并且设置指示响应的方向属性。这里示出了这样的示例性配置:

[0185] • MADHdr.Method=0x81 (GetResp)

[0186] • MADHdr.Direction=1 (指示响应)

[0187] 根据实施例,SMI层然后可以递减跳指针并且在物理链路上将响应转发出返回到

本地侧。在本地路由器处的SMA可以恢复对请求做出的修改。本地侧路由器处的SMI可以执行正常的处理,包括递减跳数,并在虚拟链路上向交换机发送出响应(即,在交换机端口和虚拟路由器端口之间的内部虚拟链路上)。对于下一跳,SMI可以再次递减跳数,并在请求最初到达的物理交换机端口上将分组发送出。

[0188] 图15是图示根据实施例的对DR路由的VSMP分组的响应的流程图。

[0189] 在步骤1501处,根据实施例,路由器2的SMA'可以填充对VSMP的响应信息(例如,连接性信息),并且设置方向标志以指示响应。

[0190] 在步骤1502处,根据实施例,SMI'可以递减响应的跳指针,并且在例如具有两端的物理链路上将响应从子网B 1530转发回到子网A 1520。物理链路的第一端可以连接到子网A内的路由器,并且物理链路的第二端可以连接到子网B内的路由器。

[0191] 在步骤1503处,根据实施例,路由器1处的SMA可以接收响应并且恢复对VSMP进行的修改。

[0192] 在步骤1504处,根据实施例,路由器1处的SMI可以处理对VSMP的响应并且在链路(例如,虚拟路由器1和物理交换机之间的虚拟链路)上将响应发送到物理交换机。

[0193] 在步骤1505处,根据实施例,SMI可以递减跳指针计数器,并在最初接收到VSMP的物理交换机端口上将分组发送出。

[0194] LID路由的分组

[0195] 根据实施例,作为示例,LID路由的分组可以遵循示例性流程。在LID A处的源节点可以发起指定路由器1作为目的地节点的请求分组。这样的示例性分组可以具有以下配置:

[0196] • MADHdr.Class=0x01 (LID路由的SMP)

[0197] • MADHdr.Method=0x1 (获取)

[0198] • LRH.SLID=LID A

[0199] • LRH.DLID=LID B

[0200] • MADHdr.AttrID=<VSMP attrID>

[0201] • MADHdr.AttrMod.remote=1

[0202] • MADHdr.AttrMod.first_receiver=1

[0203] 根据实施例,当请求分组到达路由器1时,它可以被继续传递到对应的SMA,该对应的SMA然后可以验证请求是有效的。在验证请求的有效性之后,SMA可以修改分组。这种修改可以包括在最后添加单个DR路径。因此,这意味着完全地址可以是LID路由的分组和DR路由的跳的组合。示例性配置在这里:

[0204] • MADHdr.Class=0x81 (DR路由的SMP)

[0205] • MADHdr.HopCnt=1

[0206] • MADHdr.HopPtr=0

[0207] • MADHdr.Direction=0 (出站)

[0208] • MADHdr.InitPath[1]=(虚拟路由器外部端口号(即2))

[0209] • MADHdr.DrSLID=LRH.SLID(即,LRH.SLID包含来自原始请求者的LID A)

[0210] • MADHdr.DrDLID=0xffff

[0211] • MADHdr.AttrMod.second_receiver=1

[0212] 根据实施例,路由器处的SMI层可以正常处理出站分组,并在物理链路上将它发送

出。示例性配置在这里：

[0213] • LRH.SLID=LRH.DLID=0xffff

[0214] • MADHdr.HopPtr=1 (递增1)

[0215] 根据实施例，(在物理链路的另一端处的)目的地路由器处的SMI可以确定它是请求的目的地并且将VSMP传递到相关联的SMA上。

[0216] 图16是图示根据实施例的LID路由的VSMP分组的流程图。

[0217] 在步骤1601处，根据实施例，在子网A内，诸如子网A的子网管理器的实体可以经由LID路由的VSMP请求连接性信息。LID路由的VSMP的目的地可以是子网A内的路由器，例如路由器1。

[0218] 在步骤1602处，LID路由的VSMP可以到达路由器1。在实施例中并且如上所述，路由器1可以被包含在诸如交换机1的交换机中。LID路由的VSMP可以被传递到交换机1的SMA用于验证。

[0219] 在步骤1603处，根据实施例，SMA可以修改DR路由的VSMP。该修改可以包括将单跳DR路由的路径添加到地址的末尾、扩展跳计数器(用于跨物理链路到第二子网的跳)、并设置第二接收器标志。

[0220] 在步骤1604处，根据实施例，SMI(与交换机/路由器的SMA相关联的SMI)可以更新VSMP的跳指针。

[0221] 在步骤1605处，根据实施例，SMI可以在物理链路上跨子网A1620与子网B 1630之间的子网边界转发最初LID路由的VSMP，其中物理链路的第一端可以连接到子网A内的路由器，并且物理链路的第二端可以连接到子网B内的路由器。

[0222] 在步骤1606处，根据实施例，子网B 1630内的路由器2的SMA'可以从物理链路接收现在DR路由的VSMP。

[0223] 在步骤1607处，根据实施例，SMI'(与SMA'相关联)可以验证VSMP请求。

[0224] 根据实施例，对于响应流程，路由器2处的SMA可以验证VSMP。验证可以包括相对于标志设置检查输入端口。如果远程标志以及第一接收标志和第二接收标志都被设置，那么分组可以在物理端口上(即，从配置有虚拟路由器的端口的外部链路侧)被接收。如果远程标志和仅第一接收器标志被设置，那么分组可以到达虚拟链路(即，从虚拟路由器端口的内部交换机侧)。如果验证失败，那么状态可以被设置为适当的错误消息。

[0225] 根据实施例，路由器2处的SMA'可以完成SMP响应并且设置指示响应的方向属性。这里示出了这样的示例性配置：

[0226] • MADHdr.Method=0x81 (GetResp)

[0227] • MADHdr.Direction=1 (指示响应)

[0228] • LRH.SLID=0xffff

[0229] • LRH.DLID=ReqMAD.MADHdr.SLID=0xffff

[0230] 路由器2处的SMI'然后可以递减跳指针，并在物理链路上将响应转发出返回到路由器1。然后，路由器1处的SMA然后可以在将响应转发出物理交换机端口返回到源之前恢复对原始请求执行的修改。这种恢复之后的示例性配置在这里：

[0231] • MADHdr.Class=0x01

[0232] • LRH.DLID=MADHdr.DrSLID(即，包含来自原始请求者的LID A)

[0233] • LRH.SLID=local LID=B

[0234] 根据实施例,SMA可以附加地清除VSMP的特定于DR的字段,使得当响应到达原始请求者时,响应看起来与原始VSMP完全一致。

[0235] 根据实施例,一旦响应返回到达源处,源将看到正常的路由器LID响应,就好像它已经完全在路由器1处被处理一样。

[0236] 图17是图示根据实施例的对LID路由的VSMP分组的响应的流程图。

[0237] 在步骤1701处,根据实施例,路由器2的SMA'可以填充对VSMP的响应信息(例如,连接性信息),并且设置方向标志以指示响应。

[0238] 在步骤1702处,根据实施例,SMI'可以递减响应的跳指针并且在例如具有两端的物理链路上将响应从子网B 1730转发到子网A 1720。物理链路的第一端可以连接到子网A内的路由器,并且物理链路的第二端可以连接到子网B内的路由器。

[0239] 在步骤1703处,根据实施例,路由器1处的SMA可以接收到响应并且恢复对VSMP进行的修改,包括取消DR路由的跳。

[0240] 在步骤1704处,根据实施例,路由器1处的SMI可以处理对VSMP的响应,并且在最初接收到VSMP的物理交换机端口上将LID路由的响应发送出。

[0241] 本发明的特征可以在计算机程序产品中、利用计算机程序产品、或者在计算机程序产品的帮助下执行,其中计算机程序产品是具有其上/其中存储有可用来编程处理系统以执行本文所呈现的任何特征的指令的存储介质或计算机可读介质。存储介质可以包括,但不限于,任何类型的盘,包括软盘、光盘、DVD、CD-ROM、微驱动器、以及磁光盘、ROM、RAM、EPROM、EEPROM、DRAM、VRAM、闪存存储器设备、磁或光卡、纳米系统(包括分子存储器IC)、或适于存储指令和/或数据的任何类型的媒体或设备。

[0242] 存储在任何一种机器可读介质中,本发明的特征可以被结合到软件和/或固件中,用于控制处理系统的硬件,并且用于使处理系统能够利用本发明的结果与其它机制交互。这种软件或固件可以包括,但不限于,应用代码、设备驱动程序、操作系统和执行环境/容器。

[0243] 本发明的特征也可以利用例如诸如专用集成电路(ASIC)的硬件部件在硬件中实现。硬件状态机的实现使得执行本文所描述的功能对相关领域的技术人员将是显而易见的。

[0244] 此外,本发明可以方便地利用一个或多个常规的通用或专用数字计算机、计算设备、机器或微处理器来实现,其中包括一个或多个处理器、存储器和/或根据本公开内容的教导编程的计算机可读存储介质。适当的软件编码可以容易地由熟练的程序员基于本公开内容的教导来准备,如对软件领域的技术人员将显而易见的。

[0245] 虽然以上已经描述了本发明的各种实施例,但是应该理解的是,它们已作为示例而不是限制给出。对相关领域的技术人员来说,将很显然,在不背离本发明的精神和范围的情况下,其中可以做出各种形式和细节上的变化。

[0246] 本发明已经借助说明具体功能及其关系的执行的功能构建块进行了描述。这些功能构建块的边界在本文中通常是为了方便描述而任意定义的。可以定义可替代的边界,只要具体的功能及其关系被适当地执行。任何这种可替代的边界因此在本发明的范围和精神之内。

[0247] 本发明的以上描述是为了说明和描述的目的提供。它不是穷尽的或者要把本发明限定到所公开的精确形式。本发明的广度和范围不应该由任何上述示例性实施例来限制。许多修改和变化对本领域技术人员来说将显而易见。修改和变化包括所公开特征的任何相关组合。实施例的选择与描述是为了最好地解释本发明的原理及其实际应用,从而使本领域其它技术人员能够理解本发明用于各种实施例并且可以进行适于预期特定用途的各种修改。本发明的范围要由以下权利要求及其等价物来定义。

100

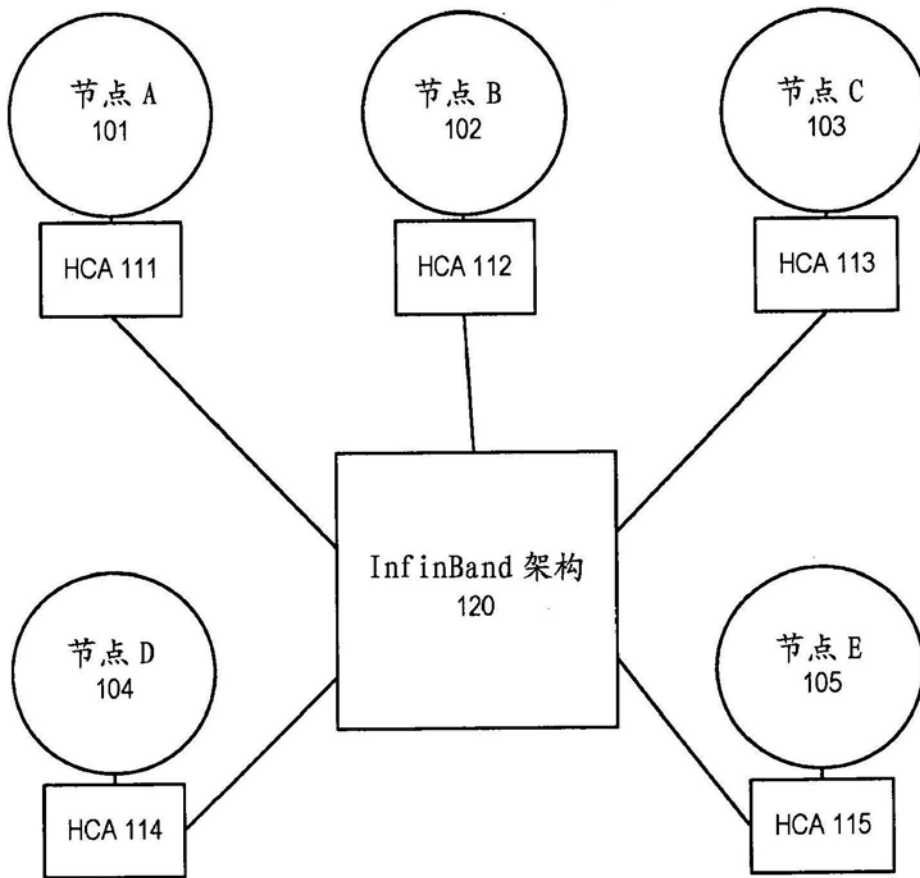


图1

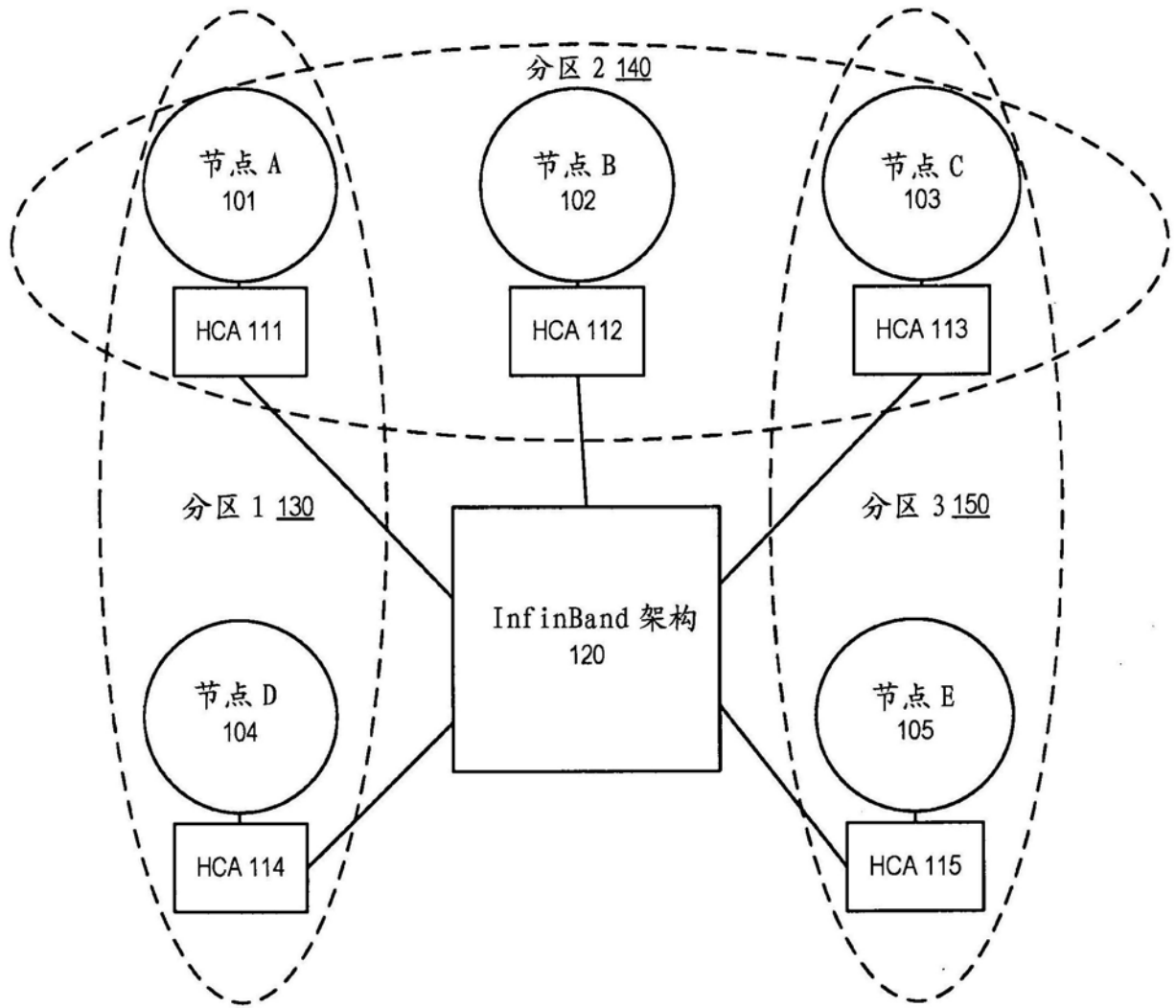


图2

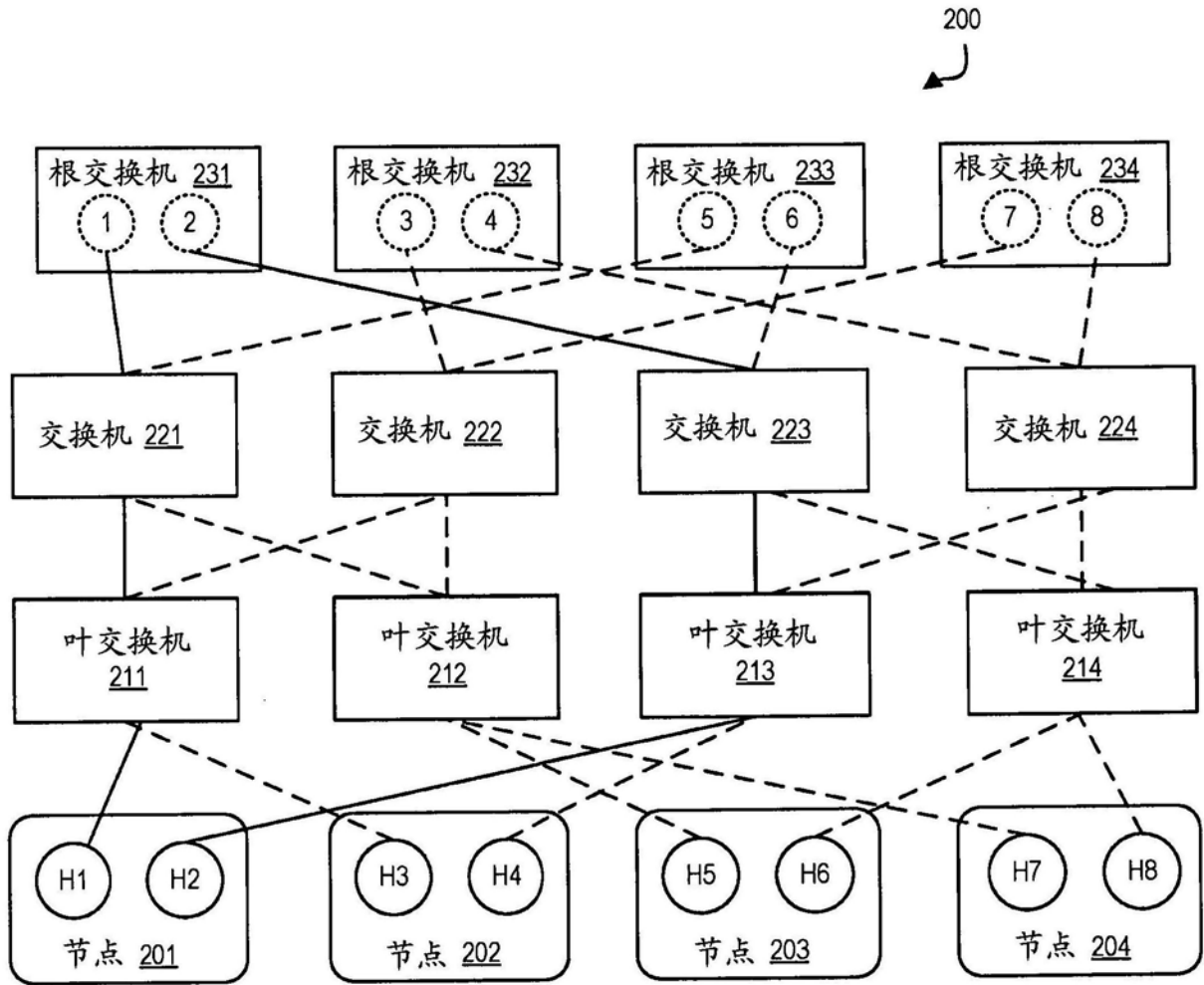


图3

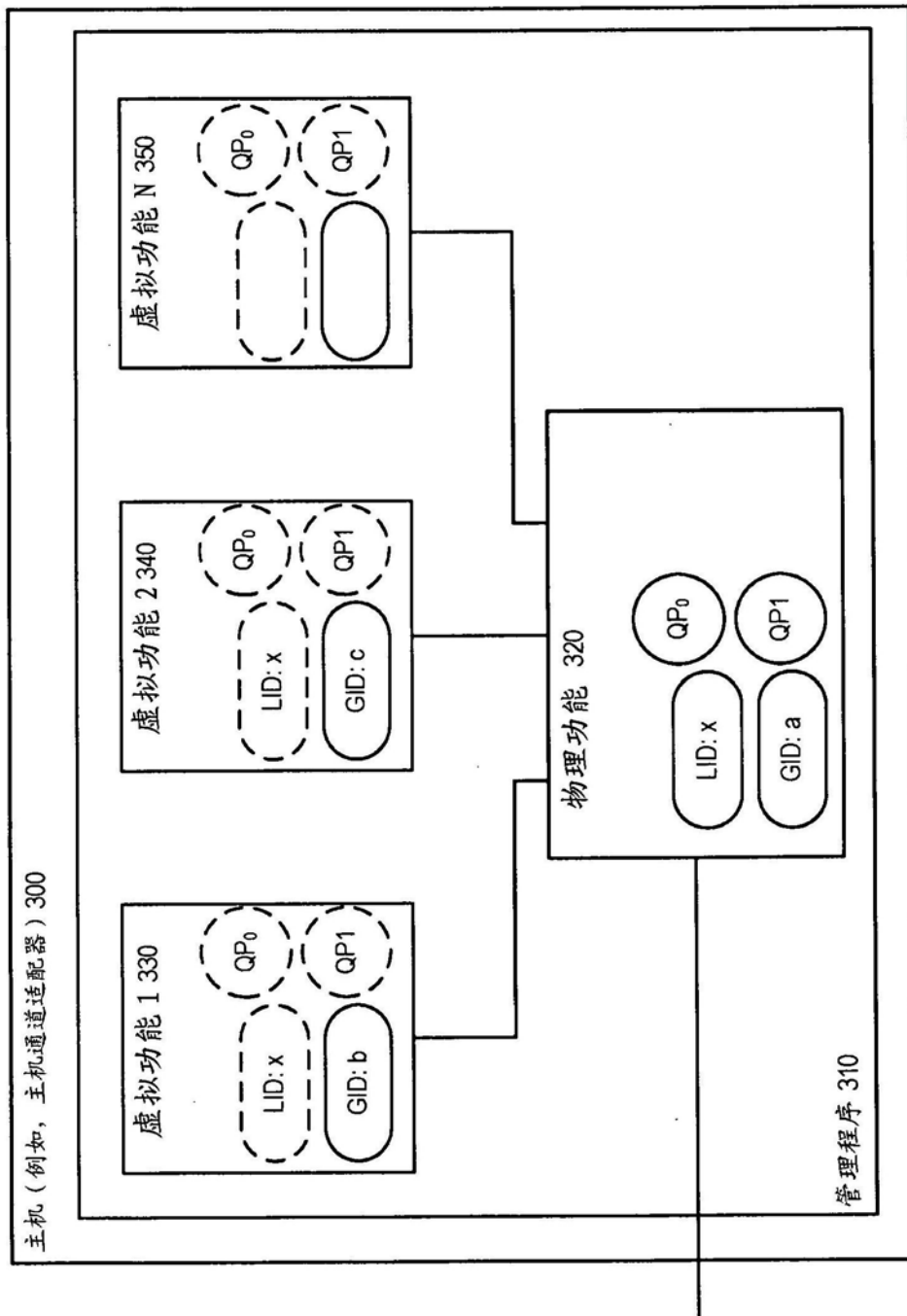


图4

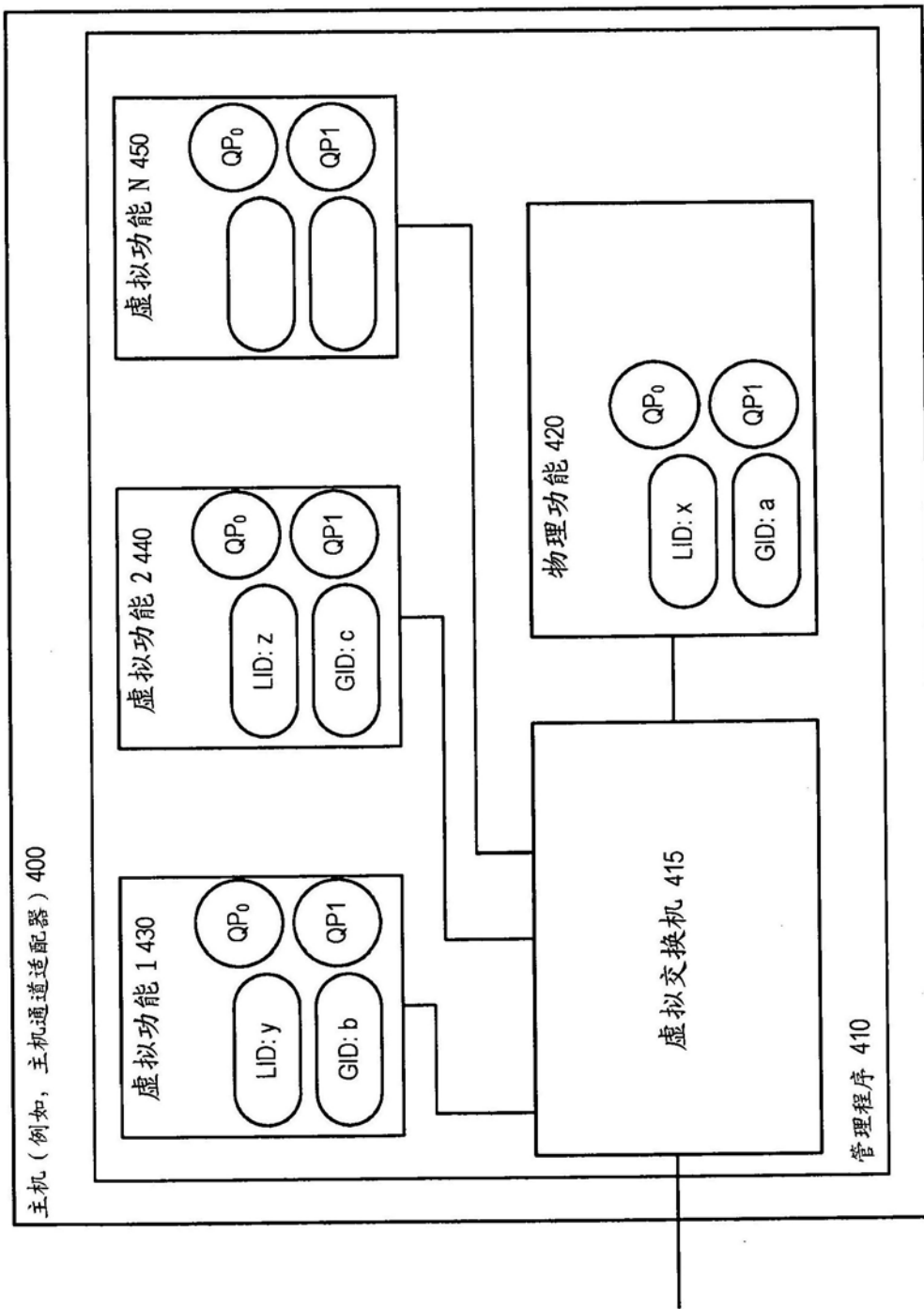


图5

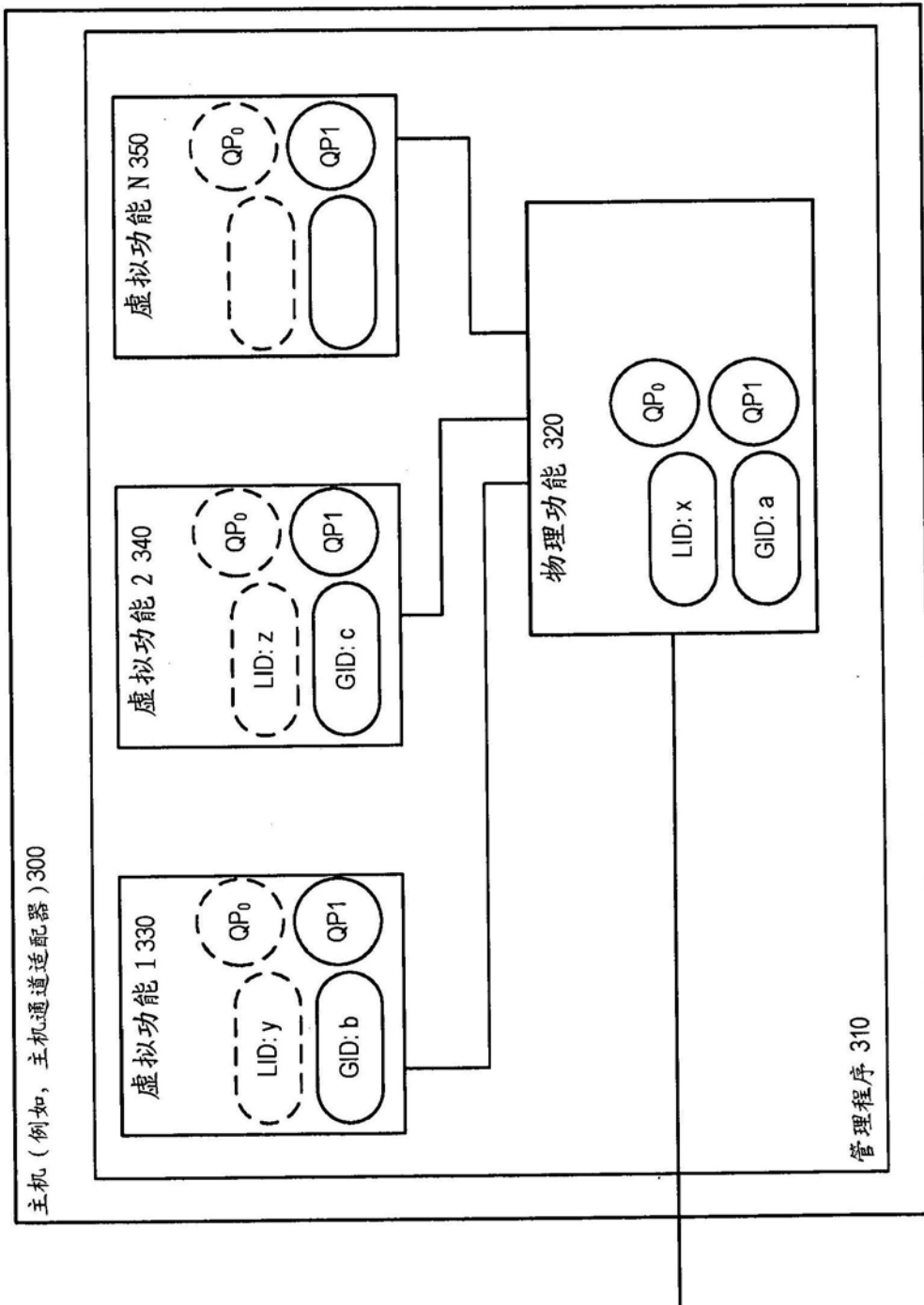


图6

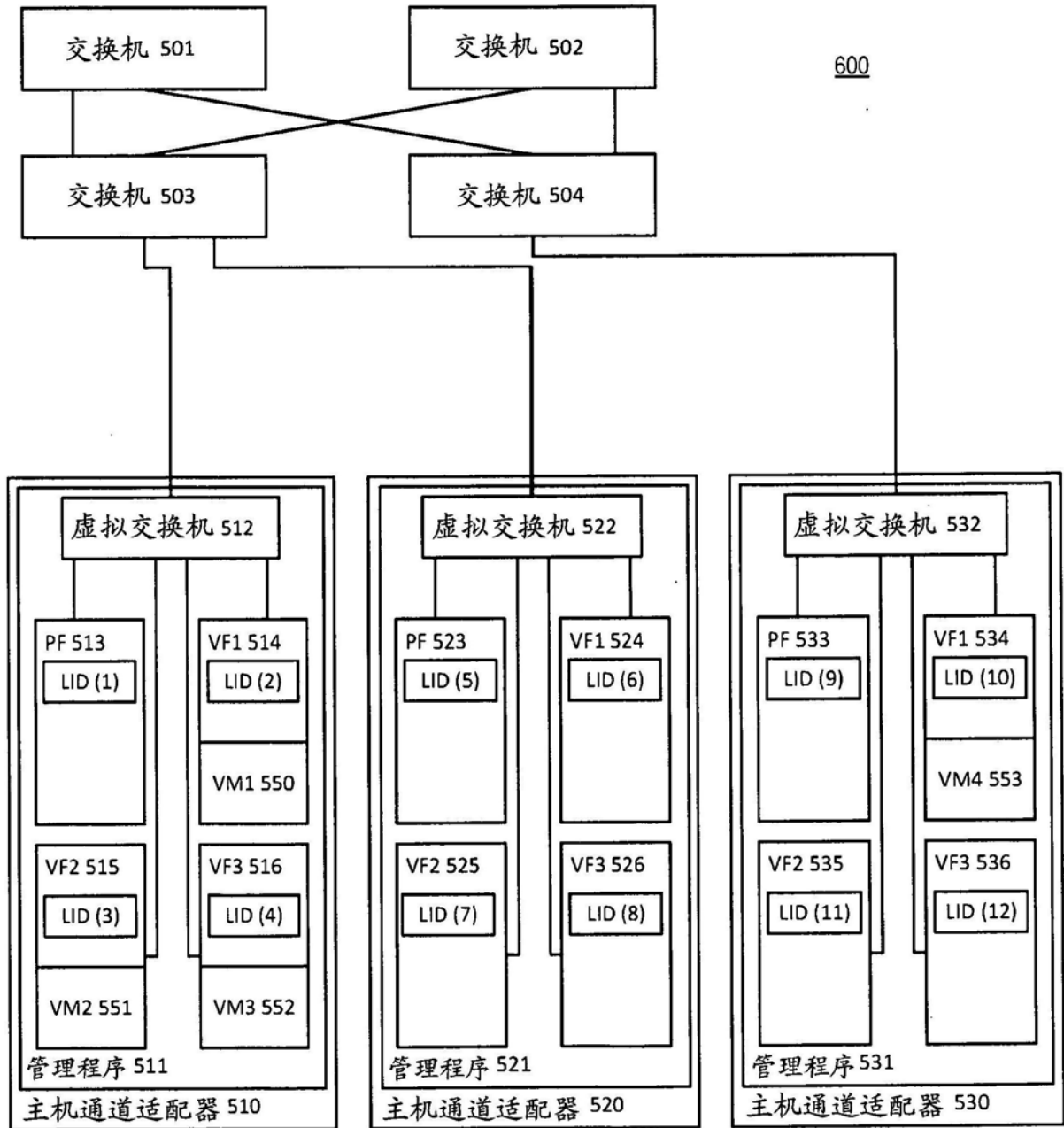


图7

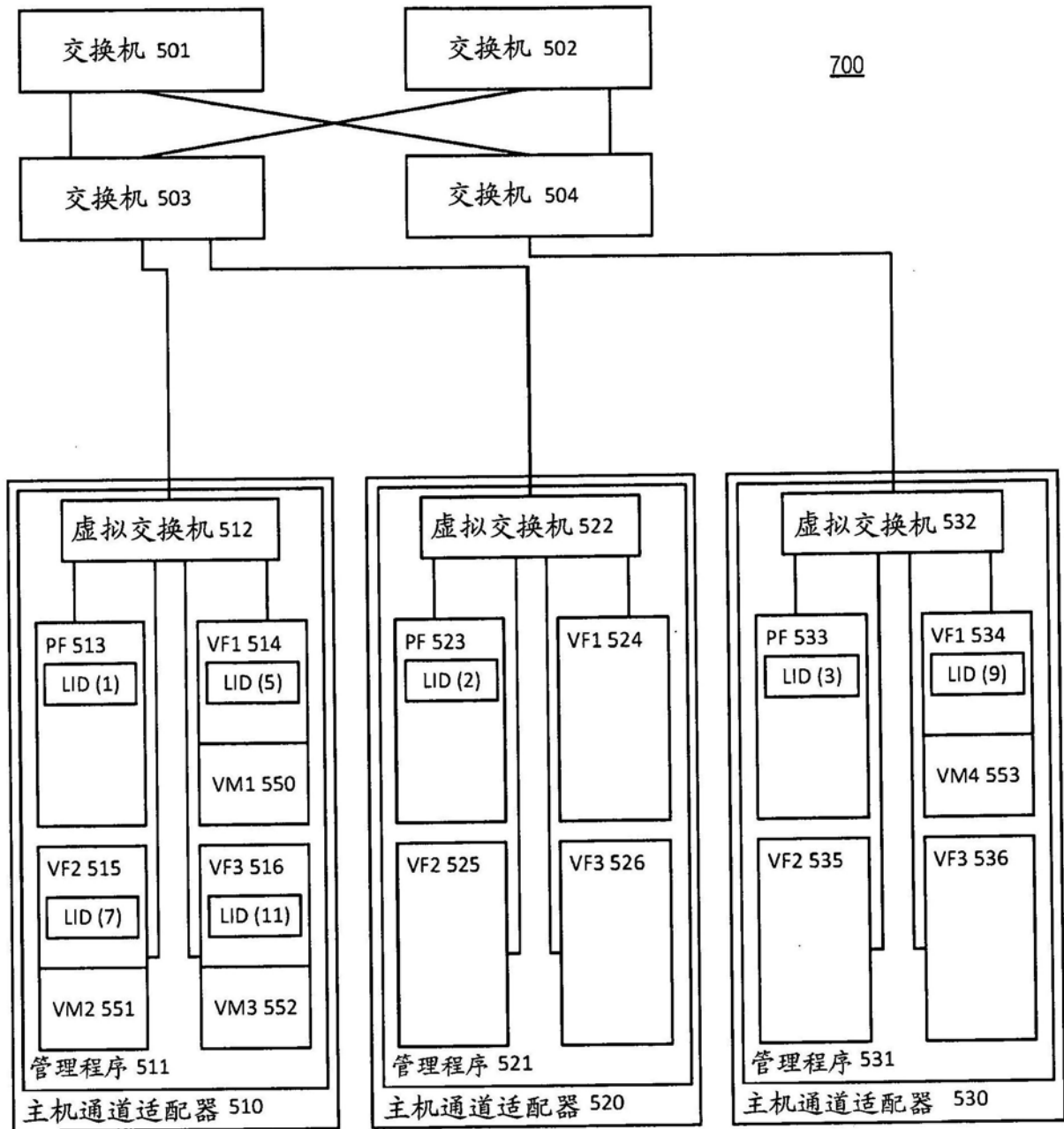


图8

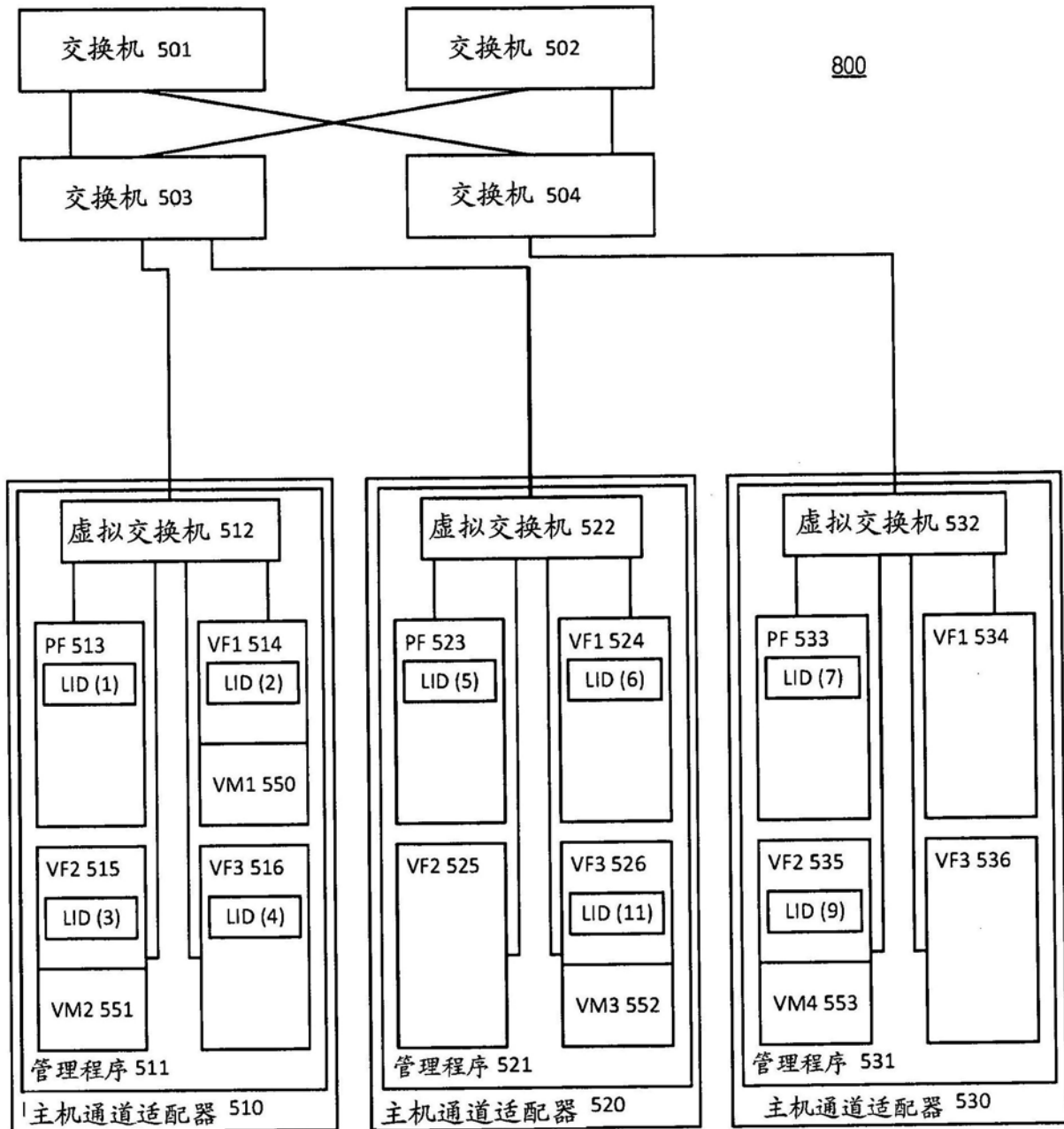


图9

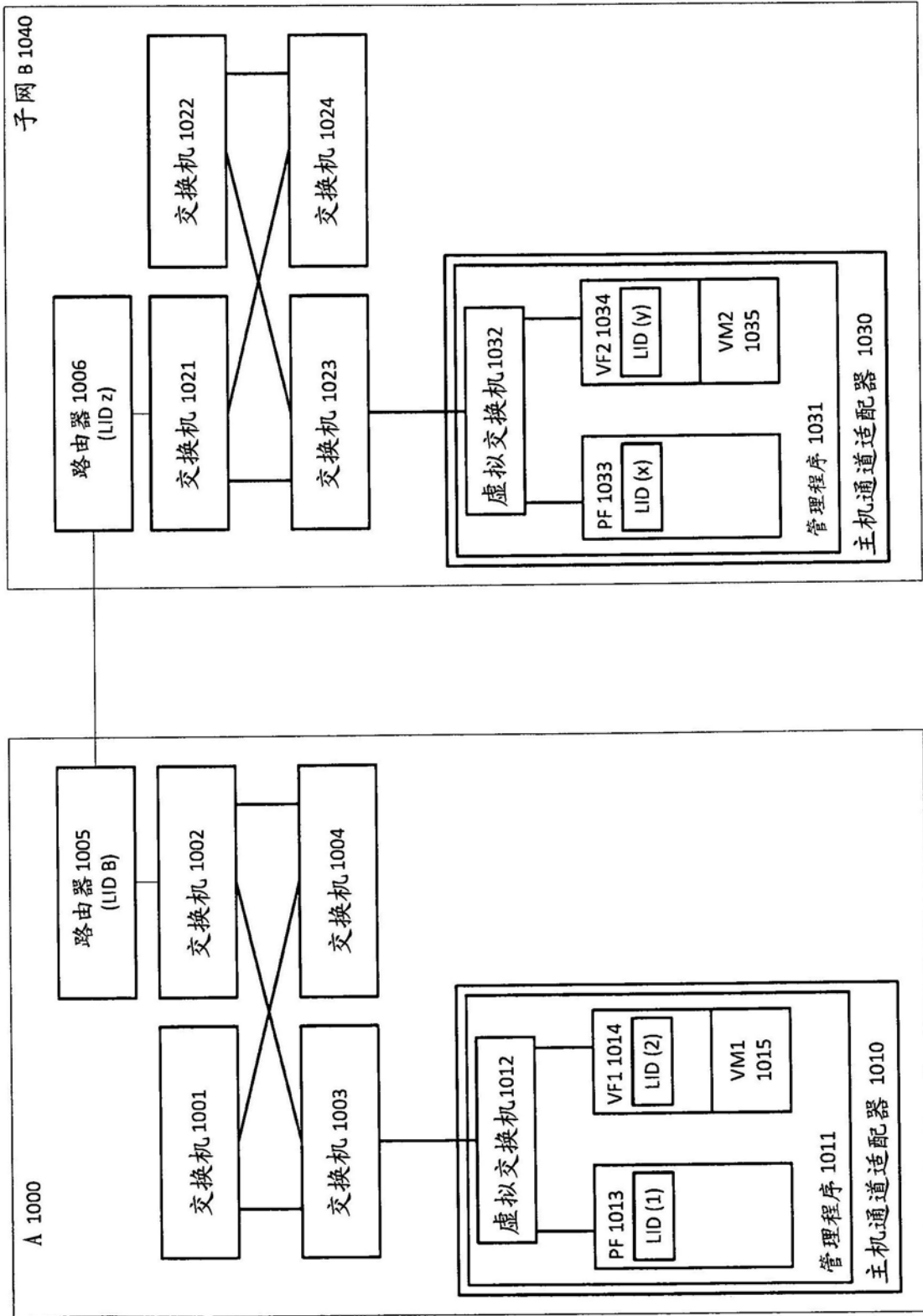


图10

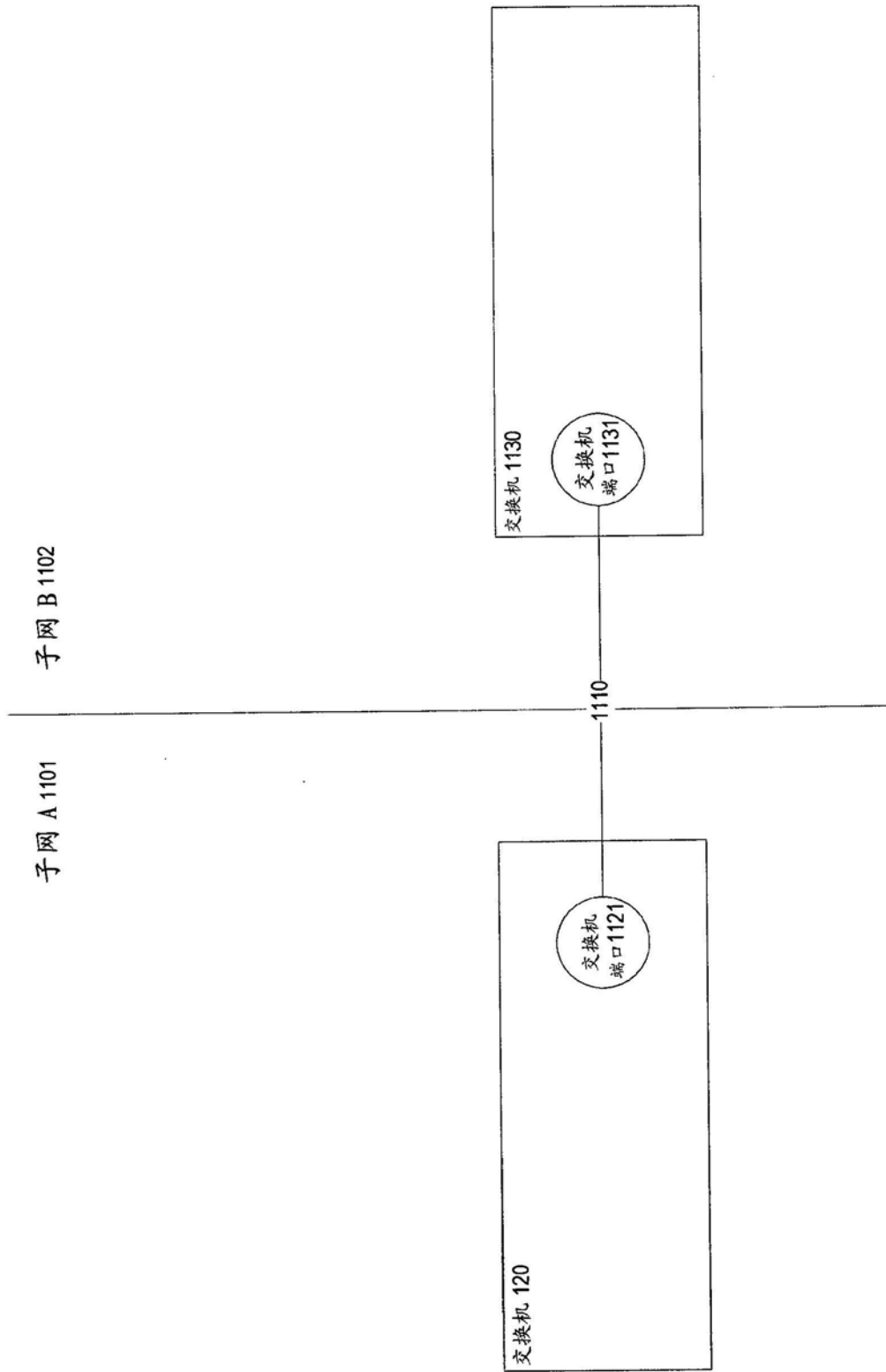


图11

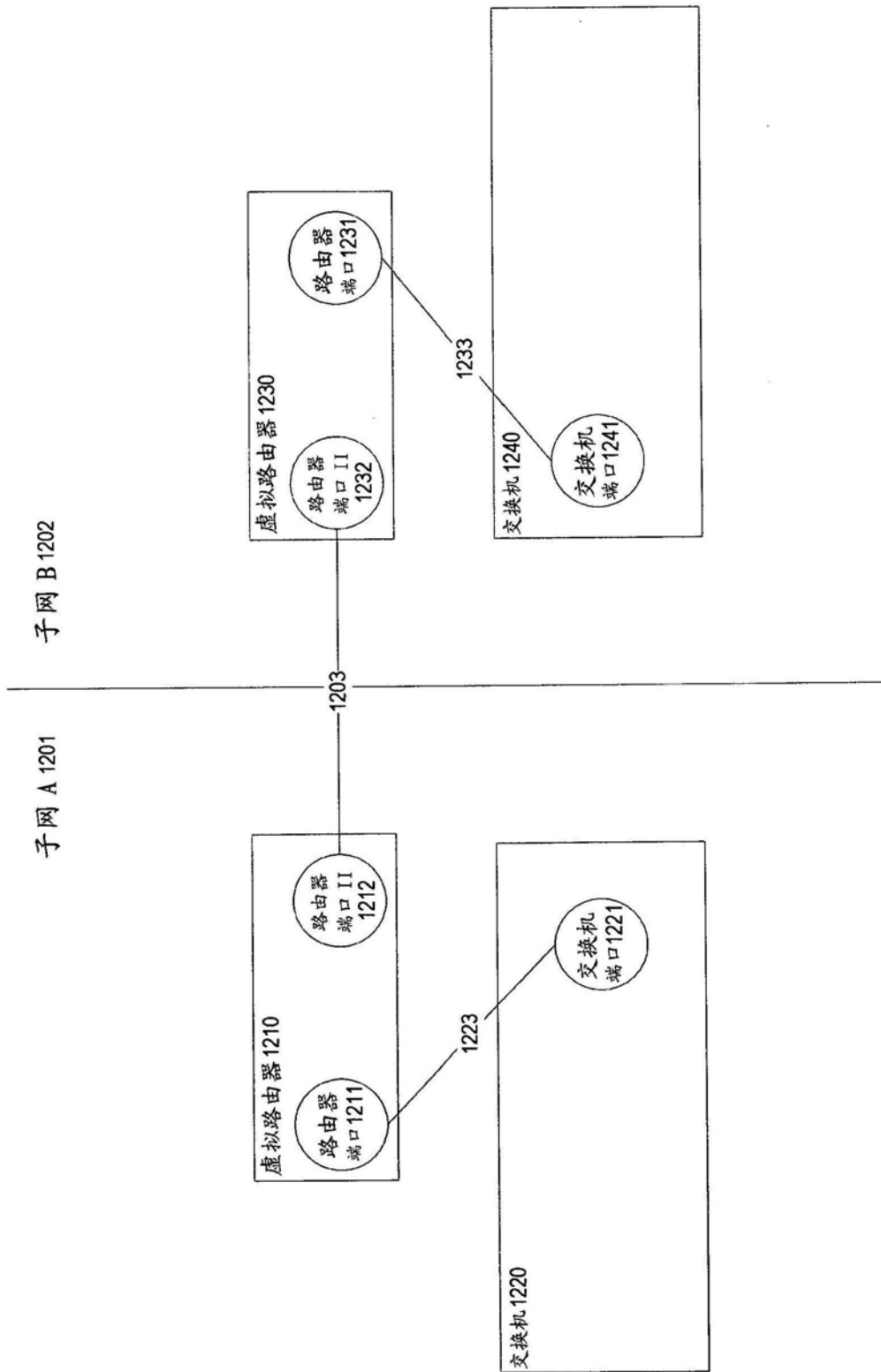


图12

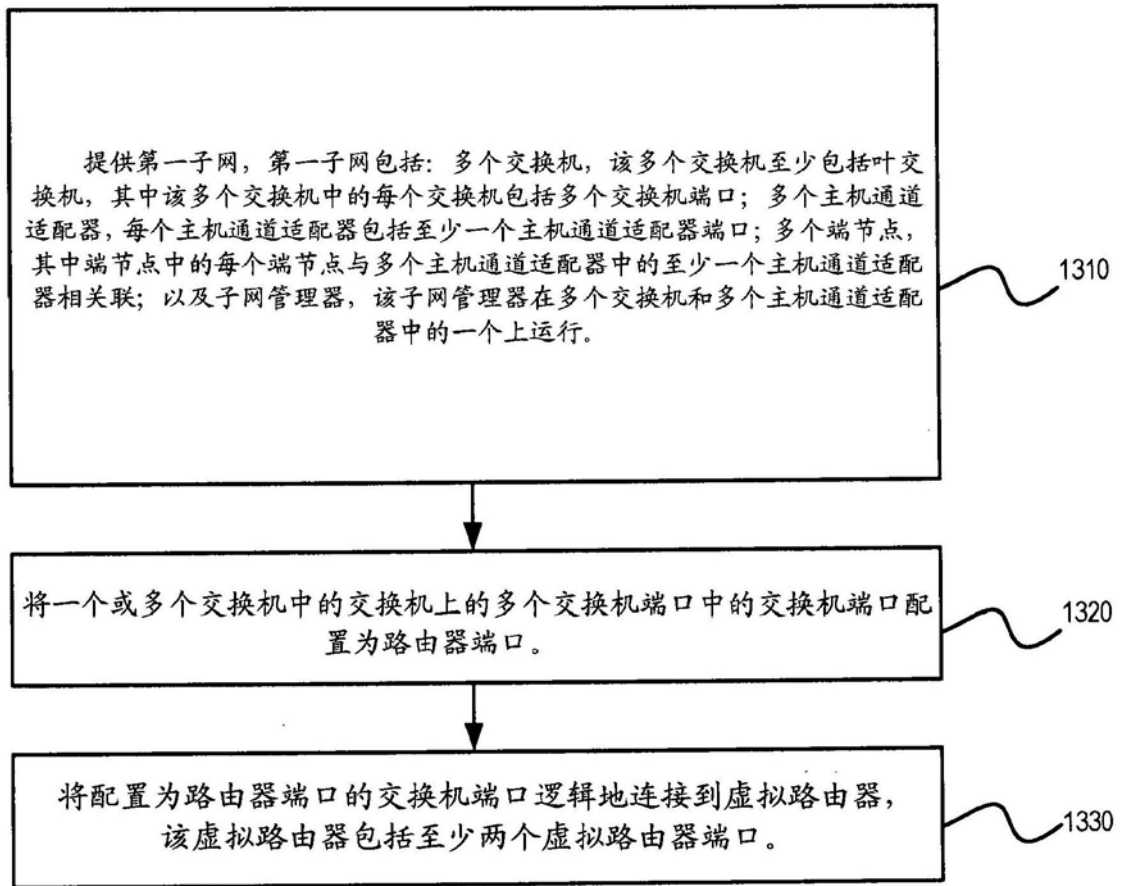


图13

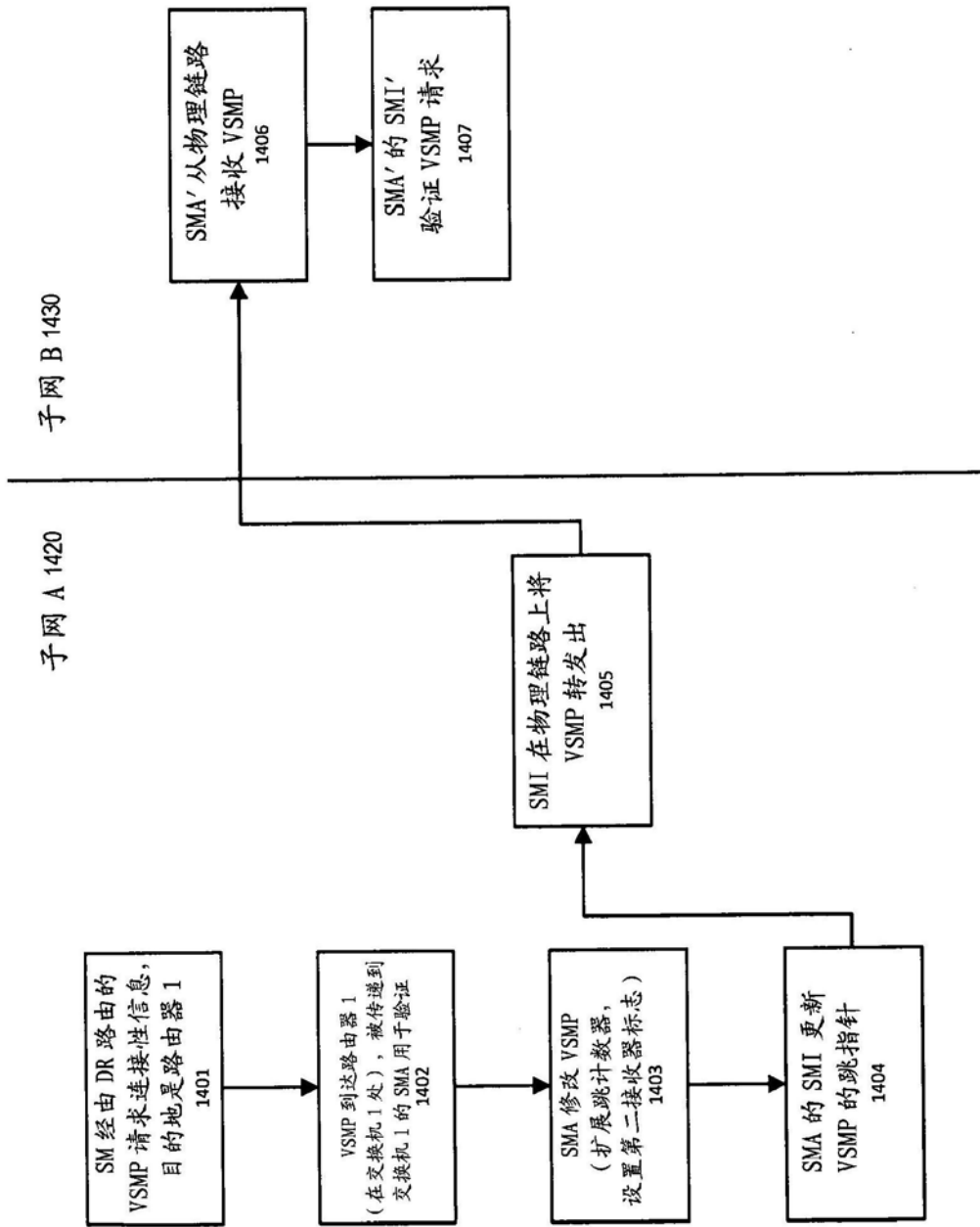


图14

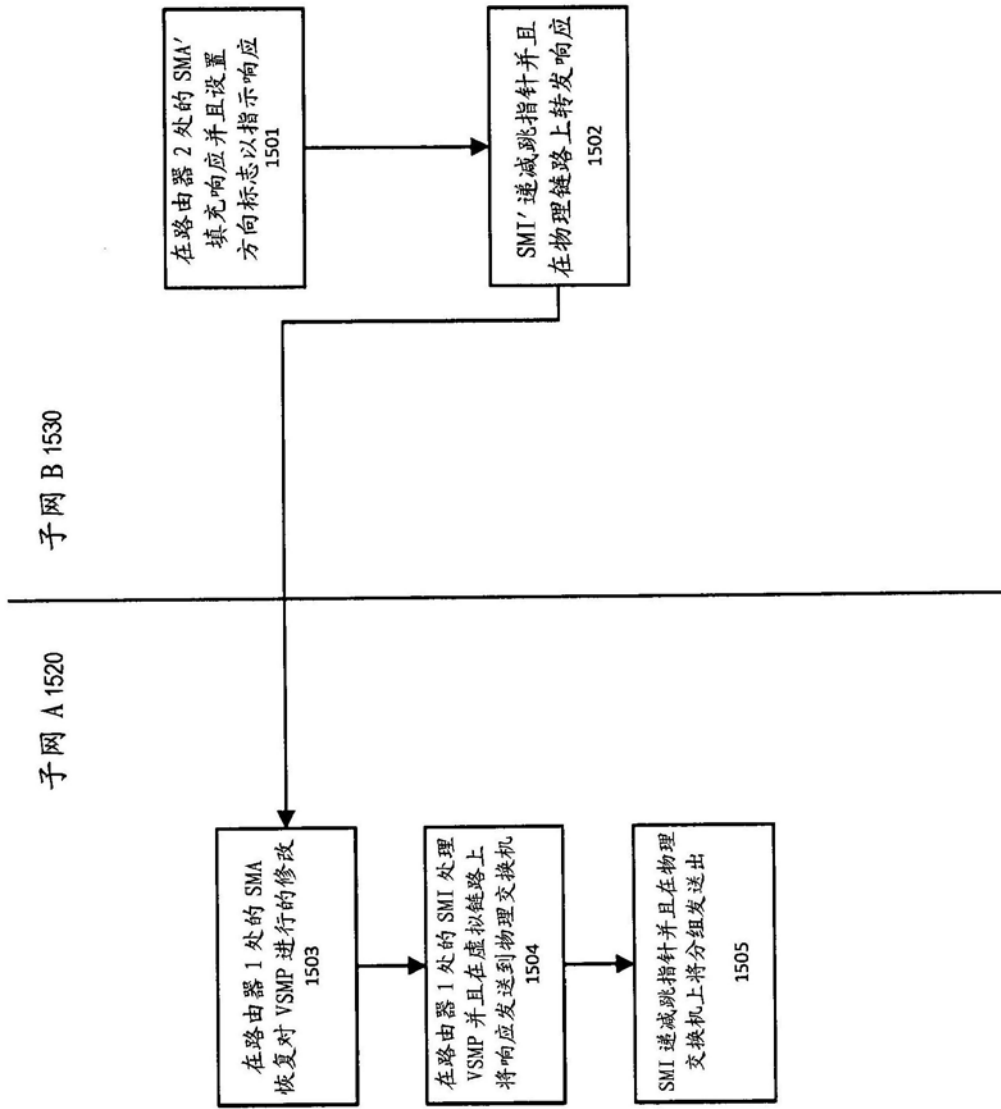


图15

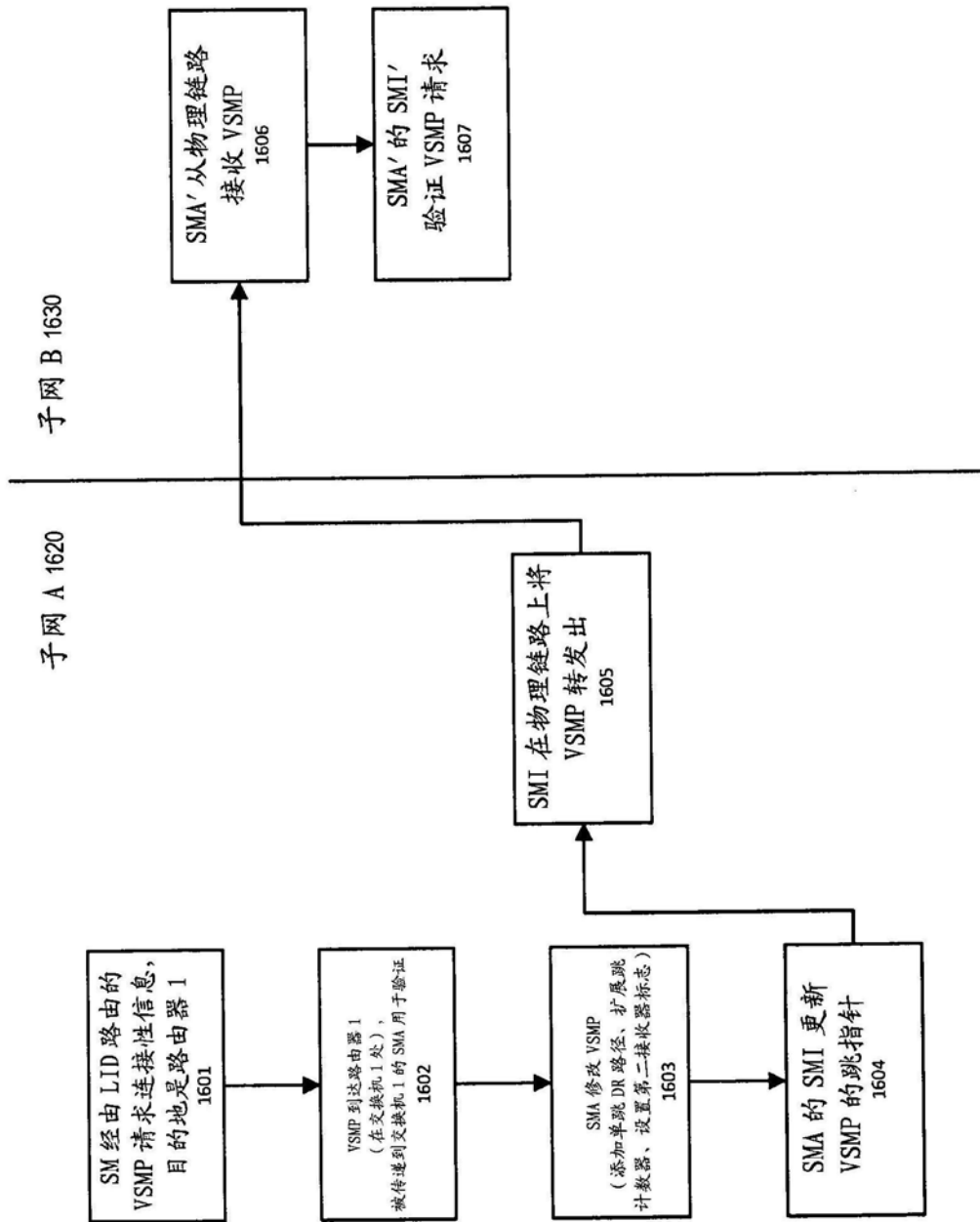


图16

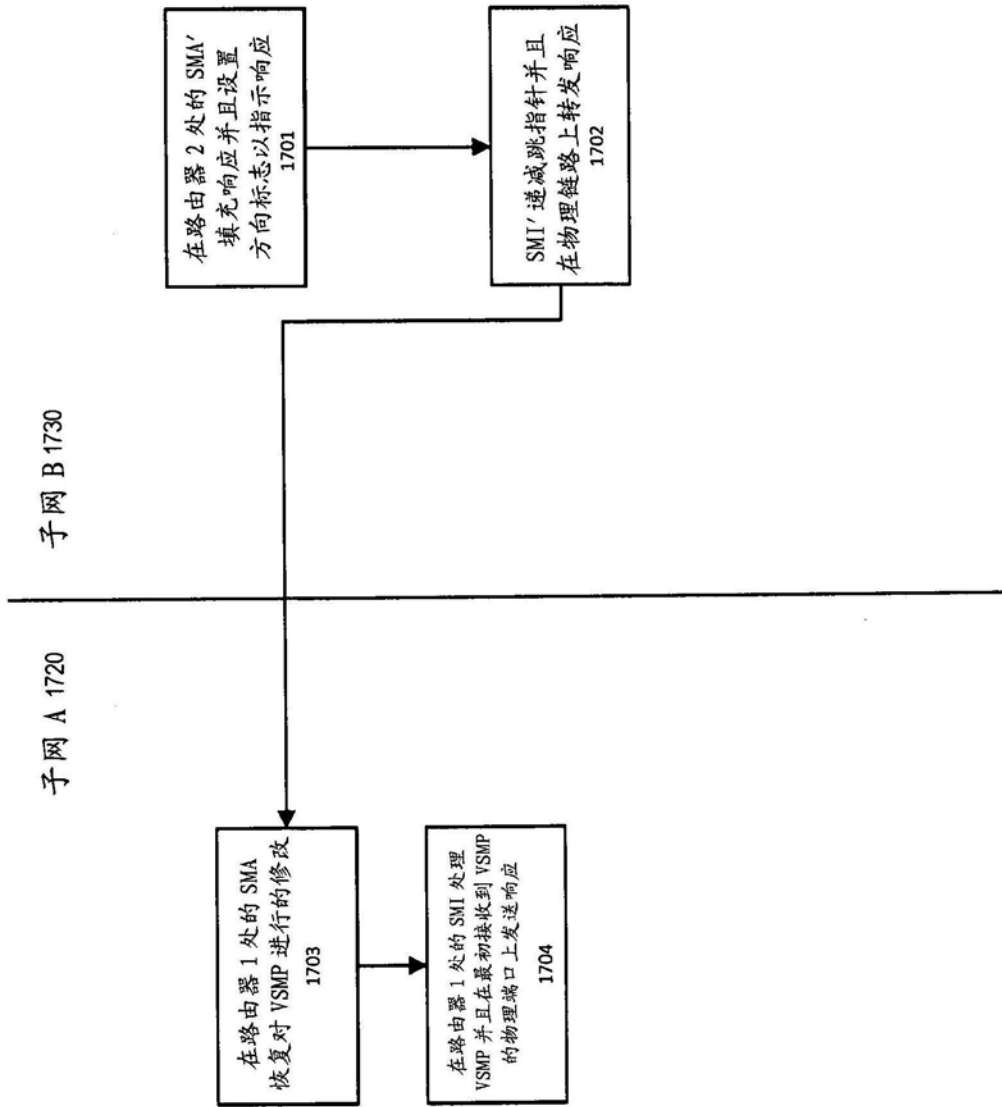


图17