

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2006-39505

(P2006-39505A)

(43) 公開日 平成18年2月9日(2006.2.9)

(51) Int. Cl.	F I	テーマコード (参考)
<b>G09G 3/30 (2006.01)</b>	G09G 3/30 J	3K007
<b>G09G 3/20 (2006.01)</b>	G09G 3/30 K	5C080
<b>H01L 51/50 (2006.01)</b>	G09G 3/20 624B	
	G09G 3/20 641E	
	G09G 3/20 642D	
審査請求 有 請求項の数 19 O L (全 18 頁) 最終頁に続く		

(21) 出願番号 特願2005-10500 (P2005-10500)  
 (22) 出願日 平成17年1月18日 (2005.1.18)  
 (31) 優先権主張番号 2004-059213  
 (32) 優先日 平成16年7月28日 (2004.7.28)  
 (33) 優先権主張国 韓国 (KR)

(71) 出願人 590002817  
 三星エスディアイ株式会社  
 大韓民国京畿道水原市靈通区▲しん▼洞5  
 75番地  
 (74) 代理人 100095957  
 弁理士 亀谷 美明  
 (74) 代理人 100096389  
 弁理士 金本 哲男  
 (72) 発明者 郭 源奎  
 大韓民国京畿道水原市靈通区シン洞575  
 (72) 発明者 朴 星千  
 大韓民国京畿道水原市靈通区シン洞575  
 Fターム(参考) 3K007 AB03 BA06 CC00 DB03 GA00  
 GA04  
 5C080 AA06 BB05 CC03 DD03 EE30  
 FF11 JJ02 JJ03 JJ04

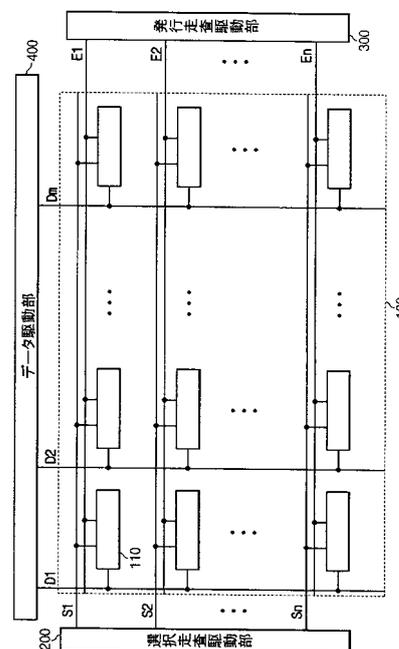
(54) 【発明の名称】 発光表示装置、発光表示装置に備わる表示パネル、および画素回路

(57) 【要約】

【課題】 開口率を向上させることが可能な発光表示装置と、その表示パネルおよび画素回路を提供する。

【解決手段】 データ信号を伝達する複数のデータ線と、選択信号を伝達する複数の走査線と、前記データ線および前記走査線に接続される複数の画素とを含む表示パネル(100)において、前記画素(110)は、印加される電流に対応して発光する少なくとも2つの発光素子と、前記選択信号が印加される間、前記データ信号を入力し、前記データ信号に対応する第1電流を出力する駆動部(111)と、前記第1電流を前記発光素子へそれぞれ伝達する少なくとも2つのスイッチング部とを含み、前記スイッチング部は、前記駆動部と前記発光素子との間に直列接続され、互いに異なるタイプのチャネルを有する少なくとも2つのトランジスタを含む。

【選択図】 図1



## 【特許請求の範囲】

## 【請求項 1】

データ信号を伝達する複数のデータ線と、選択信号を伝達する複数の走査線と、前記データ線および前記走査線に接続される複数の画素とを含む表示パネルにおいて：

前記画素は、

印加される電流に対応して発光する少なくとも 2 つの発光素子と；

前記選択信号が印加される間、前記データ信号を入力し、前記データ信号に対応する第 1 電流を出力する駆動部と；

前記第 1 電流を前記発光素子へそれぞれ伝達する少なくとも 2 つのスイッチング部とを備え、

前記スイッチング部は、

前記駆動部と前記発光素子との間に直列接続され、互いに異なるタイプのチャンネルを有する少なくとも 2 つのトランジスタを備えることを特徴とする、表示パネル。

10

## 【請求項 2】

前記駆動部は、

第 1 電極、第 2 電極、および第 3 電極を備え、前記第 1 電極と前記第 2 電極との間の印加された電圧に対応した電流を前記第 3 電極へ出力するトランジスタと；

前記トランジスタの前記第 1 電極と前記第 2 電極との間に電氣的に接続する第 1 キャパシタと；

前記選択信号に応答して前記データ信号を前記キャパシタへ伝達するスイッチング素子とを備えることを特徴とする、請求項 1 記載の表示パネル。

20

## 【請求項 3】

前記トランジスタの前記第 2 電極は第 1 電源と接続し、

前記駆動部は、前記トランジスタの前記第 1 電極と前記第 1 キャパシタとの間で接続される第 2 キャパシタと；

第 1 制御信号に応答して前記トランジスタをダイオード接続させる第 4 スwitchング素子と；

第 2 制御信号に応答して前記第 2 キャパシタの電極のうち前記第 1 キャパシタ側の電極に前記第 1 電源の電圧を印加する第 5 スwitchング素子とをさらに備えることを特徴とする、請求項 2 記載の表示パネル。

30

## 【請求項 4】

前記第 1 制御信号と前記第 2 制御信号は、略同一の制御信号であることを特徴とする、請求項 3 記載の表示パネル。

## 【請求項 5】

前記第 1 制御信号は前記選択信号が印加される前に印加された直前の走査線の選択信号であることを特徴とする、請求項 4 記載の表示パネル。

## 【請求項 6】

前記画素は、印加される電流に対応して、互いに異なる色相で発光する第 1 発光素子及び第 2 発光素子を含むことを特徴とする、請求項 1 記載の表示パネル。

## 【請求項 7】

前記画素は、前記第 1 電流を前記第 1 発光素子および第 2 発光素子へそれぞれ伝達する第 1 スwitchング部および第 2 スwitchング部を含み、

前記第 1 スwitchング部および第 2 スwitchング部は、それぞれ前記第 1 発光素子と第 2 発光素子との間に直列接続された P M O S トランジスタおよび N M O S トランジスタを備えることを特徴とする、請求項 6 記載の表示パネル。

40

## 【請求項 8】

前記第 1 スwitchング部の前記 N M O S トランジスタと前記第 2 スwitchング部の前記 P M O S トランジスタのゲートには、略同一である第 1 発光信号が印加され、

前記第 1 スwitchング部の前記 P M O S トランジスタと前記第 2 スwitchング部の前記 N M O S トランジスタのゲートとには、略同一である第 2 発光信号が印加されることを特

50

徴とする，請求項 7 記載の表示パネル。

【請求項 9】

前記画素は，印加される電流に対応して，互いに異なる色相で発光する第 1 発光素子，第 2 発光素子，および第 3 発光素子を含むことを特徴とする，請求項 1 記載の表示パネル。

【請求項 10】

前記画素は，前記第 1 電流を前記第 1 発光素子，第 2 発光素子，および第 3 発光素子へそれぞれ伝達する第 1 スイッチング部，第 2 スイッチング部，および第 3 スイッチング部を備え，

前記第 1 スイッチング部，第 2 スイッチング部，および第 3 スイッチング部は，それぞれ前記駆動部と前記第 1 発光素子，第 2 発光素子，および第 3 発光素子との間に直列接続された 3 つの発光トランジスタを備えることを特徴とする，請求項 9 記載の表示パネル。

10

【請求項 11】

データ信号を伝達する複数のデータ線と；

選択信号を伝達する複数の走査線と，前記データ線と前記走査線に接続された複数の画素とを含む表示部と；

1 フィールドの間，少なくとも 2 つの前記データ信号を時分割して前記データ線に印加するデータ駆動部と；

前記複数の走査線に順次選択信号を印加するための走査駆動部とを含み，

前記画素は，

20

印加される電流に対応して発光する少なくとも 2 つの発光素子と；

前記選択信号が印加される間，前記データ信号を入力し，前記データ信号に対応する第 1 電流を出力する駆動部と；

前記第 1 電流を前記発光素子へそれぞれ伝達する少なくとも 2 つのスイッチング部とを含み，

前記スイッチング部は，

前記駆動部と前記発光素子との間に直列に各々接続され，互いに異なるタイプのチャネルを有する少なくとも 2 つのトランジスタを備えることを特徴とする，表示装置。

【請求項 12】

前記 1 フィールドは，少なくとも 2 つのサブフィールドに分けられて駆動され，

30

前記走査駆動部は，前記サブフィールド毎に前記複数の走査線に前記選択信号を順次印加することを特徴とする，請求項 11 記載の表示装置。

【請求項 13】

前記画素は，印加された電流に対応して，互いに異なる色相で発光する少なくとも 2 つの発光素子を含み，

前記データ駆動部は，前記少なくとも 2 つの発光素子に対応するデータ信号を順次印加することを特徴とする，請求項 12 記載の表示装置。

【請求項 14】

前記少なくとも 2 つの発光素子は，印加される電流に対応して，互いに異なる色相で発光する第 1 発光素子および第 2 発光素子を含み，

40

前記少なくとも 2 つのスイッチング部は，前記第 1 電流を前記第 1 発光素子および第 2 発光素子へそれぞれ伝達する第 1 スイッチング部および第 2 スイッチング部を含むことを特徴とする，請求項 11 記載の表示装置。

【請求項 15】

前記 1 フィールドは，第 1 サブフィールドと第 2 サブフィールドに分けられて駆動され，

前記第 1 スイッチング部は，第 1 区間の間，前記第 1 電流を前記発光素子のうちのいずれかへ伝達し，

前記第 2 スイッチング部は，第 2 区間の間，前記第 1 電流を前記発光素子のうちのいずれかへ伝達することを特徴とする，請求項 14 記載の表示装置。

50

## 【請求項 16】

前記データ駆動部および前記走査駆動部は、前記表示部の形成された表示パネル上に形成されることを特徴とする、請求項 11 記載の表示装置。

## 【請求項 17】

印加される電流に対応して発光する少なくとも 2 つの発光素子と；

データ信号を入力し、前記データ信号に対応する第 1 電流を出力する駆動回路と；

第 1 期間の間、前記第 1 電流を前記少なくとも 2 つの発光素子のうちのいずれか一つへ伝達する第 1 スwitching 回路と；

第 2 期間の間、前記第 1 電流を前記少なくとも 2 つの発光素子のうち残りのもう一つへ伝達する第 2 スwitching 回路とを含み、

前記第 1 および第 2 スwitching 回路の少なくとも一つは互いに異なるタイプのチャネルを有する 2 つのトランジスタを含むことを特徴とする、画素回路。

10

## 【請求項 18】

前記駆動回路は、

第 1 電極、第 2 電極、および第 3 電極を備え、前記第 1 電極と前記第 2 電極との間に印加される電圧に対応する電流を前記第 3 電極へ出力するトランジスタと；

前記トランジスタの前記第 1 電極と第 2 電極との間に電氣的に接続された第 1 キャパシタと；

前記選択信号に応答して前記データ信号を前記キャパシタへ伝達するスwitching 素子とを備えることを特徴とする、請求項 17 記載の画素回路。

20

## 【請求項 19】

前記少なくとも 2 つの発光素子は、前記印加される電流に対応して、互いに異なる色相で発光し、

前記第 1 スwitching 回路および第 2 スwitching 回路は、直列に接続された 2 つのトランジスタをそれぞれ備えることを特徴とする、請求項 17 記載の画素回路。

## 【発明の詳細な説明】

## 【技術分野】

## 【0001】

本発明は、発光表示装置と、その表示パネルおよび画素回路に係り、特に、有機物質の電界発光を用いた有機エレクトロルミネセンス（以下、「有機 EL」という）表示装置およびその駆動方法に関する。

30

## 【背景技術】

## 【0002】

一般に、有機 EL 表示装置は、蛍光性有機化合物を電氣的に励起させて発光させる表示装置であって、 $N \times M$  個の有機発光セルに電圧書き込み或いは電流書き込みを行って画像を表現することができるようになっている。このような有機発光セルは、アノード、有機薄膜、カソードレーヤの構造をもっている。

## 【0003】

有機薄膜は、電子と正孔のバランスを良くして発光効率を向上させるために、発光層 (emitting layer, EML)、電子輸送層 (electron transport layer, ETL) および正孔輸送層 (hole transport layer, HTL) を含んだ多層構造からなり、且つ別途の電子注入層 (electron injecting layer, EIL) と正孔注入層 (hole injecting layer, HIL) を含んでいる。

40

## 【0004】

このような有機発光セルを駆動する方式は、パッシブマトリックス (passive matrix) 方式と、薄膜トランジスタ (thin film transistor, TFT) を用いたアクティブマトリックス (active matrix) 方式に大別される。

## 【0005】

50

パッシブマトリックス方式は、陽極と陰極を直交配置し、ラインを選択して駆動するが、これに対して、アクティブマトリックス方式は、薄膜トランジスタを各画素電極に接続し、薄膜トランジスタのゲートに接続されたキャパシタ容量によって維持された電圧に応じて駆動する方式である。このようなアクティブマトリックス方式は、キャパシタに電圧書き込みを行って維持させるために印加される信号の形態によって、電圧書き込み(voltage programming)方式と電流書き込み(current programming)方式に分けられる。

#### 【0006】

従来の有機EL表示装置は、様々な色相を表現するために一つの画素がそれぞれの色相を有する複数の副画素からなり、このような副画素から発光する色相の組み合わせで色相が表現される。一般に、一つの画素は、赤色Rを表示する副画素、緑色Gを表示する副画素、および青色Bを表示する副画素からなるが、これらの赤色、緑色および青色の組み合わせで色相が表現される。

10

#### 【発明の開示】

#### 【発明が解決しようとする課題】

#### 【0007】

しかしながら、このような副画素を駆動するためには、副画素別に、有機EL素子を駆動するための駆動トランジスタ、スイッチングトランジスタおよびキャパシタが必要となるうえ、データ信号を伝達するためのデータ線および電源電圧を伝達するための電源線が設けられなければならない。よって、一つの画素において形成されるトランジスタ、キャパシタ、および電圧または信号を伝達するための配線が多く必要となり、画素の内部にこれらを配置するのが困難であった。また、画素の発光領域に該当する開口率が減少するという問題点があった。

20

#### 【0008】

本発明は、上記問題点に鑑みてなされたものであり、本発明の目的は、開口率を向上させることが可能な発光表示装置を提供することにある。

#### 【0009】

また、本発明の別の目的は、画素の内部に含まれる素子の構成および配線を単純化することが可能な発光表示装置を提供することにある。

#### 【課題を解決するための手段】

30

#### 【0010】

上記課題を解決するため、本発明の第1の観点によれば、データ信号を伝達する複数のデータ線と、選択信号を伝達する複数の走査線と、前記データ線および前記走査線に接続される複数の画素とを含む表示パネルが提供される。上記表示パネルのうち前記画素は、印加される電流に対応して発光する少なくとも2つの発光素子と、前記選択信号が印加される間、前記データ信号を入力し、前記データ信号に対応する第1電流を出力する駆動部と、前記第1電流を前記発光素子へそれぞれ伝達する少なくとも2つのスイッチング部とを含み、前記スイッチング部は、前記駆動部と前記発光素子との間に直列接続され、互いに異なるタイプのチャンネルを有する少なくとも2つのトランジスタを含むことを特徴としている。

40

#### 【0011】

上記駆動部は、第1電極、第2電極、および第3電極を備え、第1電極と第2電極との間に印加される電圧に対応する電流を第3電極へ出力するトランジスタと；当該トランジスタの第1電極と第2電極との間に電氣的に接続する第1キャパシタと；選択信号に 응답してデータ信号をキャパシタへ伝達するスイッチング素子とを備えるように構成してもよい。

#### 【0012】

上記トランジスタの前記第2電極は第1電源と接続し、上記駆動部は、上記トランジスタの第1電極と第1キャパシタとの間で接続される第2キャパシタと；第1制御信号に 응답してトランジスタをダイオード接続させる第4スイッチング素子と；第2制御信号に応

50

答して第2キャパシタの電極のうち第1キャパシタ側の電極に第1電源の電圧を印加する第5スイッチング素子とをさらに備えるように構成してもよい。

【0013】

第1制御信号と第2制御信号は、略同一の制御信号であるように構成してもよく、上記第1制御信号は上記選択信号が印加される前に印加された直前の走査線を選択信号であるように構成してもよい。

【0014】

上記画素は、印加される電流に対応して、互いに異なる色相で発光する第1発光素子及び第2発光素子を含むように構成してもよい。

【0015】

上記画素は、上記第1電流を第1発光素子および第2発光素子へそれぞれ伝達する第1スイッチング部および第2スイッチング部を含み、上記第1スイッチング部および第2スイッチング部は、それぞれ第1発光素子と第2発光素子との間で直列接続されたPMOSトランジスタおよびNMOSトランジスタを備えるように構成してもよい。

10

【0016】

上記第1スイッチング部のNMOSトランジスタと第2スイッチング部のPMOSトランジスタのゲートには、略同一である第1発光信号が印加され、第1スイッチング部のPMOSトランジスタと第2スイッチング部のNMOSトランジスタのゲートとは、略同一である第2発光信号が印加されるように構成してもよい。

【0017】

上記画素は、印加される電流に対応して、互いに異なる色相で発光する第1発光素子、第2発光素子、および第3発光素子を含むように構成してもよい。

20

【0018】

上記画素は、第1電流を第1発光素子、第2発光素子、および第3発光素子へそれぞれ伝達する第1スイッチング部、第2スイッチング部、および第3スイッチング部を備え、第1スイッチング部、第2スイッチング部、および第3スイッチング部は、それぞれ駆動部と第1発光素子、第2発光素子、および第3発光素子との間に直列接続された3つの発光トランジスタを備えるように構成してもよい。

【0019】

また、本発明の別の観点によれば、データ信号を伝達する複数のデータ線と、選択信号を伝達する複数の走査線と、前記データ線および前記走査線に接続される複数の画素とを含む表示部と、1フィールドの間、少なくとも2つの前記データ信号を時分割して前記データ線に印加するデータ駆動部と、前記複数の走査線に順次選択信号を印加するための走査駆動部とを含み、前記画素は、印加される電流に対応して発光する少なくとも2つの発光素子と、前記選択信号が印加される間、前記データ信号を入力し、前記データ信号に対応する第1電流を出力する駆動部と、前記第1電流を前記発光素子へそれぞれ伝達する少なくとも2つのスイッチング部とを含み、前記スイッチング部は、前記駆動部と前記発光素子との間に直列接続され、互いに異なるタイプのチャンネルを有する少なくとも2つのトランジスタを備えることを特徴とする、表示装置が提供される。

30

【0020】

上記1フィールドは、少なくとも2つのサブフィールドに分けられ、そのサブフィールドに従い上記データ駆動部は駆動し、上記走査駆動部は、サブフィールド毎に複数の走査線を選択信号を順次印加するように構成してもよい。

40

【0021】

上記画素は、印加された電流に対応して、互いに異なる色相で発光する少なくとも2つの発光素子を含み、上記データ駆動部は、少なくとも2つの発光素子に対応するデータ信号を順次印加するように構成してもよい。

【0022】

上記少なくとも2つの発光素子は、印加される電流に対応して、互いに異なる色相で発光する第1発光素子および第2発光素子を含み、少なくとも2つのスイッチング部は、第

50

1 電流を第 1 発光素子および第 2 発光素子へそれぞれ伝達する第 1 スwitchング部および第 2 スwitchング部を備えるように構成してもよい。

【0023】

上記 1 フィールドは、第 1 サブフィールドと第 2 サブフィールドに分けられ、上記データ駆動部は駆動し、上記第 1 スwitchング部は、第 1 区間の間、第 1 電流を発光素子のうちのいずれかへ伝達し、上記第 2 スwitchング部は、第 2 区間の間、第 1 電流を発光素子のうちのいずれかへ伝達するように構成してもよい。

【0024】

上記データ駆動部および走査駆動部は、表示部の形成された表示パネル上に形成されるようにしてもよい。

【0025】

また、本発明の別の観点によれば、印加される電流に対応して発光する少なくとも 2 つの発光素子と、データ信号を入力し、前記データ信号に対応する第 1 電流を出力する駆動回路と、第 1 期間の間、前記第 1 電流を前記少なくとも 2 つの発光素子のうちのいずれかへ伝達する第 1 スwitchング回路と、第 2 期間の間、前記第 1 電流を前記少なくとも 2 つの発光素子のうちのもう一つへ伝達する第 2 スwitchング回路とを含み、前記第 1 スwitchング回路および第 2 スwitchング回路の少なくとも一つは互いに異なるタイプのチャンネルを有する 2 つのトランジスタを含むことを特徴とする、画素回路が提供される。

【0026】

上記駆動回路は、第 1 電極、第 2 電極、および第 3 電極を備え、上記第 1 電極と第 2 電極との間に印加される電圧に対応する電流を第 3 電極へ出力するトランジスタと；トランジスタの第 1 電極と第 2 電極との間に位置し電氣的に接続する第 1 キャパシタと；選択信号に 응답してデータ信号をキャパシタへ伝達するスswitchング素子とを備えるように構成してもよい。

【0027】

上記少なくとも 2 つの発光素子は、上記印加される電流に対応して、互いに異なる色相で発光し、第 1 スwitchング回路および第 2 スwitchング回路は、直列に接続する 2 つのトランジスタをそれぞれ備えるように構成してもよい。

【発明の効果】

【0028】

以上説明したように、本発明によれば、一つの駆動部によって複数の有機 EL 素子を駆動するで、開口率を向上させることができる。また、画素の内部に含まれる素子の構成および配線を単純化することができる。

【0029】

また、非発光区間で有機 EL 素子への漏れ電流を遮断することで、画質を改善させることができる。

【発明を実施するための最良の形態】

【0030】

以下、本発明の好適な実施の形態について、添付図面を参照しながら詳細に説明する。なお、以下の説明及び添付図面において、略同一の機能及び構成を有する構成要素については、同一符号を付することにより、重複説明を省略する。

【0031】

図面において、本発明に係る一実施形態を明確に説明するために、説明と関係のない部分は省略した。ある部分が他の部分に接続されているとするとき、これは直接接続されている場合のみならず、その間に他の素子を挟んで間接的に接続されている場合も含む。

【0032】

まず、図 1 を参照しながら、本発明の実施形態に係る発光表示装置および駆動方法を詳細に説明する。なお、図 1 は本発明の第 1 実施形態に係る有機 EL 表示装置の概略平面図、図 2 は図 1 の有機 EL 表示装置の画素の概略概念図である。

【0033】

10

20

30

40

50

図1に示すように、本発明の第1実施形態に係る有機EL表示装置は、表示パネル100、選択走査駆動部200、発光走査駆動部300およびデータ駆動部400を備える。

【0034】

表示パネル100は、横方向に伸びている複数の走査線S1~Sn、E1~En、列方向に伸びている複数のデータ線D1~Dm、および複数の画素110を含む。

【0035】

画素110は、隣り合う2本の走査線S1~Snと隣り合う2本のデータ線D1~Dmによって定義される画素領域に形成される。図2を参照すると、各画素110は、互いに異なる色相の光を発光する有機EL素子OLED1、OLED2と、有機EL素子OLED1、OLED2を駆動するための駆動部111とを備える。このような有機EL素子は、印加される電流の大きさに対応する明るさで光を発光する。

10

【0036】

選択走査駆動部200は、該当走査線に接続された画素にデータ信号が書き込まれるように、複数本の走査線S1~Snに選択信号を順次印加し、発光走査駆動部300は、有機EL素子OLED1、OLED2の発光を制御するために発光走査線E1~Enに発光信号を順次印加する。データ駆動部400は、選択信号が順次印加される度に、選択信号が印加された走査線の画素に対応するデータ信号をデータ線D1~Dmに印加する。

【0037】

選択走査駆動部200と発光走査駆動部300とデータ駆動部400は、それぞれ表示パネル400の形成された基板に電氣的に接続される。これとは異なり、選択走査駆動部200、発光走査駆動部300および/またはデータ駆動部400を、表示パネル100のガラス基板上に直接装着することもでき、表示パネル100の基板に走査線、データ線およびトランジスタと同一の層から形成されている駆動回路で代替することもできる。または、選択走査駆動部200、発光走査駆動部300および/またはデータ駆動部400を、表示パネル100の基板に接着されて電氣的に接続されたTCP(tape carrier package)、FPC(flexible printed circuit)またはTAB(tape automatic bonding)にチップなどの形で装着することもできる。

20

【0038】

上記の際、本発明の第1実施形態では、一つのフィールドが2つのサブフィールドに分割されて駆動され、2つのサブフィールドではそれぞれ有機EL素子OLED1、OLED2に対応するデータが書き込まれて発光される。このため、選択走査駆動部200は、サブフィールド毎に選択信号を順次走査線S1~Snに印加し、発光走査駆動部300も、各色相の有機EL素子が一つのサブフィールドで発光するように発光信号を発光走査線E1~Enに印加する。データ駆動部400は、2つのサブフィールドでそれぞれ有機EL素子OLED1、OLED2にそれぞれ対応するデータ信号をデータ線D1~Dmに印加する。

30

【0039】

次に、図3および図4を参照して、本発明の第1実施形態に係る有機EL表示装置の具体的な動作を詳細に説明する。

40

【0040】

図3は、本発明の第1実施形態に係る有機EL表示装置の画素を示す回路図、図4は本発明の第1実施形態に係る有機EL表示装置の駆動タイミング図である。

【0041】

図3では選択走査線Snとデータ線Dmに接続される電圧書き込み方式の画素を示した。図3において、トランジスタはpチャネルトランジスタとした。また、他の画素も図3に示した画素と同一の構造を有するので、その説明を省略する。

【0042】

図3に示すように、本発明の第1実施形態に係る画素回路は、駆動トランジスタM1と、スイッチングトランジスタM2と、2つの有機EL素子OLED1と、有機EL素子O

50

LED 2 と、有機 EL 素子 OLED 1 および有機 EL 素子 OLED 2 の発光をそれぞれ制御する発光トランジスタ M 3 1 と、発光トランジスタ M 3 2 とを備える。

【0043】

一つの発光走査線 E n は 2 本の発光信号線 E n a , 発光信号線 E n b からなり、図 3 に示してはいないが、残りの発光走査線 E 1 ~ E ( n - 1 ) もそれぞれ 2 本の発光信号線からなる。このような発光トランジスタ M 3 1 , M 2 2 と発光信号線 E n a , E n b は、駆動トランジスタ M 1 からの電流を有機 EL 素子 OLED 1 , OLED 2 に選択的に伝達するためのスイッチング部を形成する。

【0044】

具体的に、スイッチングトランジスタ M 2 は、ゲートが選択走査線 S n に接続され、ソースがデータ線 D m に接続されることにより、選択走査線 S n からの選択信号にตอบสนองしてデータ線 D m からのデータ電圧を伝達する。駆動トランジスタ M 1 は、ソースが電源電圧供給用の電源線 V D D に接続され、ゲートがスイッチングトランジスタ M 2 のドレインに接続されており、駆動トランジスタ M 1 のソースとゲートとの間にキャパシタ C s t が接続されている。駆動トランジスタ M 1 のドレインには発光トランジスタ M 3 1 , 発光トランジスタ M 3 2 のソースがそれぞれ接続されており、トランジスタ M 3 1 , M 3 2 のゲートにはそれぞれ発光信号線 E n a , 発光信号線 E n b が接続されている。

10

【0045】

発光トランジスタ M 3 1 , M 3 2 のドレインにはそれぞれ有機 EL 素子 OLED 1 , OLED 2 のアノードが接続されており、有機 EL 素子 OLED 1 , OLED 2 のカソードには電圧 V D D より低い電源電圧 V S S が印加される。このような電源電圧 V S S としては、陰の電圧または接地電圧が使用できる。

20

【0046】

スイッチングトランジスタ M 2 は、選択走査線 S n からの低レベルの選択信号にตอบสนองしてデータ線 D m からのデータ電圧を駆動トランジスタ M 1 のゲートに伝達し、トランジスタ M 1 のゲートに伝達されたデータ電圧と電源電圧 V D D との差に相当する電圧がキャパシタ C s t に蓄えられる。そして、発光トランジスタ M 3 1 が発光信号線 E n a からの低レベルの発光信号にตอบสนองしてターンオンされると、駆動トランジスタ M 1 から、キャパシタ C s t に蓄えられた電圧に対応する電流が有機 EL 素子 OLED 1 に伝達されて発光が行われる。

30

【0047】

同様に、発光トランジスタ M 3 2 が発光信号線 E n b からの低レベルの発光信号にตอบสนองしてターンオンされると、駆動トランジスタ M 1 から、キャパシタ C s t に蓄えられた電圧に対応する電流が有機 EL 素子 OLED 2 に伝達されて発光が行われる。

【0048】

一つの画素が互いに異なる色相を表示できるように 2 つの発光信号線にそれぞれ印加される 2 つの発光信号は、1 フィールドの間に重複しない低レベルの期間をそれぞれ有する。

【0049】

次に、図 4 を参照して本発明の第 1 実施形態に係る有機 EL 表示装置の駆動方法を詳細に説明する。図 4 に示すように、本発明の第 1 実施形態によれば、1 フィールド 1 T V が 2 つのサブフィールド 1 S F , サブフィールド 2 S F からなり、サブフィールド 1 S F , 2 S F ではそれぞれ画素の有機 EL 素子 OLED 1 , OLED 2 を駆動するための信号が印加される。図 4 ではこれらのサブフィールド 1 S F , サブフィールド 2 S F の期間を同一に示した。

40

【0050】

ここでは、説明の便宜上、有機 EL 素子 OLED 1 が赤色の画像を表示し、有機 EL 素子 OLED 2 が緑色の画像を表示すると仮定する。

【0051】

サブフィールド 1 S F では、まず第 1 行目の選択走査線 S 1 に低レベルの選択信号が印

50

加されるとき，データ線 D 1 ~ D m には第 1 行目の画素の有機 E L 素子 O L E D 1 に対応するデータ電圧 R が印加される。

【 0 0 5 2 】

第 1 行目の発光信号線 E 1 r に低レベルの発光信号が印加される。すると，第 1 行目の各画素のスイッチングトランジスタ M 2 を介してデータ電圧 R がキャパシタ C s t に印加され，キャパシタ C s t にデータ電圧 R に対応する電圧が充電される。そして，第 1 行目の画素の発光トランジスタ M 3 1 がターンオンされ，キャパシタ C s t に蓄えられたゲート - ソース電圧に対応する電流が駆動トランジスタ M 1 から赤色の有機 E L 素子 O L E D 1 に伝達されて発光が行われる。

【 0 0 5 3 】

次に，第 2 行目の選択走査線 S 2 に低レベルの選択信号が印加されるとき，データ線 D 1 ~ D m には第 2 行目の画素の赤色に対応するデータ電圧 R が印加される。また，第 2 行目の発光信号線 E 2 a に低レベルの発光信号が印加される。すると，第 2 行目の画素の赤色有機 E L 素子 O L E D 1 にデータ線 D 1 ~ D m からのデータ電圧 R に対応する電流が供給されて発光が行われる。

【 0 0 5 4 】

順次第 3 行目 ~ 第 ( n - 1 ) 行目の画素にデータ電圧を印加して赤色有機 E L 素子 O L E D 1 を発光させる。第 n 行目の選択走査線 S n に低レベルの選択信号が印加されるとき，データ線 D 1 ~ D m に第 n 行目の画素の赤色に対応するデータ電圧 R が印加され，第 n 行目の発光信号線 E n a に低レベルの発光信号が印加される。すると，第 n 行目の画素の赤色有機 E L 素子 O L E D 1 にデータ線 D 1 ~ D m からのデータ電圧 R に対応する電流が供給されて発光が行われる。

【 0 0 5 5 】

こうして，サブフィールド 1 S F では，表示パネル 1 0 0 に形成された各画素に，赤色に対応するデータ電圧 R を印加する。発光信号線 E 1 a ~ E n a に印加される発光信号は，一定の期間低レベルに維持され，発光信号が低レベルの間，該当発光信号の印加された発光トランジスタ M 3 1 に接続された有機 E L 素子 O L E D 1 は発光し続ける。図 4 では，この期間をサブフィールド 1 S F と同一の期間で示した。すなわち，各画素において，赤色有機 E L 素子 O L E D 1 は，サブフィールドに対応する期間，印加されたデータ電圧に対応する輝度で発光する。

【 0 0 5 6 】

次に，サブフィールド 2 S F では，前のサブフィールド 1 S F と同様に第 1 行目 ~ 第 n 行目の選択走査線 S 1 ~ S n に低レベルの選択信号が順次印加され，各選択走査線 S 1 ~ S n に選択信号が印加されるとき，データ線 D 1 ~ D m には該当行の画素の緑色に対応するデータ電圧 G が印加される。また，選択走査線 S 1 ~ S n に低レベルの選択信号が順次印加されることに同期し，発光信号線 E 1 b ~ E n b にも低レベルの発光信号が順次印加される。すると，印加されたデータ電圧に対応する電流が発光トランジスタ M 3 2 を介して緑色の有機 E L 素子 O L E D 2 に伝達されて発光が行われる。

【 0 0 5 7 】

このサブフィールド 2 S F でも，発光信号線 E 1 b ~ E n b に印加される発光信号は，一定の期間低レベルに維持され，発光信号が低レベルの間，該当発光信号の印加された発光トランジスタ M 3 2 に接続された緑色の有機 E L 素子 O L E D 2 は発光し続ける。図 4 では，この期間を該当サブフィールド 2 S F と同一の期間で示した。すなわち，各画素において，緑色の有機 E L 素子 O L E D 2 は，サブフィールド 2 S F に対応する期間，印加されたデータ電圧に対応する輝度で発光する。

【 0 0 5 8 】

このように本発明の第 1 実施形態に係る有機 E L 表示装置の駆動方法によれば，1 フィールドが 2 つのサブフィールドに分割されて順次駆動される。各サブフィールドでは一つの画素で 1 色相の有機 E L 素子のみが発光し，2 つのサブフィールドを介して順次 2 色相の有機 E L 素子が発光して色相が表示される。

10

20

30

40

50

## 【0059】

図4では、有機EL表示装置が単一走査(single scan)において順次走査(progressive scan)方式で駆動されることを示したが、本発明は、これに限定されず、走査方式として二重走査(dual scan)方式、インタレース走査(interlaced scan)方式または他の方式を適用できる。

## 【0060】

また、本発明の第1実施形態では、スイッチングトランジスタと駆動トランジスタのみを使用する電圧書き込み方式の画素回路について説明したが、後述の如く、スイッチングトランジスタと駆動トランジスタ以外に、駆動トランジスタのしきい値電圧を補償するためのトランジスタ、または電圧降下を補償するためのトランジスタなどを使用する電圧書き込み方式の画素回路に対しても適用することができる。

10

## 【0061】

ところが、本発明の第1実施形態のような画素回路を用いた場合、発光トランジスタM31、M32がPMOSTランジスタで形成されるので、高レベルの発光信号を印加する場合、トランジスタM31、M32のゲートとソース間の電圧差が大きくなって有機EL素子側へ漏れ電流が流れる。

## 【0062】

具体的に、サブフィールド1SFで発光信号線Enaに低レベルの発光信号が印加されてトランジスタM1の電流が赤色の有機EL素子OLED1へ流れる間、発光信号線Enbには高レベルの発光信号が印加され、トランジスタM1の電流が緑色の有機EL素子OLED2へ流れることを遮断する。

20

## 【0063】

しかし、図3のようにトランジスタM32がPMOSTランジスタで形成される場合、発光信号線Enbに高レベルの発光信号が印加されると、トランジスタM32のゲートとソース間の電圧が大きくなって有機EL素子OLED2へ漏れ電流が流れるという問題点が生ずる。

## 【0064】

同様に、サブフィールド2SFでは、駆動トランジスタM1の電流が、有機EL素子OLED2へは伝達され且つ有機EL素子OLED1へは遮断されなければならないが、トランジスタM31のゲートとソース間の電圧によって有機EL素子OLED2へ電流が漏洩するという問題点が生ずる。

30

## 【0065】

したがって、キャパシタCstに蓄えられた電圧が有機EL素子OLED1、OLED2へ分けて伝達されることにより、所望する諧調の画像が表示されなくなって画質が低下するという問題点があった。

## 【0066】

図5は本発明の第2実施形態に係る有機EL表示装置の画素を示す図である。

## 【0067】

本発明の第2実施形態に係る画素回路は、図5に示すように、発光トランジスタM31、M32がNMOSTランジスタで形成されるという点が、本発明の第1実施形態に係る画素回路とは異なる。

40

## 【0068】

このように発光トランジスタM31、M32をNMOSTランジスタで形成する場合には、発光走査線Ena、Enbに低レベルの電圧を印加してトランジスタM1の電流を遮断させる場合でも、発光トランジスタM31、M32のゲートとソース間の電圧の絶対値が小さいので、有機EL素子OLED1、OLED2へ電流が漏れる現象を防止することができる。

## 【0069】

しかし、発光トランジスタM31、M32をNMOSTランジスタで形成して漏れ電流を減少させるためには、トランジスタM31、M32のチャンネルの長さを長くしなければ

50

ならないという欠点がある。

【0070】

したがって、本発明の第3実施形態では、発光トランジスタとして、NMOSトランジスタとPMOSトランジスタを直列状に形成して使用することにより、本発明の第1および第2実施形態に係る画素回路の欠点を克服する。

【0071】

図6は本発明の第3実施形態に係る有機EL表示装置の画素を示す回路図である。

【0072】

図6に示すように、トランジスタM1と有機EL素子OLED1との間にトランジスタM31a、M31bが直列接続され、トランジスタM1と有機EL素子OLED2との間にトランジスタM32a、M32bが直列接続される。 10

【0073】

また、トランジスタM31aとトランジスタM32bはPMOSトランジスタで形成され、トランジスタM31bとトランジスタM32aはNMOSトランジスタで形成される。トランジスタM31a、M32aのゲートが発光信号線Enaに接続され、トランジスタM31b、M32bのゲートが発光信号線Enbに接続される。

【0074】

したがって、サブフィールド1SFで発光信号線Enaに低レベルの電圧を印加し、発光信号線Enbに高レベルの電圧を印加すると、トランジスタM31a、M31bがターンオンされて駆動トランジスタM1の電流が有機EL素子OLED1へ流れる。この際、有機EL素子OLED2に接続されたトランジスタM32a、M32bは全て遮断されるので、有機EL素子OLED2への漏れ電流を効果的に抑制することができる。 20

【0075】

同様に、サブフィールド2SFで発光信号線Enaに高レベルの電圧を印加し、発光信号線Enbに低レベルの電圧を印加すると、トランジスタM32a、M32bがターンオンされて駆動トランジスタM1の電流が有機EL素子OLED2へ流れる。この際にも、有機EL素子OLED1に接続されたトランジスタM31a、M32bは全て遮断されるので、有機EL素子OLED1へ漏れ電流が流れなくなる。

【0076】

したがって、本発明の第3実施形態によれば、図4に示した駆動波形をそのまま利用しながらも、非発光区間で有機EL素子への漏れ電流を大幅減少させることができる。また、2つのトランジスタを直列接続して形成するので、各トランジスタのチャンネルの長さを短くすることができる。 30

【0077】

図7は本発明の第4実施形態に係る有機EL表示装置の画素を示す回路図である。

【0078】

図7に示すように、本発明の第4実施形態に係る画素回路は、一つの駆動部に3つの有機EL素子OLED1、OLED2、OLED3が接続され、駆動トランジスタM1と各有機EL素子OLED1、OLED2、OLED3の間にはそれぞれ3つの発光トランジスタが直列接続されるという点が、本発明の第3実施形態に係る画素回路とは異なる。 40

【0079】

このように一つの駆動部に3つの有機EL素子OLED1、OLED2、OLED3を接続させて駆動する場合には、1フィールドが3つのサブフィールドに分けて駆動され、各サブフィールドでは有機EL素子OLED1、OLED2、OLED3を駆動するための信号が印加される。

【0080】

すなわち、第1サブフィールドでは、発光走査線Enaに低レベルの電圧を印加し、発光走査線Enb、Encに高レベルの電圧を印加すると、トランジスタM31a～M31cがターンオンされて駆動トランジスタM1の電流が有機EL素子OLED1へ伝達される。

## 【0081】

また、有機EL素子OLED2に接続されたNMOSトランジスタM32aとPMOSトランジスタM32bがターンオフされ、駆動トランジスタM1の電流が有機EL素子OLED2へ流れることが遮断される。そして、有機EL素子OLED3に接続されたNMOSトランジスタM33aとPMOSトランジスタM33cがターンオフされ、駆動トランジスタM1の電流が有機EL素子OLED3へ流れることが遮断される。

## 【0082】

したがって、第1サブフィールドでは、有機EL素子OLED1のみがデータ電圧に対応する諧調(かいちょう)で発光し、有機EL素子OLED2、OLED3は電流が遮断されるので発光しない。

10

## 【0083】

この際にも、有機EL素子OLED2、OLED3には、直列接続されたNMOSトランジスタとPMOSトランジスタによって電流が遮断されるので、有機EL素子OLED2、OLED3へ電流が漏れることを抑制することができる。

## 【0084】

同様に、第2のサブフィールドでは、発光走査線Enbに低レベルの電圧を印加し、発光走査線Ena、Encに高レベルの電圧を印加すると、有機EL素子OLEDのみが発光し、有機EL素子OLED1、OLED3は非発光する。第3サブフィールドでは、発光走査線Encに低レベルの電圧を印加し、発光走査線Ena、Enbに高レベルの電圧を印加して有機EL素子OLED3のみを発光させることができる。

20

## 【0085】

したがって、一つの駆動部で3つの有機EL素子を駆動する場合でも、駆動トランジスタと各有機EL素子との間に3つの発光トランジスタを直列に接続することにより、有機EL素子へ漏れる電流を最小化することができ、直列接続されたNMOSトランジスタおよびPMOSトランジスタを用いて電流を遮断するので、各トランジスタのチャンネル長を短く設定することができる。

## 【0086】

図8は本発明の第5実施形態に係る有機EL装置の画素を示す回路図である。

## 【0087】

図8に示すように、本発明の第5実施形態に係る画素回路は、駆動部が駆動トランジスタM1のしきい値電圧の偏差を補償するためのトランジスタM4、M5およびキャパシタCvthをさらに含むという点が、本発明の第3実施形態に係る画素回路とは異なる。

30

## 【0088】

本発明の第3実施形態のように画素回路を形成する場合、有機EL素子へ流れる電流は、駆動トランジスタM1のしきい値電圧Vmに影響される。したがって、製造工程の不均一により薄膜トランジスタの間にしきい値電圧の偏差が存在する場合、高諧調を得難いという問題点が発生する。

## 【0089】

したがって、本発明の第5実施形態では、駆動トランジスタM1のしきい値電圧 $V_{TH}$ を補償し、有機EL素子へ流れる電流が駆動トランジスタM1のしきい値電圧 $V_{TH}$ に影響されないようにする。

40

## 【0090】

次に、本発明の第5実施形態に係る画素回路について具体的に説明する。但し、本発明の第3実施形態と関連して重複する部分はその説明を省略する。現在選択信号を伝達しようとする選択走査線を「現在走査線」といい、現在選択信号が伝達される前に選択信号を伝達した選択走査線を「直前走査線」という。

## 【0091】

キャパシタCvthはトランジスタM1のゲートとキャパシタCstとの間に接続される。トランジスタM4はトランジスタM1のゲートとドレインとの間に接続され、直前走査線Sn-1からの選択信号に応答してトランジスタM1をダイオード接続させる。トラ

50

ンジスタM5は、電源VDDとキャパシタCvthのキャパシタCst側の電極に接続され、直前走査線Sn-1からの選択信号に応答してキャパシタCvthの一電極に電源VDDを印加する。

【0092】

直前走査線Sn-1に低レベルの電圧が印加されると、トランジスタM4がターンオンされてトランジスタM1がダイオード接続状態になり、トランジスタM5がターンオンされてキャパシタCvthにはトランジスタM1のしきい値電圧が蓄えられる。

【0093】

その後、現在走査線Snに低レベルの電圧が印加されると、トランジスタM2がターンオンされてデータ電圧VdataがキャパシタCstに充電される。キャパシタCvthにはトランジスタM1のしきい値電圧Vthが蓄えられているので、トランジスタM1のゲートにはデータ電圧VdataとトランジスタM1のしきい値電圧Vthとの和に対応する電圧が印加される。

【0094】

したがって、発光走査線Ena, Enbのいずれかに低レベルの電圧が印加され、対応する発光トランジスタM31, M32がターンオンされると、下記数式に示すような電流が有機EL素子に伝達されて発光が行われる。

【0095】

【数1】

$$I_{OLED} = \frac{\beta}{2}(V_{gs} - V_{th})^2 = \frac{\beta}{2}((V_{data} + V_{th} - V_{DD}) - V_{th})^2 = \frac{\beta}{2}(V_{DD} - V_{data})^2$$

ここで、 $I_{OLED}$ は有機EL素子に流れる電流、 $V_{gs}$ はトランジスタM1のソースとゲート間の電圧、 $V_{th}$ はトランジスタM1のしきい値電圧、 $V_{data}$ はデータ電圧、 $\beta$ は定数値を示す。

【0096】

上記数式により、有機EL素子に流れる電流がトランジスタM1のしきい値電圧に影響されなくなると、所望する諧調の画像を表現することができる。例えば、図6では、駆動トランジスタと有機EL素子との間に2つの発光トランジスタが直列接続されており、図7では駆動トランジスタと有機EL素子との間に3つの発光トランジスタが接続されているが、実施形態によって異にすることができる。また、本実施の形態にかかる発光トランジスタの個数は、何れの個数の場合であっても実施可能である。

【0097】

また、上記説明では、駆動トランジスタが、P型のチャネルを有するトランジスタであると説明したが、実施形態によって、N型のチャネルを有するトランジスタを使用することができ、MOSトランジスタ以外に第1～第3電極を備え、第1電極と第2電極との間に印加される電圧に対応して、第3電極へ出力される電流を制御することが可能な別の能動素子を用いて駆動トランジスタを実現することができる。

【0098】

以上、添付図面を参照しながら本発明の好適な実施形態について説明したが、本発明はかかる例に限定されない。当業者であれば、特許請求の範囲に記載された技術的思想の範疇内において各種の変更例または修正例を想定し得ることは明らかであり、それらについても当然に本発明の技術的範囲に属するものと了解される。

【産業上の利用可能性】

【0099】

本発明は、有機物質の電界発光を用いた有機EL表示装置等に適用可能である。

【図面の簡単な説明】

【0100】

10

20

30

40

50

【図1】本発明の第1実施形態に係る有機EL表示装置の概略を示す平面図である。

【図2】図1の有機EL表示装置の画素の概略を示す説明図である。

【図3】本発明の第1実施形態に係る有機EL表示装置の画素の概略を示す回路図である。

【図4】本発明の第1実施形態に係る有機EL表示装置の駆動タイミングを示す説明図である。

【図5】本発明の第2実施形態に係る有機EL表示装置の画素の概略を示す回路図である。

【図6】本発明の第3実施形態に係る有機EL表示装置の画素の概略を示す回路図である。

【図7】本発明の第4実施形態に係る有機EL表示装置の画素の概略を示す回路図である。

【図8】本発明の第5実施形態に係る有機EL表示装置の画素の概略を示す回路図である。

10

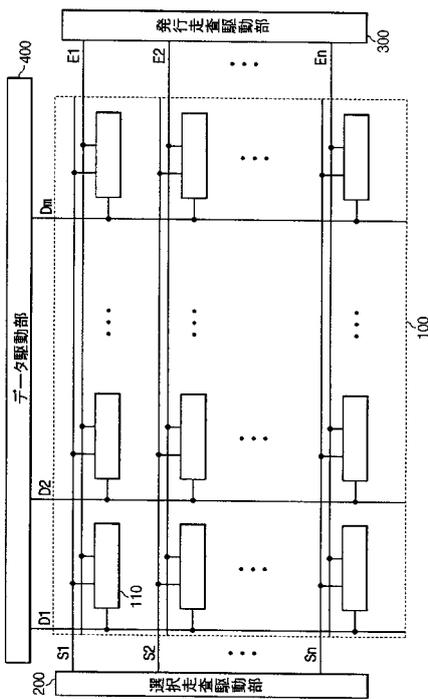
【符号の説明】

【0101】

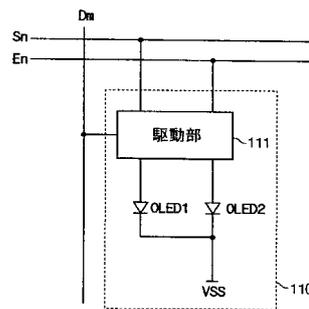
- 100 表示パネル
- 110 画素
- 111 駆動部
- 200 選択走査駆動部
- 300 発光走査駆動部
- 400 データ駆動部

20

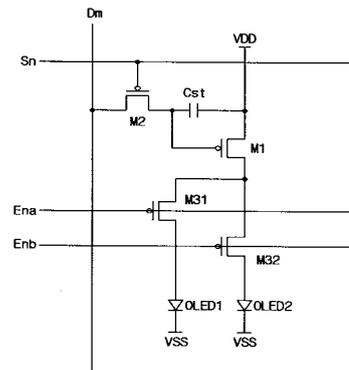
【図1】



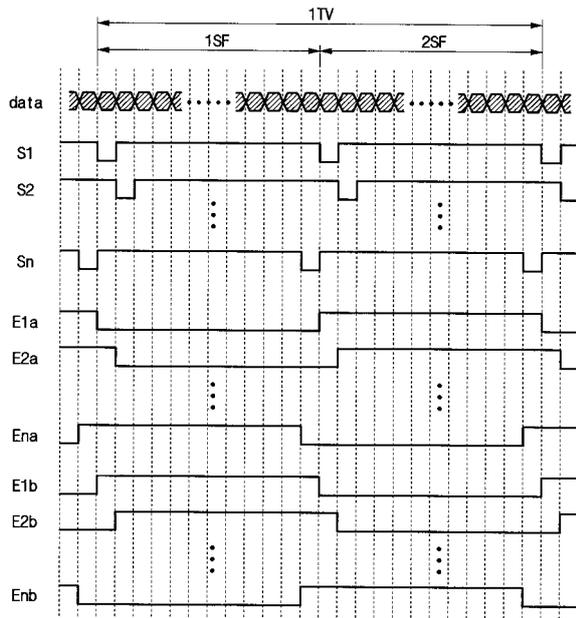
【図2】



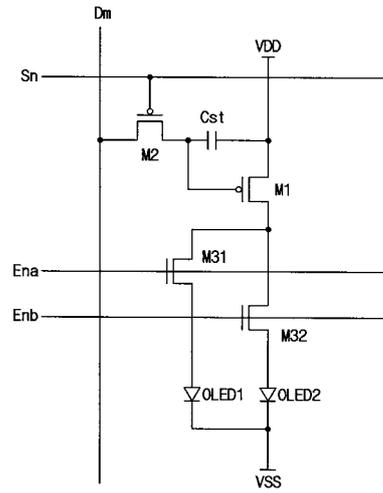
【図3】



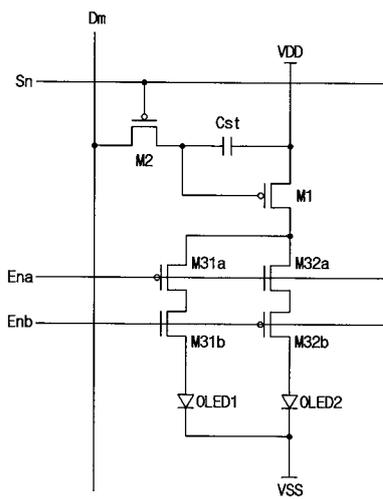
【 図 4 】



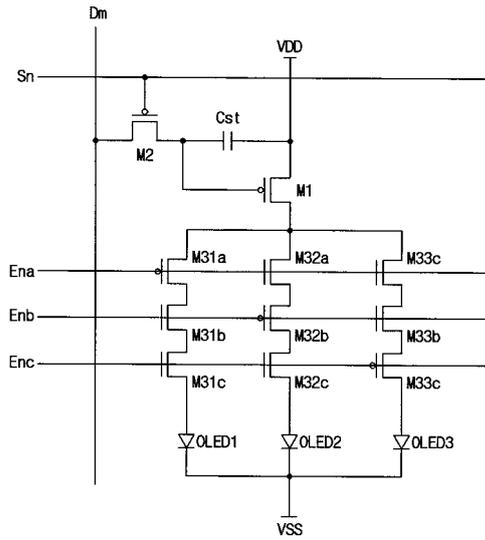
【 図 5 】



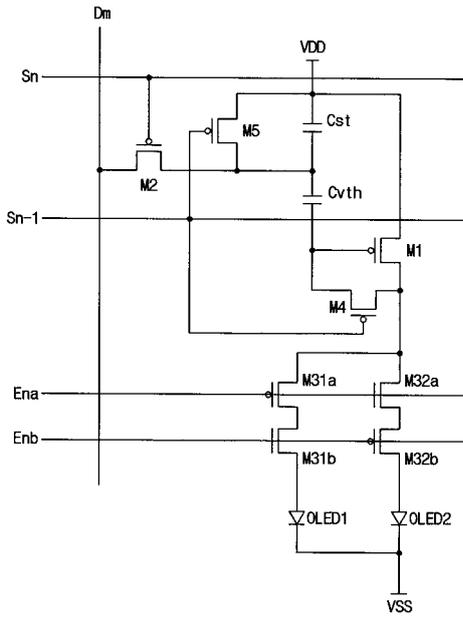
【 図 6 】



【 図 7 】



【 図 8 】



---

フロントページの続き

(51) Int.Cl.

F I

テーマコード(参考)

G 0 9 G 3/20 6 4 2 J

H 0 5 B 33/14 A