



(12) 发明专利

(10) 授权公告号 CN 112540949 B

(45) 授权公告日 2024.07.12

(21) 申请号 202011498216.7

G06F 15/78 (2006.01)

(22) 申请日 2020.12.17

(56) 对比文件

(65) 同一申请的已公布的文献号

CN 110059049 A, 2019.07.26

申请公布号 CN 112540949 A

CN 106445679 A, 2017.02.22

(43) 申请公布日 2021.03.23

审查员 刘岩松

(73) 专利权人 北京航天测控技术有限公司

地址 100041 北京市石景山区实兴东街3号  
1-8号楼

(72) 发明人 周庆飞 杨立杰 毕硕 徐鹏程

吴朝华 安佰岳 刘文旭

(74) 专利代理机构 北京华夏泰和知识产权代理

有限公司 11662

专利代理师 曾军 吴雪

(51) Int. Cl.

G06F 15/173 (2006.01)

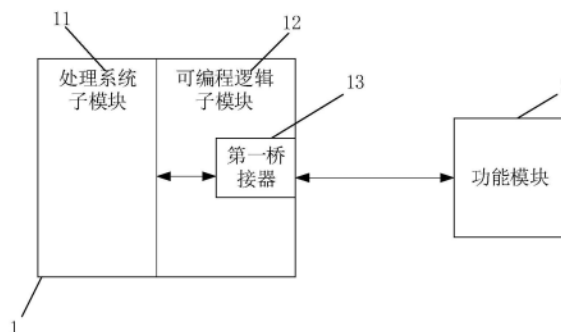
权利要求书1页 说明书7页 附图2页

(54) 发明名称

一种数据传输系统

(57) 摘要

本申请涉及一种数据传输系统,该系统包括:主控模块和至少一个功能模块;所述主控模块包括:处理系统子模块和可编程逻辑子模块,其中,所述可编程逻辑子模块内设有至少一个第一桥接器;任一所述第一桥接器的第一传输端口与所述处理系统子模块的片内通信协议端口相连接;任一所述第一桥接器的第二传输端口与相对应的所述功能模块的片外通信协议端口相连接;用以降低数据传输的技术门槛,提升数据传输的速度。



1. 一种数据传输系统,其特征在于,包括:主控模块和至少一个功能模块;  
所述主控模块包括:处理系统子模块和可编程逻辑子模块,其中,所述可编程逻辑子模块内设有至少一个第一桥接器;  
任一所述第一桥接器的第一传输端口与所述处理系统子模块的片内通信协议端口相连接;  
任一所述第一桥接器的第二传输端口与相对应的所述功能模块的片外通信协议端口相连接,所述片内通信协议是先进可扩展协议,所述片外通信协议为高速串行协议;  
所述第一桥接器的第一传输端口的端口地址与所述处理系统子模块的片内通信协议端口的端口地址进行端口地址映射连接;  
所述第一桥接器的第二传输端口的端口地址与所述功能模块的片外通信协议端口的端口地址进行端口地址映射连接;  
其中,所述功能模块包括:第二桥接器和存储器;  
所述第二桥接器的第一传输端口与相对应的所述第一桥接器的第二传输端口连接,其中,所述第二桥接器的第一传输端口为所述功能模块的片外协议通信端口;  
所述第二桥接器的第二传输端口与所述存储器的片内通信协议端口相连接。
2. 根据权利要求1所述的系统,其特征在于,所述第二桥接器的第一传输端口的端口地址与相对应的所述第一桥接器的第二传输端口的端口地址进行端口地址映射连接;  
所述第二桥接器的第二传输端口的端口地址与所述存储器的片内通信协议端口的端口地址进行端口地址映射连接。
3. 根据权利要求1所述的系统,其特征在于,所述系统还包括:交换模块;  
所述交换模块包括至少一个主控连接端口和至少一个功能连接端口;  
任一所述主控连接端口与相对应的所述第一桥接器的第二传输端口相连接;  
任一所述功能连接端口与相对应的所述第二桥接器的第一传输端口相连接。
4. 根据权利要求3所述的系统,其特征在于,所述交换模块的主控连接端口的端口地址编码为 $1\sim M$ ,其中 $M>1$ ,所述主控模块挂载 $N$ 个第一桥接器,其中 $1\leq N\leq M$ ;  
第 $n$ 个第一桥接器的第二传输端口的端口地址与主控连接端的端口地址 $m$ 进行地址映射连接,其中, $1\leq n\leq N, 1\leq m\leq M$ 。
5. 根据权利要求3所述的系统,其特征在于,所述交换模块的功能连接端口的端口地址编码为 $1\sim J$ ,其中 $J>1$ ,所述交换模块挂载 $K$ 个功能模块,其中 $1\leq K\leq J$ ;  
所述第 $k$ 个功能模块内的第二桥接器的第一传输端口的端口地址与所述交换模块的功能连接端的端口地址 $j$ 进行地址映射连接,其中, $1\leq k\leq K, 1\leq j\leq J$ 。
6. 根据权利要求1所述的系统,其特征在于,所述主控模块采用SOC芯片。
7. 根据权利要求3所述的系统,其特征在于,所述交换模块采用SRIO交换机。

## 一种数据传输系统

### 技术领域

[0001] 本申请涉及数据传输领域,尤其涉及一种数据传输系统。

### 背景技术

[0002] 当前推出了嵌入式Advanced RISC Machine (ARM处理器) 硬核的System-on-a-Chip (系统级芯片,简称SOC芯片),SOC芯片的片内ARM处理器与Field Programmable Gate Array (现场可编程门阵列) 的互联接口采用Advanced Extensible Interface (AXI总线协议) 进行数据通信,达到资源共享的目的。

[0003] SOC芯片与片外FPGA互联采用Serial RapidIO (简称SRIO传输协议),但片内的AXI总线协议无法与片外的SRIO传输协议直接进行数据通信,传统的做法是在SRIO传输协议的接口上配置复杂的驱动程序,实现两种协议之间的数据通信,但是当端点数量增大的时候,系统容易发散,而且调试时间很长,无法满足用户对数据交换速度的要求。

### 发明内容

[0004] 本申请提供了一种数据传输系统,用以解决片内AXI总线协议与片外SRIO传输协议之间的数据传输问题。

[0005] 本申请实施例提供了一种高速传输系统,包括:主控模块和至少一个功能模块;

[0006] 所述主控模块包括:处理系统子模块和可编程逻辑子模块,其中,所述可编程逻辑子模块内设有至少一个第一桥接器;

[0007] 任一所述第一桥接器的第一传输端口与所述处理系统子模块的片内通信协议端口相连接;

[0008] 任一所述第一桥接器的第二传输端口与相对应的所述功能模块的片外通信协议端口相连接。

[0009] 可选地,所述片内通信协议是先进可扩展协议,所述片外通信协议为高速串行协议。

[0010] 可选地,所述第一桥接器的第一传输端口的端口地址与所述处理系统子模块的片内通信协议端口的端口地址进行端口地址映射连接;

[0011] 所述第一桥接器的第二传输端口的端口地址与所述功能模块的片外通信协议端口的端口地址进行端口地址映射连接。

[0012] 可选地,所述功能模块包括:第二桥接器和存储器;

[0013] 所述第二桥接器的第一传输端口与相对应的所述第一桥接器的第二传输端口连接,其中,所述第二桥接器的第一传输端口为所述功能模块的片外协议通信端口;

[0014] 所述第二桥接器的第二传输端口与所述存储器的片内通信协议端口相连接。

[0015] 可选地,所述第二桥接器的第一传输端口的端口地址与相对应的所述第一桥接器的第二传输端口的端口地址进行端口地址映射连接;

[0016] 所述第二桥接器的第二传输端口的端口地址与所述存储器的片内通信协议端口

的端口地址进行端口地址映射连接。

[0017] 可选地,所述系统还包括:交换模块;

[0018] 所述交换模块包括至少一个主控连接端口和至少一个功能连接端口;

[0019] 任一所述主控连接端口与相对应的所述第一桥接器的第二传输端口相连接;

[0020] 任一所述功能连接端口与相对应的所述第二桥接器的第一传输端口相连接。

[0021] 可选地,所述交换模块的主控连接端口的端口地址编码为 $1 \sim M$ ,其中 $M > 1$ ,所述主控模块挂载 $N$ 个第一桥接器,其中 $1 \leq N \leq M$ ;

[0022] 第 $n$ 个第一桥接器的第二传输端口的端口地址与主控连接端的端口地址 $m$ 进行地址映射连接,其中, $1 \leq n \leq N, 1 \leq m \leq M$ 。

[0023] 可选地,所述交换模块的功能连接端口的端口地址编码为 $1 \sim J$ ,其中 $J > 1$ ,所述交换模块挂载 $K$ 个功能模块,其中 $1 \leq K \leq J$ ;

[0024] 所述第 $k$ 个功能模块内的第二桥接器的第一传输端口的端口地址与所述交换模块的功能连接端的端口地址 $j$ 进行地址映射连接,其中, $1 \leq k \leq K, 1 \leq j \leq J$ 。

[0025] 可选地,所述主控模块采用SOC芯片。

[0026] 可选地,所述交换模块采用SRIO交换机。

[0027] 本申请实施例提供的上述技术方案与现有技术相比具有如下优点:本申请实施例提供的系统,通过第一桥接器的第一传输端口与主控模块内的处理系统子模块的片内通信协议端口相连接,实现主控模块内的数据传送,通过第一桥接器的第二传输端口与功能模块的片外通信协议端口相连接,以第一桥接器为通道,实现主控模块和功能模块的数据传输,简化系统级设计,降低数据传输的技术门槛的同时,也提升了数据传输的速度。

## 附图说明

[0028] 此处的附图被并入说明书中并构成本说明书的一部分,示出了符合本发明的实施例,并与说明书一起用于解释本发明的原理。

[0029] 为了更清楚地说明本发明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单地介绍,显而易见地,对于本领域普通技术人员而言,在不付出创造性劳动性的前提下,还可以根据这些附图获得其他的附图。

[0030] 图1为本申请实施例中数据传输系统的结构示意图;

[0031] 图2为本申请实施例中主控模块与单个功能模块的数据传输关系示意图;

[0032] 图3为本申请实施例中主控模块通过交换模块与单个功能模块的数据传输关系示意图;

[0033] 图4为本申请实施例中主控模块通过交换模块与多个功能模块的数据传输关系示意图。

[0034] 附图说明:1-主控模块、11-处理系统子模块、12-可编程逻辑子模块、13-第一桥接器、2-功能模块、21-第二桥接器、22-存储器、3-交换模块。

## 具体实施方式

[0035] 为使本申请实施例的目的、技术方案和优点更加清楚,下面将结合本申请实施例中的附图,对本申请实施例中的技术方案进行清楚、完整地描述,显然,所描述的实施例是

本申请的一部分实施例,而不是全部的实施例。基于本申请中的实施例,本领域普通技术人员在没有做出创造性劳动的前提下所获得的所有其他实施例,都属于本申请保护的范围。

[0036] 如图1所示,本申请实施例中提供了一种数据传输系统,包括:主控模块1和至少一个功能模块2。

[0037] 主控模块包括:处理系统子模块11和可编程逻辑子模块12,其中,可编程逻辑子模块12内设有至少一个第一桥接器13;任一第一桥接器13的第一传输端口与处理系统子模块11的片内通信协议端口相连接;任一第一桥接器13的第二传输端口与相对应的功能模块2的片外通信协议端口相连接。

[0038] 以第一桥接器13为通道,实现主控模块1和功能模块2的数据传输,无需配备复杂的驱动程序,调试时间较短,降低数据传输的技术门槛的同时,也提升了数据传输的速度。

[0039] 其中,主控模块1采用SOC芯片,例如,SoC芯片选用Xilinx Zynq UltraScale+ MPSoC ZUC4EG系列,此处不对主控模块1所采用的芯片做具体限定,必要时可根据实际情况选择合适的主控芯片。

[0040] 在SOC芯片内部设有处理系统子模块11和可编程逻辑子模块12,处理系统子模块11采用ARM处理器,具体地,处理系统子模块11采用的ARM处理器搭载Linux操作系统,此处不对SOC芯片内部处理系统子模块11所搭载的操作系统及算法做具体限定,必要时可以选择合适的操作系统及算法。

[0041] 可编程逻辑子模块12内搭配FPGA高速收发器以及逻辑算法构成的第一桥接器13,可编程逻辑子模块12内设有至少一个第一桥接器13,还可以设置有其他逻辑算法程序,此处为满足多端口系统的数据传输,不对可编程逻辑子模块12内设有的第一桥接器13数量做具体限定,可以根据实际情况选择合适的第一桥接器13数量。

[0042] 一个具体实施例中,片内通信协议是先进可扩展协议(AXI总线协议),片外通信协议是高速串行协议(SRIO传输协议),通过第一桥接器13实现AXI总线协议与SRIO传输协议的转换,实现数据通信。

[0043] 一个具体实施例中,第一桥接器13的第一传输端口的端口地址与处理系统子模块11的片内通信协议端口的端口地址进行端口地址映射连接;第一桥接器13的第二传输端口的端口地址与功能模块2的片外通信协议端口的端口地址进行端口地址映射连接。

[0044] 通过端口地址映射连接的方式,不需要搭配复杂的驱动程序,可直接对地址端口进行访问操作,简化了系统结构,也保证了数据传输的速率。

[0045] 一个具体实施例中,如图2所示,功能模块2内部设置有一个第二桥接器21和一个存储器22。

[0046] 第二桥接器21的第一传输端口与相对应的第一桥接器13的第二传输端口连接,其中,第二桥接器21的第一传输端口为功能模块的片外协议通信端口;第二桥接器21的第二传输端口与存储器22的片内通信协议端口相连接。

[0047] 第二桥接器21的第一传输端口的端口地址与相对应的第一桥接器13的第二传输端口的端口地址进行端口地址映射连接;第二桥接器21的第二传输端口的端口地址与存储器22的片内通信协议端口的端口地址进行端口地址映射连接。

[0048] 通过端口地址映射的方式构建处理系统子模块11、第一桥接器13与第二桥接器21的数据传输通道,实现主控模块1与功能模块2的数据传输。

[0049] 功能模块2采用FPGA芯片,例如,可以选用Xilinx Artix7系列的芯片,此处本申请不对功能模块2所选用的芯片系列做具体限定,必要时可以选择合适的芯片。

[0050] 功能模块2主要用于实现各种仪器功能,比如AD采集、CAN总线通讯等。功能模块2内部配备FPGA高速收发器,通过FPGA高速收发器以及逻辑算法构成的第二桥接器21,进而实现FPGA通过片外通信协议端口和片外通信协议挂载在SoC芯片上。

[0051] 存储器22可以选用Block RAM存储器,此处不对存储器22的具体类别做具体限定,可以根据实际情况选择合适的存储器。

[0052] 在一个具体实施例中,如图3所示,高速传输系统还包括:交换模块3;交换模块3包括至少一个主控连接端口和至少一个功能连接端口;任一主控连接端口与相对应的第一桥接器的第二传输端口相连接;任一功能连接端口与相对应的第二桥接器的第一传输端口相连接。

[0053] 交换模块3的主控连接端口用于与主控模块相连接,功能连接端口用于与功能模块相连接。

[0054] 交换模块3可以做为多个SRIO通道之间的数据交换的装置。通过SRIO交换机以及挂载的具有记忆功能的存储器中的路由表,可实现对于不同SRIO通道的路由配置,进行实现不同通道间的数据交换,其中,具有记忆功能的存储器可以选用EPPROM (Electrically Erasable Programmable read only memory) 存储器,此处不对挂载在SRIO交换机具有记忆功能的存储器做具体限定,必要时可以根据实际情况选择合适的存储器。

[0055] 交换模块3采用SRIO交换机,在此处并不限定SRIO交换机主控连接端口和功能连接端口的数量,可以根据实际要挂载的第一桥接器13和第二桥接器21的数量来选择合适的SRIO交换机。

[0056] 如图4所示,交换模块3用于将主控模块内的数据同时传输到多个与功能连接端口相连接的功能模块2内。

[0057] 在一个具体实施例中,交换模块3的主控连接端口的端口地址编码为 $1 \sim M$ ,其中 $M > 1$ ,主控模块1挂载 $N$ 个第一桥接器13,其中 $1 \leq N \leq M$ 。

[0058] 第 $n$ 个第一桥接器13的第二传输端口的端口地址与主控连接端的端口地址 $m$ 进行地址映射连接,其中, $1 \leq n \leq N, 1 \leq m \leq M$ 。

[0059] 交换模块3的功能连接端口的端口地址编码为 $1 \sim J$ ,其中 $J > 1$ ,交换模块挂载 $K$ 个功能模块2,其中 $1 \leq K \leq J$ 。

[0060] 第 $k$ 个功能模块2内的第二桥接器21的第一传输端口的端口地址与交换模块3的功能连接端的端口地址 $j$ 进行地址映射连接,其中, $1 \leq k \leq K, 1 \leq j \leq J$ 。

[0061] 下面将通过两个具体实施例来解释本申请的技术方案。

[0062] 实施例1,以挂载7个功能模块为例。

[0063] 系统包括:主控模块1个、交换模块1个、功能模块7个,其中主控模块内搭载7个第一桥接器13。

[0064] 第一桥接器相关参数配置如表1所示:

[0065] 表1

第一桥接器编号	源地址端口地址 ID	目的端口地址 ID	AXI 总线协议地址段
第一桥接器 1	0x08	0x01	0xb0010000-0xb001FFFF
第一桥接器 2	0x08	0x02	0xb0020000-0xb002FFFF
[0066] 第一桥接器 3	0x08	0x03	0xb0030000-0xb003FFFF
第一桥接器 4	0x08	0x04	0xb0040000-0xb004FFFF
第一桥接器 5	0x08	0x05	0xb0050000-0xb005FFFF
第一桥接器 6	0x08	0x06	0xb0060000-0xb006FFFF
第一桥接器 7	0x08	0x07	0xb0070000-0xb007FFFF

[0067] 其中,源地址端口地址ID,指的是主控模块1片内通信协议端口地址编号;目的端口地址ID指的是功能模块2片外通信协议端口地址编号(功能模块2内的第二桥接器21的第一传输端口的地址编号)。

[0068] 交换模块3选用8端口SRIO交换机。路由表信息配置如下:第一桥接器13第二传输端口地址01映射连接SRIO交换机的主控连接端口地址01、第一桥接器13第二传输端口地址02映射连接SRIO交换机的主控连接端口地址02、第一桥接器13第二传输端口地址03映射连接SRIO交换机的主控连接端口地址03、第一桥接器13第二传输端口地址04映射连接SRIO交换机的主控连接端口地址04、第一桥接器13第二传输端口地址05映射连接SRIO交换机的主控连接端口地址05、第一桥接器13第二传输端口地址06映射连接SRIO交换机的主控连接端口地址06、第一桥接器13第二传输端口地址07映射连接SRIO交换机的主控连接端口地址07。

[0069] 其中,交换模块的多个主控连接端口的地址编号为:主控连接端口地址01、主控连接端口地址02、……、主控连接端口地址07。

[0070] 交换模块3的多个功能连接端口的地址编号为:功能连接端口地址1、功能连接端口地址2、……、功能连接端口地址7。

[0071] 功能模块2所配置SRIO传输协议端口地址编号如下:第一功能模块的片外通信协议端口地址编号为0x01、第二功能模块的片外通信协议端口地址编号为0x02,……,第七功能模块的片外通信协议端口地址编号为0x07。

[0072] 第一功能模块至第七功能模块的片外通信协议端口地址分别与SRIO交换机的功能连接端口地址的1~7映射连接。

[0073] 实施例2,以挂载15个功能模块为例。

[0074] 系统包括:主控模块1个、交换模块1个、功能模块15个,其中主控模块内搭载15个第一桥接器13。

[0075] 第一桥接器相关参数配置如表2所示:

[0076] 表2

第一桥接器编号	源地址端口 ID	目的端口地址 ID	AXI 总线协议地址段
第一桥接器 1	0x10	0x01	0xb0010000-0xb001FFFF
第一桥接器 2	0x10	0x02	0xb0020000-0xb002FFFF
第一桥接器 3	0x10	0x03	0xb0030000-0xb003FFFF
第一桥接器 4	0x10	0x04	0xb0040000-0xb004FFFF
第一桥接器 5	0x10	0x05	0xb0050000-0xb005FFFF
第一桥接器 6	0x10	0x06	0xb0060000-0xb006FFFF
[0077] 第一桥接器 7	0x10	0x07	0xb0070000-0xb007FFFF
第一桥接器 8	0x10	0x08	0xb0080000-0xb008FFFF
第一桥接器 9	0x10	0x09	0xb0090000-0xb009FFFF
第一桥接器 10	0x10	0x0A	0xb00A0000-0xb00AFFFF
第一桥接器 11	0x10	0x0B	0xb00B0000-0xb00BFFFF
第一桥接器 12	0x10	0x0C	0xb00C0000-0xb00CFFFF
第一桥接器 13	0x10	0x0D	0xb00D0000-0xb00DFFFF
第一桥接器 14	0x10	0x0E	0xb00E0000-0xb00EFFFF
第一桥接器 15	0x10	0x0F	0xb00F0000-0xb00FFFFF

[0078] 其中,源地址端口地址ID,指的是主控模块1片内通信协议端口地址编号;目的端口地址ID指的是功能模块2片外通信协议端口地址编号(功能模块2内的第二桥接器21的第一传输端口的地址编号)。

[0079] 交换模块3选用16端口SRIO交换机。路由表信息配置如下:第一桥接器13第二传输端口地址01映射连接SRIO交换机的主控连接端口地址01、第一桥接器13第二传输端口地址02映射连接SRIO交换机的主控连接端口地址02、……、第一桥接器13第二传输端口地址15映射连接SRIO交换机的主控连接端口地址15。

[0080] 其中,其中,交换模块的多个主控连接端口的地址编号为:主控连接端口地址01、主控连接端口地址02、……、主控连接端口地址15。

[0081] 交换模块3的多个功能连接端口的地址编号为:功能连接端口地址1、功能连接端口地址2、……、功能连接端口地址15。

[0082] 功能模块2所配置SRIO传输协议端口地址编号如下:第一功能模块的片外通信协议端口地址编号为0x01、第二功能模块的片外通信协议端口地址编号为0x02、……,第十五功能模块的片外通信协议端口地址编号为0x0F。

[0083] 第一功能模块至第十五功能模块的片外通信协议端口地址分别与SRIO交换机的



功能连接端口地址1~15映射连接。

[0084] 需要说明的是,在本文中,诸如“第一”和“第二”等之类的关系术语仅仅用来将一个实体或者操作与另一个实体或操作区分开来,而不一定要求或者暗示这些实体或操作之间存在任何这种实际的关系或者顺序。而且,术语“包括”、“包含”或者其任何其他变体意在涵盖非排他性的包含,从而使得包括一系列要素的过程、方法、物品或者设备不仅包括那些要素,而且还包括没有明确列出的其他要素,或者是还包括为这种过程、方法、物品或者设备所固有的要素。在没有更多限制的情况下,由语句“包括一个……”限定的要素,并不排除在包括所述要素的过程、方法、物品或者设备中还存在另外的相同要素。

[0085] 以上所述仅是本发明的具体实施方式,使本领域技术人员能够理解或实现本发明。对这些实施例的多种修改对本领域的技术人员来说将是显而易见的,本文中所定义的一般原理可以在不脱离本发明的精神或范围的情况下,在其它实施例中实现。因此,本发明将不会被限制于本文所示的这些实施例,而是要符合与本文所申请的原理和新颖特点相一致的最宽的范围。

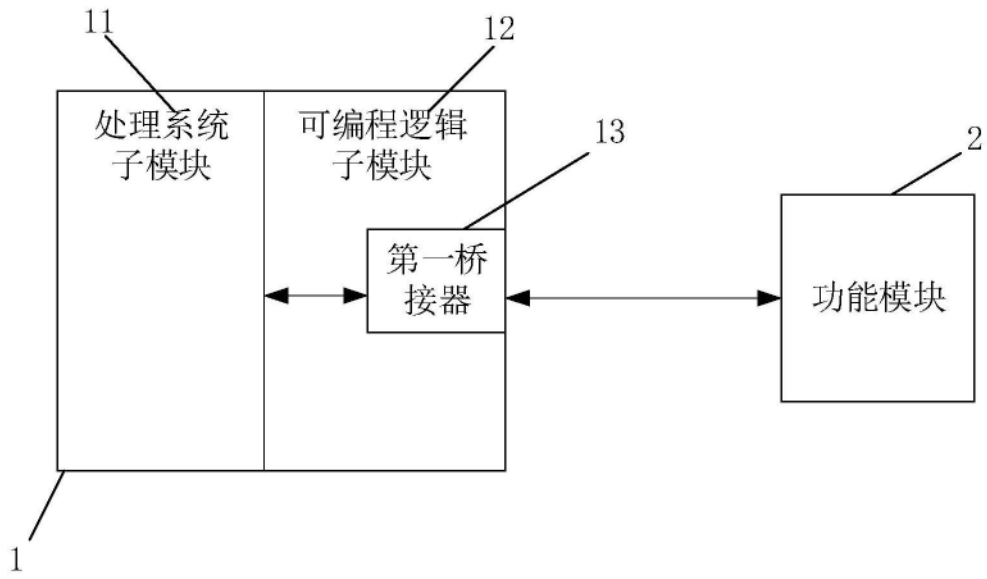


图1

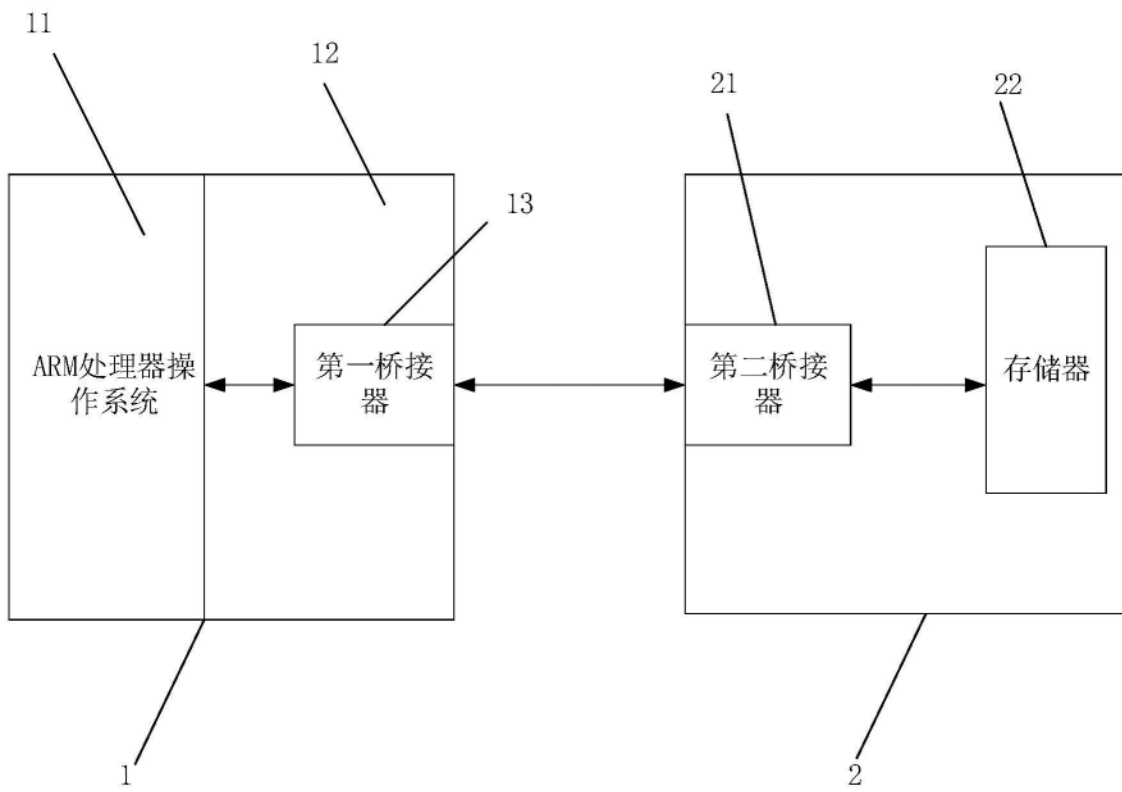


图2

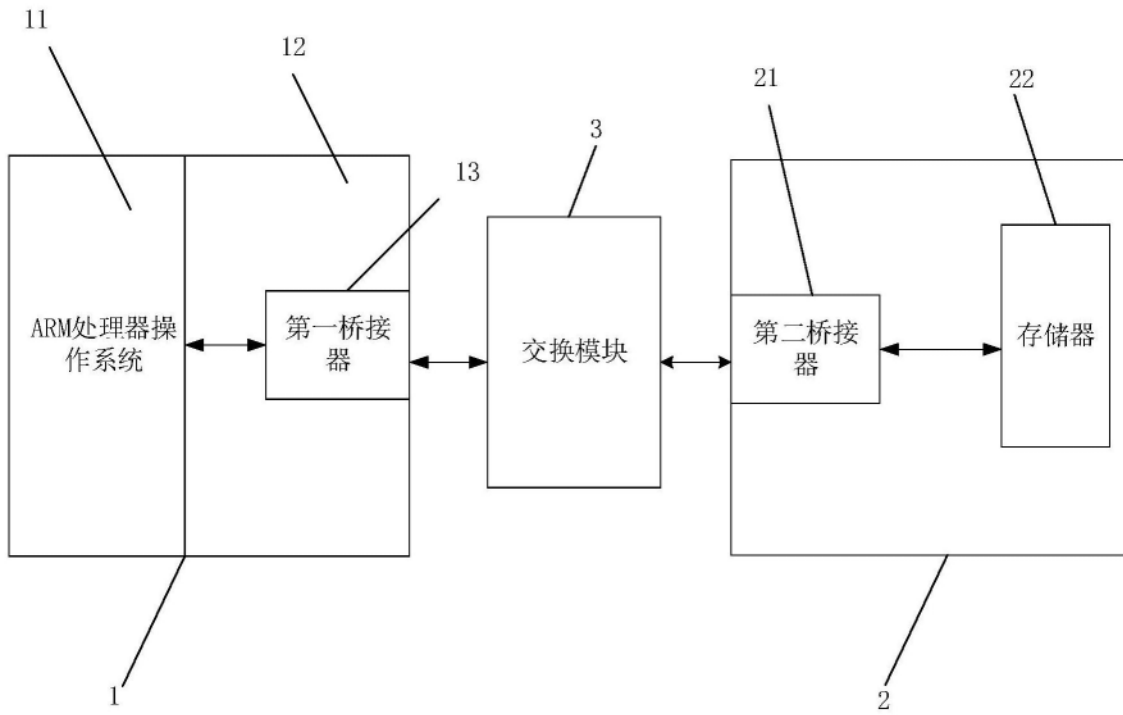


图3

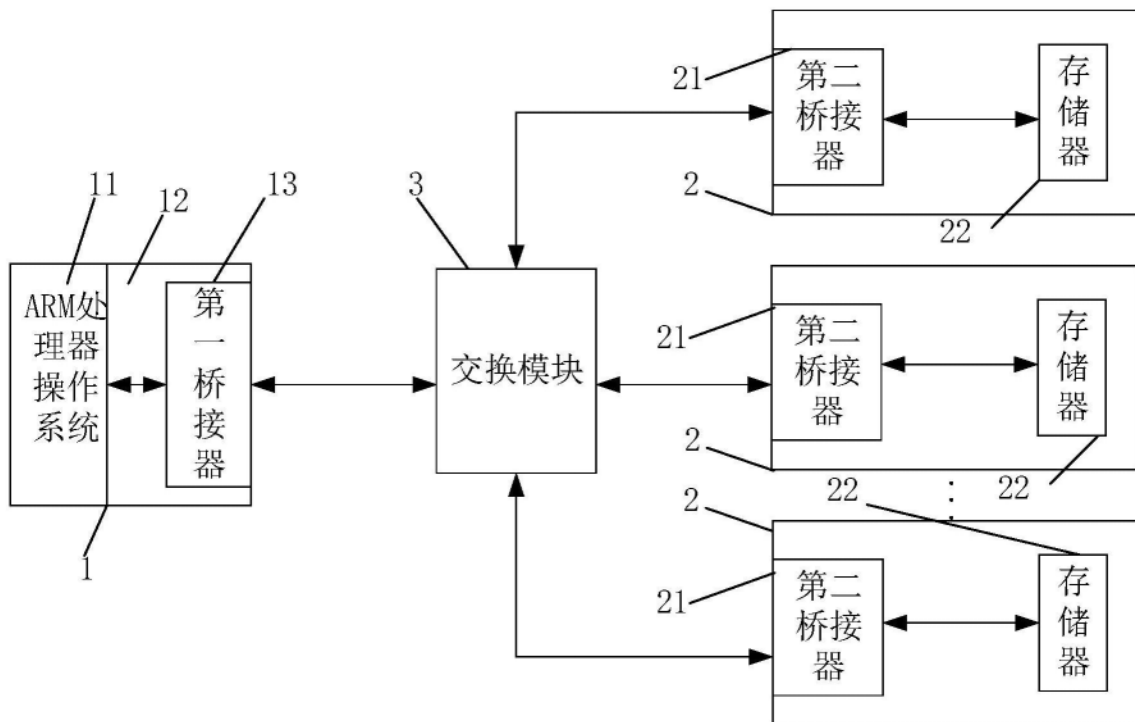


图4