



(12) 发明专利

(10) 授权公告号 CN 111367355 B

(45) 授权公告日 2024.06.14

(21) 申请号 202010396850.3

G06F 11/07 (2006.01)

(22) 申请日 2020.05.12

(56) 对比文件

(65) 同一申请的已公布的文献号

CN 111897395 A, 2020.11.06

申请公布号 CN 111367355 A

CN 211786833 U, 2020.10.27

(43) 申请公布日 2020.07.03

审查员 满香

(73) 专利权人 合肥联宝信息技术有限公司

地址 230601 安徽省合肥市经济技术开发区

翠微路6号海恒大厦4楼418号

(72) 发明人 邹华 谢伟 徐小军 曾燕 何刚

(74) 专利代理机构 北京金信知识产权代理有限公司

11225

专利代理师 韩岳松

(51) Int. Cl.

G06F 1/14 (2006.01)

G06F 1/26 (2006.01)

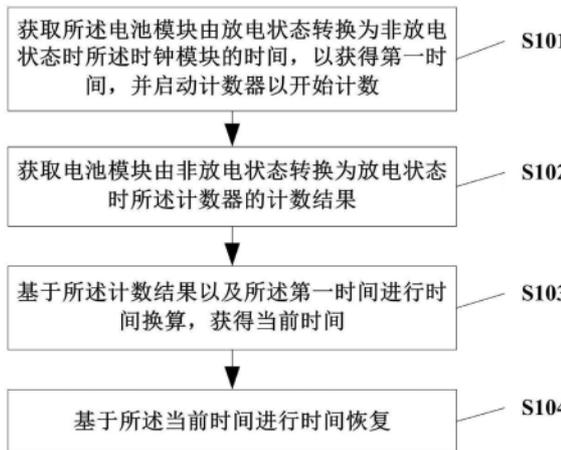
权利要求书1页 说明书6页 附图2页

(54) 发明名称

一种用于电子设备的时间恢复方法及装置

(57) 摘要

本发明公开了一种用于电子设备的时间恢复方法及装置,所述电子设备中具有电池模块以及时钟模块,所述电池模块用于在所述电子设备运行时为所述时钟模块供电,所述方法包括如下步骤:获取所述电池模块由放电状态转换为非放电状态时所述时钟模块的时间,以获得第一时间,并启动计数器以开始计数;获取电池模块由非放电状态转换为放电状态时所述计数器的计数结果;基于所述计数结果以及所述第一时间进行时间换算,获得当前时间;基于所述当前时间进行时间恢复。本发明无需设置额外的独立电源来为时钟模块供电,并且在电子设备启动时能对时钟模块进行时间恢复,无需手动或联网,无需人工操作,提高了效率。



1. 一种用于电子设备的时间恢复方法,其特征在于,所述电子设备中具有电池模块以及时钟模块,所述电池模块用于在所述电子设备运行时为所述时钟模块供电,所述方法包括如下步骤:

获取所述电池模块由放电状态转换为非放电状态时所述时钟模块的时间,以获得第一时间,并启动计数器以开始计数;

获取电池模块由非放电状态转换为放电状态时所述计数器的计数结果;

基于所述计数结果以及所述第一时间进行时间换算,获得当前时间;

基于所述当前时间进行时间恢复;

所述获取电池模块由非放电状态转换为放电状态时的所述计数器的计数结果,具体包括:

判断电池模块的工作状态;

在所述电池模块的工作状态由非放电状态转换为放电状态时,关闭所述计数器,通过嵌入式控制器读取所述计数器中的计数值,获得计数结果,并将所述计数结果发送给BIOS;

所述基于所述计数结果以及所述第一时间进行时间换算,获得当前时间,具体包括:

利用所述BIOS将所述计数结果转换成第二时间;

利用所述BIOS将所述第二时间和所述第一时间叠加,获得当前时间。

2. 如权利要求1所述的方法,其特征在于,所述获取电池模块由放电状态转换为非放电状态时所述时钟模块的时间,以获得第一时间,并启动计数器以开始计数,具体包括:

判断电池模块的工作状态;

在所述电池模块的工作状态由放电状态转换为非放电状态时,利用BIOS读取所述时钟模块的时间以获得所述第一时间,并启动所述电池模块中的所述计数器以开始计数。

3. 如权利要求1所述的方法,其特征在于,所述基于所述当前时间进行时间恢复,具体包括:

基于所述当前时间更新所述时钟模块的寄存器值,以完成时间恢复。

4. 如权利要求1所述的方法,其特征在于,在获取到所述第一时间后,所述方法还包括:将所述第一时间保存在预定位置。

一种用于电子设备的时间恢复方法及装置

技术领域

[0001] 本发明涉及计算机管理技术领域,特别涉及一种用于电子设备的时间恢复方法及装置。

背景技术

[0002] 现有的电子设备,比如笔记本电脑中通常会额外设置独立电源,利用独立电源来持续为CPU中的RTC模块(时钟模块)供电,以保证RTC模块能够持续工作,防止RTC时间丢失问题,但是此方案生产成本较高。或者还可以是采用无独立电源的方式,依赖电子设备中的电池来为CPU中的RTC模块供电;但是当电池进入ship mode(非放电模式)或过放后,RTC模块则会断电,由此导致系统RTC时间丢失,由此造成电子设备在开机时时间不正确,需要通过联网后系统同步时间,或通过手动修改来恢复时间,操作较为繁杂,效率低下。

发明内容

[0003] 本发明实施例的目的在于提供一种用于电子设备的时间恢复方法及装置,用于解决现有技术中电子设备在开机时无法自动恢复正确的时间的问题。

[0004] 为了解决上述技术问题,本申请的实施例采用了如下技术方案:一种用于电子设备的时间恢复方法,所述电子设备中具有电池模块以及时钟模块,所述电池模块用于在所述电子设备运行时为所述时钟模块供电,所述方法包括如下步骤:

[0005] 获取所述电池模块由放电状态转换为非放电状态时所述时钟模块的时间,以获得第一时间,并启动计数器以开始计数;

[0006] 获取电池模块由非放电状态转换为放电状态时所述计数器的计数结果;

[0007] 基于所述计数结果以及所述第一时间进行时间换算,获得当前时间;

[0008] 基于所述当前时间进行时间恢复。

[0009] 可选的,所述获取电池模块由放电状态转换为非放电状态时所述时钟模块的时间,以获得第一时间,并启动计数器以开始计数,具体包括:

[0010] 判断电池模块的工作状态;

[0011] 在所述电池模块的工作状态由放电状态转换为非放电状态时,利用BIOS读取所述时钟模块的时间以获得所述第一时间,并启动所述电池模块中的所述计数器以开始计数。

[0012] 可选的,所述获取电池模块由非放电状态转换为放电状态时的所述计数器的计数结果,具体包括:

[0013] 判断电池模块的工作状态;

[0014] 在所述电池模块的工作状态由非放电状态转换为放电状态时,关闭所述计数器,通过嵌入式控制器读取所述计数器中的计数值,获得计数结果,并将所述计数结果发送给BIOS。

[0015] 可选的,所述基于所述计数结果以及所述第一时间进行时间换算,获得当前时间,具体包括:

- [0016] 利用所述BIOS将所述计数结果转换成第二时间；
- [0017] 利用所述BIOS将所述第二时间和所述第一时间叠加,获得当前时间。
- [0018] 可选的,所述基于所述当前时间进行时间恢复,具体包括:
- [0019] 基于所述当前时间更新所述时钟模块的寄存器值,以完成时间恢复。
- [0020] 可选的,在获取到所述第一时间后,所述方法还包括:将所述第一时间保存在预定位置。
- [0021] 为了解决上述技术问题,本申请提供一种用于电子设备的时间恢复装置,所述装置应用于电子设备中,所述电子设备具有电池模块以及时钟模块,所述电池模块用于在所述电子设备运行时为所述时钟模块供电,所述装置包括:
- [0022] 第一获取模块,用于获取电池模块由放电状态转换为非放电状态时所述时钟模块的时间,以获得第一时间,并启动计数器以开始计数;
- [0023] 第二获取模块,用于获取电池模块由非放电状态转换为放电状态时所述计数器的计数结果;
- [0024] 时间换算模块,用于基于所述计数结果以及所述第一时间进行时间换算,获得当前时间;
- [0025] 时间恢复模块,用于基于所述当前时间进行时间恢复。
- [0026] 可选的,所述第一获取模块具体用于:
- [0027] 判断电池模块的工作状态;
- [0028] 在所述电池模块的工作状态由放电状态转换为非放电状态时,利用BIOS读取所述时钟模块的时间以获得所述第一时间,并启动所述电池模块中的计数器以开始计数。
- [0029] 可选的,所述第二获取模块具体用于:
- [0030] 判断电池模块的工作状态;
- [0031] 在所述电池模块的工作状态由非放电状态转换为放电状态时,关闭所述计数器,通过嵌入式控制器读取所述计数器中的计数值,获得计数结果,并将所述计数结果发送给BIOS。
- [0032] 可选的,所述时间换算模块具体用于:
- [0033] 利用所述BIOS将所述计数结果转换成第二时间;
- [0034] 利用所述BIOS将所述第二时间和所述第一时间叠加,获得当前时间。
- [0035] 本发明实施例的有益效果在于:利用电子设备内部的电池来为时钟模块供电,当电池停止为时钟模块供电时,则获取时钟模块的时间(即第一时间),并启动计数器进行计数,在电子设备再次启动、电池再次为时钟模块供电时,则停止计数,获取计数结果,然后结合之前的第一时间进行换算,就能确定当前的时间,最后利用当前时间对时钟模块进行时间恢复,无需手动或联网,无需人工操作,提高了效率。

附图说明

- [0036] 图1为本发明第一实施例用于电子设备的时间恢复方法的流程图;
- [0037] 图2为本发明第二实施例用于电子设备的时间恢复方法的流程图;
- [0038] 图3为本发明实施例中电子设备电气架构图;
- [0039] 图4为本发明实施例用于电子设备的时间恢复装置的框图。

具体实施方式

[0040] 此处参考附图描述本申请的各种方案以及特征。

[0041] 应理解的是,可以对此处申请的实施例做出各种修改。因此,上述说明书不应该视为限制,而仅是作为实施例的范例。本领域的技术人员将想到在本申请的范围和精神内的其他修改。

[0042] 包含在说明书中并构成说明书的一部分的附图示出了本申请的实施例,并且与上面给出的对本申请的大致描述以及下面给出的对实施例的详细描述一起用于解释本申请的原理。

[0043] 通过下面参照附图对给定为非限制性实例的实施例的优选形式的描述,本申请的这些和其它特性将会变得显而易见。

[0044] 还应当理解,尽管已经参照一些具体实例对本申请进行了描述,但本领域技术人员能够确定地实现本申请的很多其它等效形式,它们具有如权利要求所述的特征并因此都位于借此所限定的保护范围内。

[0045] 当结合附图时,鉴于以下详细说明,本申请的上述和其他方面、特征和优势将变得更为显而易见。

[0046] 此后参照附图描述本申请的具体实施例;然而,应当理解,所申请的实施例仅仅是本申请的实例,其可采用多种方式实施。熟知和/或重复的功能和结构并未详细描述以避免不必要或多余的细节使得本申请模糊不清。因此,本文所申请的具体的结构性和功能性细节并非意在限定,而是仅仅作为权利要求的基础和代表性基础用于教导本领域技术人员以实质上任意合适的详细结构多样地使用本申请。

[0047] 本说明书可使用词组“在一种实施例中”、“在另一个实施例中”、“在又一实施例中”或“在其他实施例中”,其均可指代根据本申请的相同或不同实施例中的一个或多个。

[0048] 本发明实施例提供一种用于电子设备的时间恢复方法,所述电子设备中具有电池模块以及时钟模块,所述电池模块用于在所述电子设备运行时为所述时钟模块供电,所述方法包括:获取所述电池模块由放电状态转换为非放电状态时所述时钟模块的时间,以获得第一时间,并启动计数器以开始计数;获取电池模块由非放电状态转换为放电状态时所述计数器的计数结果;基于所述计数结果以及所述第一时间进行时间换算,获得当前时间;基于所述当前时间进行时间恢复。本发明实施例中电子设备包括电脑、iPad、手机等终端设备。本发明实施通过利用电子设备内部的电池来为时钟模块供电,无需额外设置电源模块,成本较低。本实施中当电子设备电量不足或者不使用或者电子设备在打包出厂时,电子设备会停止运行,电池模块就会停止为时钟模块供电,此时获取时钟模块的时间(即获得第一时间),并且启动电池模块内的计数器进行计数。当电子设备再次运行时,电池模块会重新为时钟模块供电,那么就可以根据第一时间和计数结果进行时间转换来获取当前时间,并利用当前时间对时钟模块进行时间恢复,由此实现了电子设备的时间的自动恢复,无需手动或联网,时间恢复效率较高。

[0049] 本发明第一实施例提供一种用于电子设备的时间恢复方法,电子设备中具有电池模块以及时钟模块,所述电池模块用于在所述电子设备运行时为所述时钟模块供电,如图1所述,包括如下步骤:

[0050] 步骤S101,获取所述电池模块由放电状态转换为非放电状态时所述时钟模块的时

间,以获得第一时间,并启动计数器以开始计数;

[0051] 本步骤中当放电状态是指在电子设备启动、运行时或者电子设备的电池模块接入交流电源时,电池模块开始工作为时钟模块供电的状态。非放电状态是指,当电子设备关机停止运行或者电池模块过放后,电池模块无法为时钟模块供电的状态。本步骤中在获得了第一时间之后,还包括将第一时间保存在预定的位置,具体的可以将第一时间保存到SPI设备的ROM的某个指定空间。

[0052] 步骤S102,获取电池模块由非放电状态转换为放电状态时所述计数器的计数结果;

[0053] 步骤S103,基于所述计数结果以及所述第一时间进行时间换算,获得当前时间;

[0054] 本步骤在具体实施过程中可以通过将计数结果换算成时间,然后再与第一时间进行叠加,这样就能获得当前时间。

[0055] 步骤S104,基于所述当前时间进行时间恢复。

[0056] 本步骤中,在具体实施过程中,可以基于所述当前时间来更新所述时钟模块的寄存器值,以此来完成时间恢复。本发明实施例利用电子设备内部的电池来为时钟模块供电,当电池停止为时钟模块供电时,则获取时钟模块的时间(即第一时间),并启动计数器进行计数,在电子设备再次启动、电池再次为时钟模块供电时,则停止计数,获取计数结果,然后结合之前的第一时间进行换算,就能确定当前的时间,最后利用当前时间对时钟模块进行时间恢复,无需手动或联网,提高效率。

[0057] 本实施例发明第二实施例提供一种用于电子设备的时间恢复方法,电子设备中具有电池模块以及时钟模块,所述电池模块用于在所述电子设备运行时为所述时钟模块供电,如图2所述,包括如下步骤:

[0058] 步骤S201,判断电池模块的工作状态;

[0059] 在所述电池模块的工作状态由放电状态转换为非放电状态时,利用BIOS读取所述时钟模块的时间以获得所述第一时间,并启动所述电池模块中的所述计数器以开始计数;

[0060] 本步骤中电池模块的工作状态包括放电状态和非放电状态,当电子设备启动、运行时,所述电池模块的工作状态为放电状态,当电子设备关闭或电池过度放电后,所述电池模块工作状态为非放电状态。

[0061] 步骤S202,判断电池模块的工作状态;

[0062] 在所述电池模块的工作状态由非放电状态转换为放电状态时,关闭所述计数器,通过嵌入式控制器读取所述计数器中的计数值,获得计数结果,并将所述计数结果发送给BIOS。

[0063] 步骤S203,利用所述BIOS将所述计数结果转换成第二时间;利用所述BIOS将所述第二时间和所述第一时间叠加,获得当前时间;

[0064] 步骤S204,基于所述当前时间更新所述时钟模块的寄存器值,以完成时间恢复。

[0065] 以一个具体的应用场景为例,如图3所示,电子设备中设置有CPU、EC(嵌入式控制器)以及电池模块,电池模块在放电时通过PWR LOD(电源转换模块)来进行降压、以给CPU中的RTC模块(时钟模块)供电,当电子设备例如电脑在工厂完成功能测试后,会打包出库,然后用户购买了电脑,当用户启动电脑时通常会出现时间不正确的问题。因此可以采用本申请的上述时间恢复方法来对电脑的时间进行自动恢复。具体的:

[0066] 电脑在工厂完成功能测试后,会执行ship mode程序(电池模块由放电状态转换成非放电状态,即停止为时钟模块供电),然后打包出货;在执行ship mode程序时,就可以利用CPU中的BIOS来读取时钟模块的时间(假设为T0),并保存到ROM的某个指定空间,同时,在电池模块进入ship mode时,电池模块内部的MCU(微控制单元)会开始计数。

[0067] 当用户购买了电脑,在第一次插入交流电源ACAdapter(交流电源适配器)开机时,电池模块会退出ship mode(即电池模块的工作状态有非放电状态转换成放电状态)此时,电池内部MCU停止计数,获得计数结果;

[0068] 电脑开机启动时,CPU中的BIOS通过EC(嵌入式控制器)读取计数结果,并且BIOS会利用之前保存的第一时间(T0)以及计数结果进行时间换算,来获得当前的时间,并更新(re-write)当前电脑RTC RAM的RTC寄存器。完成系统的RTC时间恢复后,就能正常进入到OS(操作系统)。

[0069] 在另一个应用场景中,也可以是用户在每次启动电脑时,采用本发明上述的时间恢复方法来对电脑的时间进行恢复。

[0070] 当电脑系统进入DC S5,电池会进入正常放电状态。当电池满足进入sleep mode条件前(比如检测到电流阈值小于预设值或者检测到放电时间大于预设的放电时间),通知EC wake系统,并记录当时的时间保持到EC ROM,然后,系统关闭。当电池进入sleep mode,电池模块内部的MCU(微控制单元)会开始计数。

[0071] 当用户插入电源适配器再次开机时,电池模块会退出Sleep mode,同时电池内部MCU停止计数。CPU中的BIOS通过EC读取电池模块的计数结果的)。BIOS会利用之前保存的第一时间(T0)以及计数结果进行时间换算,来获得当前的时间,并更新(re-write)当前电脑RTC RAM的RTC寄存器。最后系统RTC时间recovery完成,然后正常进入OS。

[0072] 本实施例中根据电脑电池电量不足或正在关机来确定电池模块的工作状态即将由放电状态转换成非放电状态,那么此时就可以获取时钟模块的第一时间,同时启动电池模块内部的计数器开始计数;当电脑再次开机接入电源时就可以确定电池模块的工作状态由非放电状态转换成放电状态,那么此时就可以关闭计数器,获得计数结果,然后根据计数结果和第一时间来确定当前的时间,然后根据当前时间对时钟模块的时间进行恢复。

[0073] 本发明第三实施例提供一种用于电子设备的时间恢复装置,所述装置应用于电子设备中,所述电子设备具有电池模块以及时钟模块,所述电池模块用于在所述电子设备运行时为所述时钟模块供电,所述装置包括:

[0074] 第一获取模块1,用于获取电池模块由放电状态转换为非放电状态时所述时钟模块的时间,以获得第一时间,并启动计数器以开始计数;

[0075] 第二获取模块2,用于获取电池模块由非放电状态转换为放电状态时所述计数器的计数结果;

[0076] 时间换算模块3,用于基于所述计数结果以及所述第一时间进行时间换算,获得当前时间;

[0077] 时间恢复模块4,用于基于所述当前时间进行时间恢复。

[0078] 具体的,本实施例中,所述第一获取模块具体用于:判断电池模块的工作状态;在所述电池模块的工作状态由放电状态转换为非放电状态时,利用BIOS读取所述时钟模块的时间以获得所述第一时间,并启动所述电池模块中的计数器以开始计数。

[0079] 本实施例中,所述第二获取模块具体用于:判断电池模块的工作状态;在所述电池模块的工作状态由非放电状态转换为放电状态时,关闭所述计数器,通过嵌入式控制器读取所述计数器中的计数值,获得计数结果,并将所述计数结果发送给BIOS。

[0080] 本实施例中,所述时间换算模块具体用于:利用所述BIOS将所述计数结果转换成第二时间;利用所述BIOS将所述第二时间和所述第一时间叠加,获得当前时间。

[0081] 本实施例中,所述时间恢复模块具体用于:基于所述当前时间更新所述时钟模块的寄存器值,以完成时间恢复。

[0082] 较佳的,本实施例中还包括存储模块,所述存储模块用于将所述第一时间保存在预定位置。

[0083] 本发明实施例的有益效果在于:利用电子设备内部的电池来为时钟模块供电,当电池停止为时钟模块供电时,则获取时钟模块的时间(即第一时间),并启动计数器进行计数,在电子设备再次启动、电池再次为时钟模块供电时,则停止计数,获取计数结果,然后结合之前的第一时间进行换算,就能确定当前的时间,最后利用当前时间对时钟模块进行时间恢复,无需手动或联网,提高效率。

[0084] 以上实施例仅为本发明的示例性实施例,不用于限制本发明,本发明的保护范围由权利要求书限定。本领域技术人员可以在本发明的实质和保护范围内,对本发明做出各种修改或等同替换,这种修改或等同替换也应视为落在本发明的保护范围内。

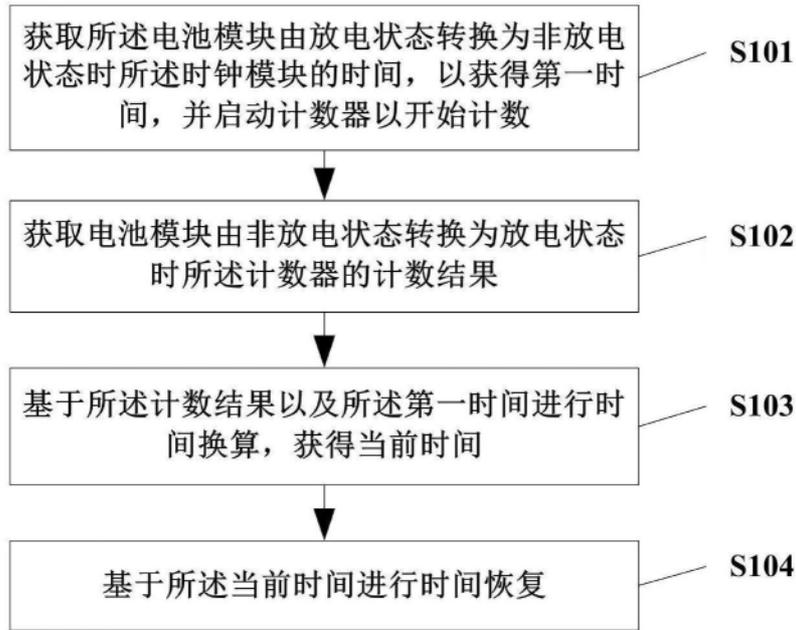


图1

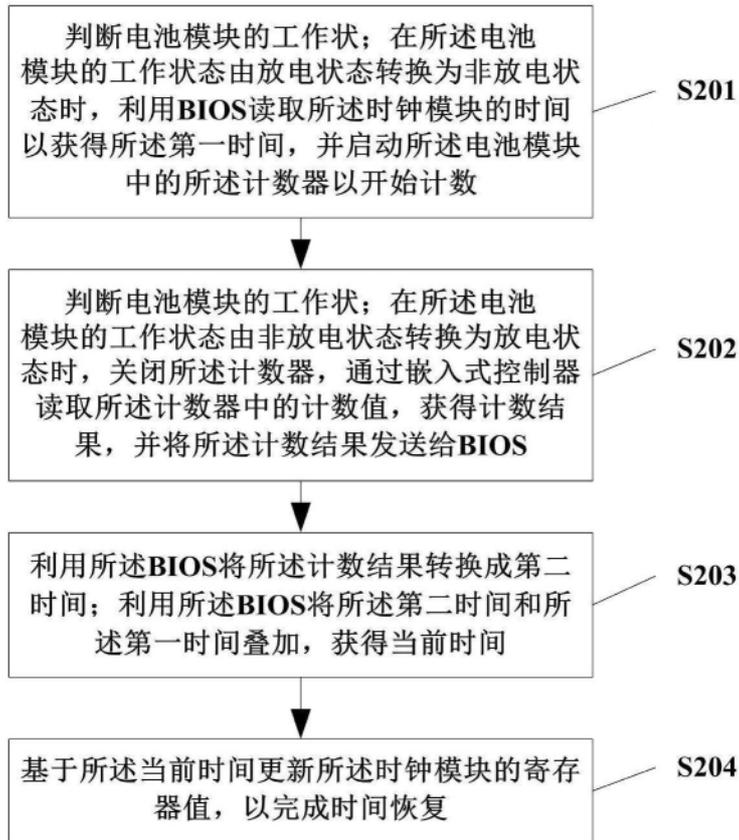


图2

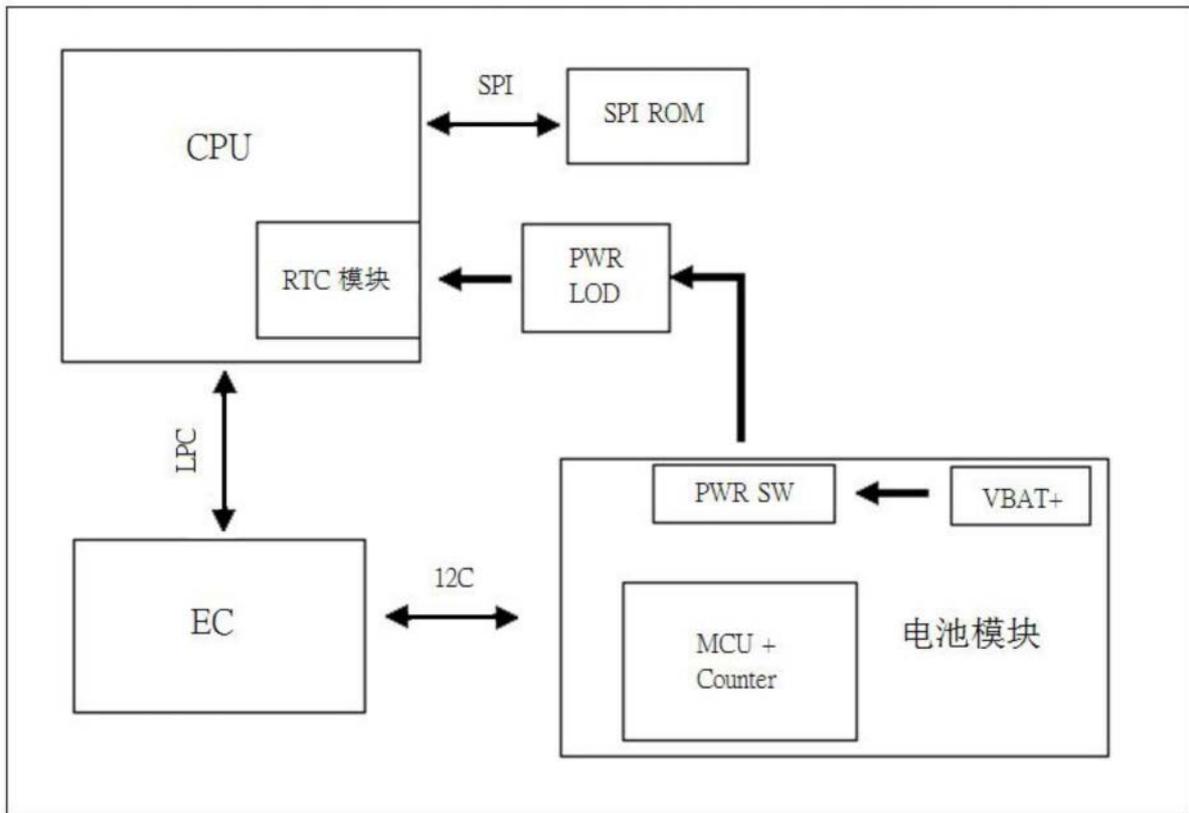


图3



图4