

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

W02017/110056

発行日 平成30年10月11日 (2018.10.11)

(43) 国際公開日 平成29年6月29日 (2017.6.29)

(51) Int.Cl. F I テーマコード (参考)
HO4L 12/40 (2006.01) HO4L 12/40 M 5K032

審査請求 未請求 予備審査請求 未請求 (全 23 頁)

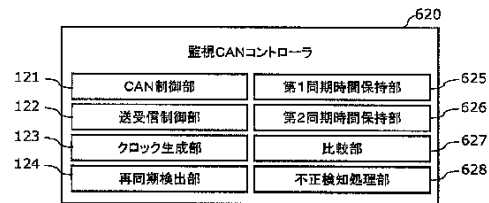
出願番号	特願2017-557692 (P2017-557692)	(71) 出願人	314012076 パナソニックIPマネジメント株式会社 大阪府大阪市中央区域見2丁目1番61号
(21) 国際出願番号	PCT/JP2016/005116	(74) 代理人	100109210 弁理士 新居 広守
(22) 国際出願日	平成28年12月13日 (2016.12.13)	(74) 代理人	100137235 弁理士 寺谷 英作
(31) 優先権主張番号	特願2015-255420 (P2015-255420)	(74) 代理人	100131417 弁理士 道坂 伸一
(32) 優先日	平成27年12月25日 (2015.12.25)	(72) 発明者	藤原 睦 日本国京都府長岡京市神足焼町1番地 パ ナソニックセミコンダクターソリューショ ンズ株式会社内
(33) 優先権主張国	日本国 (JP)	Fターム(参考)	5K032 AA08 BA06 CC11 CC13 CD05 DB28 EA02

最終頁に続く

(54) 【発明の名称】 不正メッセージ検知装置、不正メッセージ検知装置を備える電子制御装置、不正メッセージ検知方法、及び不正メッセージ検知プログラム

(57) 【要約】

バスに送出された不正メッセージを検知する不正メッセージ検知装置は、1ビット期間においてバス上の信号の論理値を取得するためのサンプリングポイントを調整するために、信号のエッジとのずれを検知して再同期を実行するか否かを判定する再同期検出部(124)と、再同期検出部(124)によってエッジが検知された後の1ビット期間において、当該検知前に用いられていたサンプリングポイントにおけるバスの論理値である第1論理値と、当該エッジに基づく再同期後のサンプリングポイントにおけるバスの論理値である第2論理値とを取得する送受信制御部(122)と、第1論理値及び第2論理値を比較する比較部(627)と、第1論理値及び第2論理値が一致しない場合に不正検知時処理を実行する不正検知処理部(628)とを備える。



121 CAN control unit
 122 Transmission/reception control unit
 123 Clock generation unit
 124 Resynchronization detection unit
 620 Monitoring CAN controller
 625 First synchronization time period holding unit
 626 Second synchronization time period holding unit
 627 Comparison unit
 628 Fraud detection process unit

【特許請求の範囲】**【請求項 1】**

バス型ネットワークにおけるバスに送出された不正メッセージを検知する不正メッセージ検知装置であって、

1ビット期間において前記バス上の信号の論理値を取得するために前記バスの電圧が読み出される時点であるサンプリングポイントを調整するために、前記信号のエッジを検出し、前記エッジに基づく再同期を実行するか否かを判定する再同期検出部と、

前記再同期検出部によって再同期を実行すると判定された後の1ビット期間において、当該エッジが検出される前に用いられていたサンプリングポイントにおける前記バスの論理値である第1論理値と、当該エッジに基づく再同期後のサンプリングポイントにおける前記バスの論理値である第2論理値とを取得する受信部と、

10

前記受信部で取得された前記第1論理値及び前記第2論理値を比較する比較部と、

前記比較部によって前記第1論理値及び前記第2論理値が一致しないと判断された場合に、不正メッセージが検知された場合に対応付けられた不正検知時処理を実行する不正検知処理部と

を備える不正メッセージ検知装置。

【請求項 2】

さらに、

前記再同期検出部によって前記エッジが検出される前に用いていたサンプリングポイントを保持する第1同期時間保持部と、

20

前記再同期検出部によって検出された前記エッジに基づく再同期による調整後のサンプリングポイントを保持する第2同期時間保持部とを備え、

前記受信部は、前記第1同期時間保持部に保持されたサンプリングポイントにおいて前記第1論理値を取得し、前記第2同期時間保持部に保持されたサンプリングポイントにおいて前記第2論理値を取得する

請求項1記載の不正メッセージ検知装置。

【請求項 3】

前記不正検知処理部は、前記不正検知時処理として、前記バス型ネットワークにおける通信時にエラーが発生したことを通知するフレームを前記バスに送信する

請求項1又は2記載の不正メッセージ検知装置。

30

【請求項 4】

前記バス型ネットワークは、CAN (Controller Area Network) である

請求項1～3のいずれか1項に記載の不正メッセージ検知装置。

【請求項 5】

当該不正メッセージ検知装置は、前記バス型ネットワークに接続された電子制御装置の一部として装備されている

請求項1～4のいずれか1項に記載の不正メッセージ検知装置。

【請求項 6】

請求項1～4のいずれか1項に記載の不正メッセージ検知装置を備え、バス型ネットワークで接続される通信機器からなる車載通信システムに接続される電子制御装置。

40

【請求項 7】

バス型ネットワークにおけるバスに送出された不正メッセージを検知する不正メッセージ検知方法であって、

1ビット期間において前記バス上の信号の論理値を取得するために前記バスの電圧が読み出される時点であるサンプリングポイントを調整するために、前記信号のエッジを検出し、前記エッジに基づく再同期を実行するか否かを判定する再同期検出ステップと、

前記再同期検出ステップで再同期を実行すると判定された後の1ビット期間において、当該エッジが検知される前に用いられていたサンプリングポイントにおける前記バスの論理値である第1論理値と、当該エッジに基づく再同期後のサンプリングポイントにおける

50

前記バスの論理値である第2論理値とを取得する受信ステップと、

前記受信ステップで取得された前記第1論理値及び前記第2論理値を比較する比較ステップと、

前記比較ステップにおいて前記第1論理値及び前記第2論理値が一致しないと判断された場合に、不正メッセージが検知された場合に対応付けられた不正検知時処理を実行する不正検知処理ステップと

を含む不正メッセージ検知方法。

【請求項8】

請求項7に記載の不正メッセージ検知方法をプロセッサに実行させるための不正メッセージ検知プログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本開示は、CSMA/CA (Carrier Sense Multiple Access / Collision Avoidance、搬送波感知多重アクセス/衝突回避)方式等の通信プロトコルを用いて通信可能な複数の装置が接続されるネットワークでの不正なメッセージを検知する装置に関する。

【背景技術】

【0002】

車載ネットワークに用いられるCAN (Controller Area Network)には、CANへの接続端子としてのデータリンクコネクタ (Data Link Connector、以下DLCと表記する)を介して、メーカやカーディーラ等により用意された車両診断装置や電子制御ユニット (Electronic Control Unit、以下ECUと表記する)のプログラムをアップデートさせる装置などを接続することができる。特許文献1の通信システムでは、規定の通信間隔でメッセージがネットワークの通信線上に送信され、メッセージを受信した通信装置はこのメッセージの受信間隔を検出し、この受信間隔を上記の通信間隔との差を基準範囲に照らしてこの受信したメッセージの正当性を判定する。

【先行技術文献】

【特許文献】

【0003】

【特許文献1】国際公開第13/094072号

【非特許文献】

【0004】

【非特許文献1】松本勉、他4名、「CANにおける再同期を利用した電氣的データ改ざん」、2015年、第32回 暗号と情報セキュリティシンポジウム (SCIS 2015)

【発明の概要】

【発明が解決しようとする課題】

【0005】

しかしながら、特許文献1に開示される手法によるメッセージの正当性の判定では、通信間隔と受信間隔との差が基準範囲内であれば、不正なメッセージであっても正当であると誤判定されるという問題がある。また、この問題を回避しようとしてより狭い基準範囲を用いれば、正当なメッセージを不正なメッセージとする誤判定が増加し、通信効率が低下する。

【0006】

本発明は、電氣的な攻撃によるメッセージの改ざんの有無を検知して高い精度でメッセージの正当性を判定し、通信効率を低下させることなく、安全性の高いCANを実現する不正メッセージ検知装置等を提供する。

【課題を解決するための手段】

10

20

30

40

50

【 0 0 0 7 】

本発明の一態様に係る不正メッセージ検知装置は、バス型ネットワークにおけるバスに送出された不正メッセージを検知する不正メッセージ検知装置であって、1ビット期間において前記バス上の信号の論理値を取得するために前記バスの電圧が読み出される時点であるサンプリングポイントを調整するために、前記信号のエッジを検出し、前記エッジに基づく再同期を実行するか否かを判定する再同期検出部と、前記再同期検出部によって再同期を実行すると判定された後の1ビット期間において、当該エッジが検出される前に用いられていたサンプリングポイントにおける前記バスの論理値である第1論理値と、当該エッジに基づく再同期後のサンプリングポイントにおける前記バスの論理値である第2論理値とを取得する受信部と、前記受信部で取得された前記第1論理値及び前記第2論理値を比較する比較部と、前記比較部によって前記第1論理値及び前記第2論理値が一致しないと判断された場合に、不正メッセージが検知された場合に対応付けられた不正検知時処理を実行する不正検知処理部とを備える。

10

【 0 0 0 8 】

また、本発明の一態様に係る不正メッセージ検知方法は、バス型ネットワークにおけるバスに送出された不正メッセージを検知する不正メッセージ検知方法であって、1ビット期間において前記バス上の信号の論理値を取得するために前記バスの電圧が読み出される時点であるサンプリングポイントを調整するために、前記信号のエッジを検出し、前記エッジに基づく再同期を実行するか否かを判定する再同期検出ステップと、前記再同期検出ステップで再同期を実行すると判定された後の1ビット期間において、当該エッジが検出される前に用いられていたサンプリングポイントにおける前記バスの論理値である第1論理値と、当該エッジに基づく再同期後のサンプリングポイントにおける前記バスの論理値である第2論理値とを取得する受信ステップと、前記受信ステップで取得された前記第1論理値及び前記第2論理値を比較する比較ステップと、前記比較ステップにおいて前記第1論理値及び前記第2論理値が一致しないと判断された場合に、不正メッセージが検知された場合に対応付けられた不正検知時処理を実行する不正検知処理ステップとを含む。

20

【 0 0 0 9 】

また、本発明の一態様に係る不正メッセージ検知プログラムは、上記の不正メッセージ検知方法をプロセッサに実行させるためのプログラムである。

【 0 0 1 0 】

なお、これらの包括的又は具体的な態様は、システム、方法、集積回路、コンピュータプログラム又はコンピュータ読み取り可能なCD-ROMなどの記録媒体で実現されてもよく、システム、方法、集積回路、コンピュータプログラム及び記録媒体の任意な組み合わせで実現されてもよい。

30

【 発明の効果 】

【 0 0 1 1 】

本発明の不正メッセージ検知装置、不正メッセージ検知方法、及び不正メッセージ検知プログラムは、高い精度でメッセージの正当性を判定し、通信効率を低下させることなく、安全性の高いCANを実現する。

40

【 図面の簡単な説明 】

【 0 0 1 2 】

【 図 1 A 】 図 1 A は、CANを用いた車載通信システムのハードウェア構成例を示すブロック図である。

【 図 1 B 】 図 1 B は、CANコントローラの機能構成図である。

【 図 1 C 】 図 1 C は、攻撃CANコントローラの機能構成図である。

【 図 2 】 図 2 は、CANの規格に定められているデータフレームの標準フォーマットを示す図である。

【 図 3 】 図 3 は、CANの規格に定められている、1ビット期間を構成する4つの論理的なセグメントを示す図である。

【 図 4 】 図 4 は、信号のエッジと1ビット期間とのずれのパターンと、1ビット期間の調

50

整の例を示す図である。

【図5】図5は、CANにおける、ECUによるメッセージの受信の動作のフロー図である。

【図6】図6は、攻撃CANコントローラによる攻撃のタイミング及び電圧の操作を示す図である。

【図7A】図7Aは、実施の形態における不正メッセージ検知装置を備える車載通信システムのハードウェア構成例を示すブロック図である。

【図7B】図7Bは、実施の形態における不正メッセージ検知装置の機能構成図である。

【図8】図8は、実施の形態における不正メッセージ検知装置を備えるECUによるCANバスの監視及び不正メッセージの検知の動作のフロー図である。

【図9】図9は、攻撃CANコントローラによる攻撃があった場合に2つのサンプリングポイントで取得される論理値を示す図である。

【発明を実施するための形態】

【0013】

[本発明の基礎となった知見]

本発明者は、背景技術の欄において記載した通信システムでは検知できない不正なメッセージによるCANへの攻撃手法があることを指摘する文献（非特許文献1）を得た。まず、CANを用いた車載通信システムを例に、CANの構成及びこの攻撃手法の概要について図を参照しながら説明する。

【0014】

（CANの構成の概要）

図1AはCANを用いた車載通信システム10のハードウェア構成例を示すブロック図である。

【0015】

車載通信システム10は、通信線であるCANバス200と、このCANバス200に接続される複数のノードであるECU101～10n（以下、これらを区別しない場合はECU100ともいう）及び501を含むバス型ネットワークである。なお、ECU501は攻撃手法について説明する目的でこの構成に含めたものであり、正常な車載通信システムには含まれない。ただし本図に示されるような、CANバス200に接続される、ECUをそれぞれ含む複数の車載装置のひとつが悪意のある装置であるという構成、及びこの構成において、この悪意のある車載装置がCANバス200上に不正なメッセージを流して他の車載装置をかく乱させるという攻撃は、現実に起こり得る例としての想定である。

【0016】

ECU100及び501（以下、これらを区別しない場合に単にノードともいう）は、それぞれ例えばエンジン制御システムのECUであったり、ブレーキシステムのECUであったり、空調システムのECUであったり、カーナビゲーションシステムのECUであったりする。ここに挙げたのは今日の自動車に備える車載通信システムに接続される通信機器のECUの例のごく一部であり、このようなECUは各種の制御系統に含まれている。ECU同士はCANバス200を介して通信可能であり、いずれも受信側にも送信側にもなることができる。なお、ECU501は、もっぱら攻撃を目的とする機器である場合も想定される。なお、図示しないが、各ECUの先に、CANバス200とは別のインターフェースで、センサーやアクチュエータが接続されてもよい。

【0017】

CANバス200は2本の信号線CAN_L及びCAN_Hからなり、信号を安定させるための終端抵抗（図示なし）を信号線上に備える。なお、本図では各信号線は模式的に直線で示されているが、耐ノイズ性のあるツイストペア線を用いて実現される。

【0018】

CANではこれらの信号線CAN_LとCAN_Hとの間の電圧差の大小（以下では簡便に差の有無とも表現する）でデジタル信号の各ビットの論理値（0または1の数値デー

10

20

30

40

50

タ)が示され、NRZ(Non-Return-to-Zero方式)で逐次的に各ビットの値が送信されるシリアル通信が行われる。具体的には、電圧の差が大きい状態で0が、小さい状態で1が示される。ノードはそれぞれ信号線CAN_L及びCAN_Hの両方に接続されており、信号線CAN_L及びCAN_Hに電圧を印加することで信号を送信し、信号線CAN_L及びCAN_Hの電圧を読み取ってその差分を取ることで信号を受信する。なお、CANの規格では、0の値はドミナント(dominant、優性の意)、1の値はリセッシブ(recessive、劣性の意)と呼ばれ、CANバス200上では0の値が優先される。具体的には、複数のノードから0の値と1の値とが同時にCANバス200に送信された場合は0が優先されてCANバス200は0の値を示す電圧の状態におかれる。また、あるノードが1の値を送信した後で他のノードが0の値を送信した場合もCANバス200上の信号は0の値で上書きされる、つまりCANバス200は0の値を示す電圧の状態におかれる。以下では、CANバス200の電圧が信号の0の値を示す状態をドミナント状態、1の値を示す状態をリセッシブ状態ともいう。

10

20

30

40

50

【0019】

なお、CANでは全体の通信を制御する特定のマスターデバイスは存在しない(マルチマスター方式)。また、メッセージの衝突を回避するために、CANバス200上に同時に複数のメッセージを存在させず、各ノードはCANバス200がアイドルなときに送信を開始する。各ノードから送信されたメッセージはCANバス200に接続されるすべてのノードにブロードキャストされる。このメッセージはCANの規格に定められているフレームというフォーマットに従って送信される。

【0020】

各フレームには、送信ノードを示す識別子(identifier、以下IDと表記する)が含まれる。図2は、CANの規格に定められているフレームの1つである、データフレームの標準フォーマットを示す。本図では左がフレームの先頭であり、データフレームの前後はCANバス200がアイドルな状態である。データフレームは時系列に並ぶ用途別のスロットからなり、本図内の数値は各スロットに使用されるビット数(長さ)を示す。また、上下の横線は各スロットに含まれる信号の論理値を示す。つまり、上記のIDのスロットは、フレームの先頭から2ビット目から始まり、論理値0及び1の両方を含みうる11ビット長のデータである。複数のノードが送信のために同時にCANバス200にアクセスした場合は、各フレームが含むIDに基づくフレーム間の優先順位に従って衝突が回避され、優先順位の高い方のフレームから送信される(CSMA/CA)。IDはまた、各ノードにおいて、受信したフレームは使用するフレームか否かの判断に用いられる。

【0021】

なお、CANの規格では上記のデータフレームを含めて全部で4種類のフレームが用意されており、その中のひとつに、エラーを検知したノードが送信するエラーフレームがある。エラーフレームは本発明で解決される課題とは直接関係しないためその概要のみ記載すると、エラーフレームが送信されると、送信側のノードによる直近の送信は中断され、他に同じメッセージを受信していたノードはこのメッセージを破棄する。その後送信側のノードは再送信を実行する。

【0022】

各ノードの基本的な構成は共通している。図1Aの例では、各ノードは処理部110、CANコントローラ120又は攻撃CANコントローラ520、及びCANトランシーバ130を備える。ECU102~10nではこれらの参照符号を省略している。CANコントローラ120と攻撃CANコントローラ520とは機能が一部異なるためここでは区別しているが、共通の基本構成を有している。まずはCANコントローラ120及び攻撃CANコントローラ520に共通する構成及びその動作について説明する。

【0023】

処理部110は、例えば中央処理装置であり、各ノードを含むシステムの機能に応じた演算処理を実行する。

【 0 0 2 4 】

CANコントローラ120及び攻撃CANコントローラ520は、例えばマイクロコントローラを用いて実現され、通信処理を実行する。CANコントローラ120及び攻撃CANコントローラ520についてはその違いを含めて詳細を後述する。

【 0 0 2 5 】

CANトランシーバ130は、各ECUのCANコントローラ120とCANバス200との間のインターフェース用集積回路であって、CANバス200上の電圧差の値と、CANコントローラ120が扱う論理値との間の変換を実行する。

【 0 0 2 6 】

CANコントローラ120及び攻撃CANコントローラ520の詳細について、図1B及び図1Cを用いて説明する。図1BはCANコントローラ120の機能構成図であり、図1Cは攻撃CANコントローラ520の機能構成図である。共通の構成要素については共通の参照符号を付している。CANコントローラ120及び攻撃CANコントローラ520は、CAN制御部121、送受信制御部122、クロック生成部123、再同期検出部124、及び同期時間保持部125を備える。いずれも上記のCANのプロトコルに準じた通信処理を実行するための機能を実現する。

10

【 0 0 2 7 】

CAN制御部121は、CANコントローラ120の動作全体を制御する。

【 0 0 2 8 】

送受信制御部122は、処理部110及びCANトランシーバ130とのメッセージの入出力のインターフェースである。CANバス200上の信号の論理値の読み出し及び書き込みは、送受信制御部122によってCANトランシーバ130を介して実行される。送受信制御部122は、例えば処理部110から入力されたデジタル信号の値に応じて、CANトランシーバ130に所定の電圧を信号線CAN_L及びCAN_Hのそれぞれに印加させる送信部として機能する。また、CANトランシーバ130を介してCANバス200の信号線CAN_L及びCAN_Hのそれぞれの電圧を読み取り、その差の大きさ(有無)に基づいてCANバス200上の信号の論理値を取得する受信部として機能する。

20

【 0 0 2 9 】

クロック生成部123は発振回路であり、データの処理及びメッセージの送受信のタイミングの基準となるシステムクロックを生成する。このシステムクロックにより、上記の信号の1ビットの時間長(以下、1ビット期間という)が決まる。この1ビット期間の長さは、CANバス200に接続されるノード間で共通の長さに設定される。

30

【 0 0 3 0 】

なお、CANにおいてノード間で通信を適切に行うには、各ノード間での1ビット期間の長さが等しいことに加え、ビットの切り替わりのタイミングについて同期がとれている必要がある。しかし、仮に初期状態で同期がとれていても、ノード間でのシステムクロックの誤差などが原因で、このタイミングに許容できない大きさのずれが生じることがある。CANにおけるこのずれの解消は、送信側のノードの信号送信によるCANバス200上の信号のリセツブからドミナントへの切り替わり(以下、エッジという)が発生した場合に、受信側のノードでの再同期と呼ばれる動作によって実行される。より具体的には、エッジが発生すると、このエッジに基づく再同期を実行するか否かについて受信側のノードの再同期検出部124によって判定された上で実行される。

40

【 0 0 3 1 】

再同期は本願で想定されている攻撃に関与するため、ここで概要を説明しておく。再同期には、上記の1ビット期間をTime quantum(以下、Tqと表記する)という単位で表わされる4つの論理的なセグメントに分割して扱う、ビットタイミングと呼ばれるタイミング制御の仕組みが用いられる。図3は、これらの4つのセグメントを示す図である。それぞれ、同期セグメント(Synchronization Segment、図ではSSとも表記)、伝播時間セグメント(Propagation Time S

50

egment、図ではPTSとも表記)、位相バッファセグメント1(Phase Buffer Segment 1、図ではPBS1とも表記)、位相バッファセグメント2(Phase Buffer Segment 2、図ではPBS2とも表記)という名前がCANの規格において付けられている。なお、本図中のサンプリングポイント(Sampling Point、図ではSPとも表記)とは1ビット期間におけるある時点であり、この1ビット期間においてCANバス200上の信号の論理値を1ビットのデータとしてCANコントローラ120が取得するために、CANトランシーバ130を介して信号線CAN_L及びCAN_Hの電圧を読み出す(サンプリングする)時点である。サンプリングポイントは、例えば1ビット期間の先頭を基準(始期)とする時間(Tq)で設定され、同期時間保持部125に保持される。位相バッファセグメント1の終端はサンプリングポイントである。再同期検出部124は、CANトランシーバ130を介してCANバス200上の信号のエッジを検出し、このエッジに基づく再同期を実行するか否か判定する。より具体的には、エッジが発生したセグメントに基づいて、再同期を実行するか否か判定し、また、実行する場合はその再同期の内容を決定する。4つのセグメントのうちの同期セグメントはいわば許容時間差であり、エッジがこの1Tqのセグメントで発生した場合には再同期が実行されない。つまり、それ以外のセグメントでエッジが発生した場合、再同期検出部124は再同期を実行すると判定する。再同期は、ずれの検知後の1ビット期間の長さの調整によって行われ、再同期の内容とは、長さを変更するセグメントとその変更の程度である。この1ビット期間の調整について図を用いて説明する。図4は、信号のエッジと1ビット期間とのずれのパターンと、1ビット期間の調整の例を示す図である。

10

20

【0032】

図4の(a)に示される受信側のノードの1ビット期間は、信号のエッジからのずれがない、つまり受信側のノードと送信側のノードとは同期がとれている。この場合、1ビット期間は調整されない。

【0033】

図4の(b)に示される受信側のノードの場合、信号のエッジは受信側のノードの同期セグメントより後であって、サンプリングポイントよりも前のセグメントで発生している。この場合、送信側のノードに対して受信側のノードが進んでいるとして、位相バッファセグメント1(本図中、横縞の区間)が延長される。これにより、信号のエッジ(送信側のノードの1ビット期間の始期)とサンプリングポイントとの時間差が調整される。また、この調整によって1ビット期間が延長された分、この受信側のノードの次の1ビット期間の始期は遅れ、結果として送信側のノードとの同期がとられる。

30

【0034】

図4の(c)に示される受信側のノードの場合、信号のエッジは受信側のノードのサンプリングポイントより後のセグメントで発生している。この場合、送信側のノードに対して受信側のノードが遅れているとして、位相バッファセグメント2(本図中、縦縞の区間)が短縮される。これにより、次の1ビット区間では信号のエッジ(送信側のノードの1ビット期間の始期)とサンプリングポイントとの時間差が調整される。また、この調整によって1ビット期間が短縮された分、この受信側のノードの次の1ビット期間の始期が早まり、結果として送信側のノードとの同期がとられる。

40

【0035】

このように再同期によって1ビット期間の長さを調整することによって、サンプリングポイントが送信側のノードによる信号の送信タイミングに対して適切に調整される。なお、上記の位相バッファセグメント1及び位相バッファセグメント2の長さの変更の程度は、ずれの程度に応じて所定の範囲内で適宜決定される。

【0036】

上記の構成を有するCANコントローラ120を備えるECU100は、それぞれ図5のフロー図に示される動作を実行してメッセージを受信する。

【0037】

50

まず ECU 100 では、サンプリングポイントが同期時間保持部 125 に保存される (ステップ S10)。これは初期設定のサンプリングポイントであり、例えば ECU 100 を含む各車載システムの設計時に設定される。サンプリングポイントは上述のとおり位相バッファセグメント 1 の終端に位置し、例えば上記の 1 ビット内の各セグメントの長さが Tq 単位で設定されることでその先頭からの位置が決定される。このように、サンプリングポイントの設定自体は ECU 100 の動作ではないが、同期時間保持部 125 に保存されるデータの存在を示す説明の便宜上このフロー図に含めている。

【0038】

ECU 100 は、このサンプリングポイントを用いての、CAN コントローラ 120 及び CAN トランシーバ 130 を介するメッセージの受信を開始する (ステップ S20)。このメッセージの受信の動作について別の表現をすれば、CAN コントローラ 120 の送受信制御部 122 によって、連続する 1 ビット期間 (クロック生成部 123 が生成するシグナルクロックに基づく) のそれぞれにおけるサンプリングポイントで、CAN トランシーバ 130 を介して CAN バス 200 の信号線 CAN_L 及び CAN_H の電圧が読みとられる。そして読み取られたこれらの電圧の差に基づいて、CAN バス 200 上の信号の論理値が取得される。送受信制御部 122 が取得したこの論理値は、メッセージのデータとして ECU 100 の処理部 110 に渡される。

10

【0039】

ECU 100 はこのように各 1 ビット期間におけるサンプリングポイントで電圧を読み取って論理値を逐次取得しながら、さらにこれらの論理値の変化に基づいてエッジを検出し (ステップ S30)、再同期の実行をするか否かについて判定する (ステップ S40)。この判定について別の表現をすれば、CAN コントローラ 120 の再同期検出部 124 によって、エッジを検出した時点が 1 ビット期間のどのセグメントであるかに基づいて再同期の実行をするか否かについて判定される。

20

【0040】

再同期を実行しないと判定された場合 (ステップ S40 で NO)、ECU 100 は初期設定のサンプリングポイントを継続して使用してメッセージを受信する (ステップ S50)。再同期を実行すると判定された場合 (ステップ S40 で YES)、次のサンプリングポイントの適切なタイミングが例えば送受信制御部 122 によって算出される。そしてこの算出された新たなサンプリングポイントのタイミングに応じて位相バッファセグメント 1 又は位相バッファセグメント 2 の長さが変更される (再同期の実行、ステップ S60)。これにより ECU 100 は、調整後の新たなサンプリングポイントをして使用してメッセージを受信する (ステップ S70)。

30

【0041】

その後も CAN バス 200 にメッセージがあれば (ステップ S80 で YES) ECU 100 はこれを受信し (ステップ S20)、なければ (ステップ S80 で NO) 受信動作を終了する。なお、ECU 501 もメッセージの受信をする場合は、この図 5 に示されるフロー図の動作を実行してもよい。

【0042】

(攻撃手法の概要)

40

次に、攻撃 CAN コントローラ 520 の構成の CAN コントローラ 120 と異なる点及び攻撃 CAN コントローラ 520 による攻撃の動作について説明する。

【0043】

攻撃 CAN コントローラ 520 は、攻撃タイミング生成部 126 を備える点が CAN コントローラ 120 と異なる。車載通信システム 10 において、攻撃 CAN コントローラ 520 は以下の動作を実行して、ECU 100 が送信したメッセージを改ざんする。

【0044】

まず、送信側である ECU 100 は、CAN バス 200 上で逐次に示される論理値としてメッセージを送信し、受信側の ECU 100 は送信側の ECU 100 による論理値の送信のタイミングに対して 1 ビット期間以内の所定の時間差の時点 (サンプリングポイント

50

)でCANバス200上の信号の論理値を逐次取得することによってメッセージを受信する。

【0045】

悪意のあるECUであるECU501の攻撃CANコントローラ520は、あるタイミングで1Tq程度のごく短い時間、CANバス200上の信号の論理値を電氣的に操作することで送信側のECU100によるメッセージの送信のタイミングを受信側のECU100に誤認させる(第1攻撃)。

【0046】

送信のタイミングを誤認している受信側のECU100は、CANバス200上の信号の論理値を取得するのに、正しい送信のタイミングに対しては不適切な時間差のサンプリングポイントを用いる。攻撃CANコントローラ520はその不適切なサンプリングポイントに合わせたタイミングでもう一度CANバス200上の信号の論理値を電氣的に操作する(第2攻撃)。この結果、受信側のECU100は、送信側のECU100が発したメッセージとは異なるメッセージを受信する。

10

【0047】

攻撃タイミング生成部126は、攻撃CANコントローラ520が上記の電氣的な操作(電圧操作)によって第1攻撃と第2攻撃を実行するタイミングを生成する。次に、このタイミング及び電圧操作について説明する。

【0048】

図6は、上述した攻撃CANコントローラ520による攻撃のタイミング及び電圧の操作を示す図である。

20

【0049】

まず、送信側のECU100による論理値0の送信が実行される。一方、攻撃CANコントローラ520が、このECU100による論理値0の送信のタイミングにかぶせるように論理値1をごく短い時間送信する(第1攻撃)。これにより、CANバス200上の信号の論理値の1から0への変化、つまりCANバス200のリセツシブ状態からドミナント状態への変化が遅れる。なお、上述のとおりCANではドミナントである0はリセツシブである1に優先されるが、この攻撃CANコントローラ520とCANバス200とを接続するCANトランシーバ130は、ECU100のCANトランシーバ130とCANバス200との接続の仕方と逆の接続がされている。つまり、CAN__Hに接続されるべき線がCAN__Lに接続され、CAN__Lに接続されるべき線がCAN__Hに接続されている。これにより、CANバス200のドミナント状態からリセツシブ状態への変更も、各信号線上で逆方向の電圧同士で互いに打ち消すことで可能にしている。

30

【0050】

上記の第1攻撃によるCANバス200のリセツシブ状態からドミナント状態への変化の遅延は、すなわちエッジの発生の遅延である。本図の(c)において、第1攻撃がなければエッジは破線の矢印で示す時点で発生する。しかし第1攻撃の影響で、エッジの発生は実線の矢印で示す時点に遅延する。受信側のECUはこのエッジを検出すると、上記で説明したようにこのエッジがどのセグメントで発生したかに応じて再同期を実行する。本図で示される例では、エッジは伝播時間セグメントで発生しているので、受信側のECUは位相バッファセグメント1を延長することで再同期を実行する(本図の(d)参照)。これにより、第1攻撃がなければ破線の三角形で示す時点であったサンプリングポイントが、黒の三角形で示すサンプリングポイントに遅延する。

40

【0051】

次に攻撃CANコントローラ520は、受信側のECUのサンプリングポイントにあわせて論理値1をごく短い時間送信する(第2攻撃)。これにより、受信側のECUは、送信側のECUが送信した0の値ではなく、1の値をこの1ビット期間における信号の論理値として取得する。このように、攻撃CANコントローラ520による2段階の攻撃によってメッセージは改ざんされ、受信側のECUは不正なメッセージを受信する。

【0052】

50

なお、送信側の ECU は、自身のサンプリングポイント（本図の（a）参照）で CAN バス 200 上の電圧をモニタする。しかし攻撃 CAN コントローラ 520 による第 2 攻撃はこの時点を外して論理値を変更しているため、送信側の ECU ではこの改ざんを検知することができない。

【0053】

以下では、悪意のある ECU によるこのような攻撃によって改ざんされた不正メッセージを検知する装置の一実施の形態について図面を参照しながら説明する。

【0054】

なお、以下で説明する実施の形態は、包括的又は具体的な例を示すものである。以下の実施の形態で示される数値、形状、材料、構成要素、構成要素の配置位置及び接続形態、ステップ、ステップの順序などは一例であり、本発明を限定する主旨ではない。また、以下の実施の形態における構成要素のうち、最上位概念を示す独立請求項に記載されていない構成要素は任意の構成要素である。

10

【0055】

[実施の形態]

図 7 A は、実施の形態における不正メッセージ検知装置を備える車載通信システム 10 A のハードウェア構成例を示すブロック図である。車載通信システム 10 A は、車載通信システム 10 と同じく、通信線である CAN バス 200 と、この CAN バス 200 に接続される複数のノードである ECU 100 を含むバス型ネットワークである。

【0056】

20

また、車載通信システム 10 A は ECU 501 及び ECU 600 を備える。ECU 501 は上述の悪意のある ECU であり、以下で攻撃の発生について説明する目的でこの構成に含めたものである。

【0057】

ECU 600 は車載通信システム 10 A に他の ECU 100 及び 500 と同様に、ひとつの ECU として CAN バス 200 に接続される。ECU 600 は他の ECU と同様に処理部 110 及び CAN トランシーバ 130 を備えるが、CAN コントローラ 120 に代えて本実施の形態における不正メッセージ検知装置である監視 CAN コントローラ 620 を備える点が ECU 100 と異なる。次に、この監視 CAN コントローラ 620 について図 7 B を参照して説明する。

30

【0058】

図 7 B は、本実施の形態における不正メッセージ検知装置である監視 CAN コントローラ 620 の機能構成図である。

【0059】

CAN バス 200 に送出された不正メッセージを検知する不正メッセージ検知装置である監視 CAN コントローラ 620 は、CAN 制御部 121、送受信制御部 122、クロック生成部 123、及び再同期検出部 124 を備える。これらは上記の CAN のプロトコルに準じた通信処理を実行するための機能を実現するための構成要素であり、ECU 100 と共通の構成要素であるため、詳細な説明は省略する。

【0060】

40

監視 CAN コントローラ 620 はさらに、第 1 同期時間保持部 625、第 2 同期時間保持部 626、比較部 627、及び不正検知処理部 628 を備える。

【0061】

第 1 同期時間保持部 625 及び第 2 同期時間保持部 626 は、それぞれ同期時間保持部 125 と同じくサンプリングポイントを保持する。ただし第 1 同期時間保持部 625 は、再同期検出部 124 によってエッジが検出され、このエッジに基づく再同期を実行すると判定されたときに、このエッジが検出される前に用いられていたサンプリングポイント（以下、旧サンプリングポイントともいう）を保持し続ける。一方、第 2 同期時間保持部 626 は、再同期検出部 124 によってエッジが検出されたとき、このエッジに基づく再同期を実行すると判定されたときに、この再同期による調整後のサンプリングポイント（以

50

下、新サンプリングポイントともいう)を保持する。そして送受信制御部122は、再同期が実行されるときには新旧両方のサンプリングポイントでCANバス200の論理値(以下ではそれぞれ第1論理値及び第2論理値ともいう)を取得する。

【0062】

比較部627は、上記の新旧サンプリングポイントで取得された第1論理値及び第2論理値を比較してこれらが一致するか否かを判断する。

【0063】

不正検知処理部628は、比較部627が第1論理値と第2論理値とが一致しないと判断した場合に、不正メッセージが検知された場合に対応付けられた処理である不正検知処理を実行する。

【0064】

上記の構成を有する監視CANコントローラ620を備えるECU600は、図8のフロー図に示される動作を実行してCANバス200を監視し、不正メッセージを検知する。図8は、本実施の形態における監視CANコントローラ620を備えるECU600によるCANバス200の監視及び不正メッセージの検知の動作のフロー図である。なお図8では、図5に示されるECU100によるメッセージの受信の動作と共通のステップは共通の参照符号で示している。

【0065】

まずECU600では、初期設定のサンプリングポイントが第1同期時間保持部625に保持される(ステップS10)。このサンプリングポイントの設定自体はECU600の動作ではないが、第1同期時間保持部625に保持されるデータの存在を示す説明の便宜上このフロー図に含めている。

【0066】

ECU600は、このサンプリングポイントを用いての、監視CANコントローラ620及びCANトランシーバ130を介するメッセージの受信を開始する(ステップS20)。このメッセージの受信の動作について別の表現をすれば、監視CANコントローラ620の送受信制御部122によって、連続する1ビット期間(クロック生成部123が生成するシグナルクロックに基づく)のそれぞれにおけるサンプリングポイントで、CANトランシーバ130を介してCANバス200の信号線CAN_L及びCAN_Hの電圧が読み取られる。そして読み取られたこれらの電圧の差に基づいて、CANバス200上の信号の論理値が取得される。送受信制御部122が取得したこの論理値は、メッセージのデータとしてECU600の処理部110に渡される。

【0067】

ECU600はこのように各1ビット期間におけるサンプリングポイントで電圧を読み取って論理値を逐次取得しながら、さらにこれらの論理値の変化に基づいてエッジを検出し(ステップS30)、このエッジに基づく再同期の実行をするか否かについて判定する(ステップS40)。この判定について別の表現をすれば、監視CANコントローラ620の再同期検出部124によって、エッジを検出した時点が1ビット期間のどのセグメントであるかに基づいて再同期の実行をするか否かについて判定される。

【0068】

再同期を実行しないと判定された場合(ステップS40でNO)、ECU600は初期設定のサンプリングポイントを継続して使用してメッセージを受信する(ステップS50)。再同期を実行すると判定された場合(ステップS40でYES)、次のサンプリングポイントの適切なタイミングが例えば送受信制御部122によって算出される。そしてこの算出された新たなサンプリングポイントは第2同期時間保持部626に保持される。この結果、監視CANコントローラ620では、初期設定のサンプリングポイント、つまり旧サンプリングポイントと、算出された新サンプリングポイントとの両方が保持される。一方で、この算出された新たなサンプリングポイントのタイミングに応じて位相バッファセグメント1又は位相バッファセグメント2の長さを変更される(再同期の実行S660)。

10

20

30

40

50

【 0 0 6 9 】

ここで ECU 600 はメッセージを受信するが、監視 CAN コントローラ 620 の送受信制御部 122 は、旧サンプリングポイントと新サンプリングポイントとの両方で CAN バス 200 の論理値をそれぞれ第 1 論理値及び第 2 論理値として取得する（ステップ S 670）。

【 0 0 7 0 】

取得された第 1 論理値及び第 2 論理値は、比較部 627 によって比較され、一致するかどうかについて判断される（S 675）。ここで第 1 論理値と第 2 論理値との一致について判断する理由について説明する。図 9 は、攻撃 CAN コントローラ 520 による攻撃があった場合に 2 つのサンプリングポイントで取得される論理値を示す図である。

10

【 0 0 7 1 】

まず、(a1) に示される、送信側の ECU 100 と受信側の ECU である ECU 600 とで同期がとれている場合に、攻撃 CAN コントローラ 520 によって (b) に示される第 1 攻撃の結果、ECU 600 が再同期を実行する場合を想定する。この場合、受信側の ECU 600 は、(d) に示される旧サンプリングポイントと新サンプリングポイントとでステップ S 670 のメッセージの取得を実行する。ここで CAN バス 200 上の信号の論理値は、(c) に示されるように推移する。具体的には、旧サンプリングポイントでは、攻撃 CAN コントローラ 520 による第 2 攻撃開始前であり、CAN バス 200 上の信号の論理値は改ざんされず、送信側の ECU 100 による出力どおり 0 である。これは、旧サンプリングポイントは送信側の ECU 100 がビットモニタリングを実行するため、攻撃 CAN コントローラ 520 はこの時点を見て第 2 攻撃を実行するためである。一方、新サンプリングポイントでは、図 6 を参照して説明したように攻撃 CAN コントローラ 520 によって CAN バス 200 上の値が 0 から 1 に改ざんされている。したがって、攻撃 CAN コントローラ 520 による攻撃によって再同期が実行された場合には、CAN バス 200 上の信号の論理値は旧サンプリングポイントと新サンプリングポイントとで一致しない。したがって、新旧のサンプリングポイントで ECU 600 の送受信制御部 122 が取得する論理値は一致しない。

20

【 0 0 7 2 】

これに対し、(a2) に示されるように、ECU 100 と ECU 600 とで同期がとれていないために再同期が実行される場合には、CAN バス 200 上の信号の論理値は、ECU 100 が出力したとおりに推移する。したがって、新旧のサンプリングポイントで ECU 600 の送受信制御部 122 が取得する論理値は一致する。

30

【 0 0 7 3 】

このように、旧サンプリングポイント及び新サンプリングポイントのそれぞれで取得された論理値が一致するかないかを判断することで、悪意のある ECU による攻撃があったか否かを判定することができる。

【 0 0 7 4 】

第 1 論理値と第 2 論理値とが一致すると判断された場合（ステップ S 675 で YES）、ECU 600 は通常の動作、つまり次のメッセージが CAN バス 200 にあるか否かの判断に移る。CAN バス 200 にメッセージがあれば（ステップ S 80 で YES）、ECU 600 はこれを受信し（ステップ S 20）、なければ（ステップ S 80 で NO）メッセージ受信の動作を終了する。

40

【 0 0 7 5 】

第 1 論理値と第 2 論理値とが一致しないと判断された場合（ステップ S 675 で NO）、ECU 600 では、不正メッセージが検知された場合に対応付けられた処理である不正検知時処理が不正検知処理部 628 によって実行される。この不正検知時処理としては、ネットワークにおける通信時にエラーが発生したことを通知するフレーム、例えば上述のようなエラーフレームが CAN バス 200 に送信されてもよい。これにより車載通信システム 10A において改ざんされたメッセージを受信していた ECU 100 ではこのメッセージが破棄され、送信側の ECU 100 は再送信を実行することができる。または、車載

50

通信システム 10A が備える画面などの図示しないユーザインターフェースを介してユーザに警告がされてもよい。これにより、ユーザは悪意のある ECU が車載通信システム 10A に接続されていることを知って対処することができる。

【0076】

このように、本実施の形態における不正メッセージ検知装置は、バス型ネットワークにおけるバスに送出された不正メッセージを検知する不正メッセージ検知装置であって、1ビット期間において前記バス上の信号の論理値を取得するために前記バスの電圧が読み出される時点であるサンプリングポイントを調整するために、前記信号のエッジを検出し、前記エッジに基づく再同期を実行するか否かを判定する再同期検出部と、前記再同期検出部によって再同期を実行すると判定された後の1ビット期間において、当該エッジが検出される前に用いられていたサンプリングポイントにおける前記バスの論理値である第1論理値と、当該エッジに基づく再同期後のサンプリングポイントにおける前記バスの論理値である第2論理値とを取得する受信部と、前記受信部で取得された前記第1論理値及び前記第2論理値を比較する比較部と、前記比較部によって前記第1論理値及び前記第2論理値が一致しないと判断された場合に、不正メッセージが検知された場合に対応付けられた不正検知時処理を実行する不正検知処理部とを備える。この不正メッセージ検知装置は、ネットワーク上の悪意のある ECU によるメッセージの改ざんを確実に検知して高い精度でメッセージの正当性を判定し、このネットワークを備える機器、本実施の形態として記載された例であれば、自動車の安全な動作を確保することができる。

10

【0077】

なお、上記の実施の形態において記載された ECU 600 を備える機器又はシステムについては特に限定されない。上記では ECU 600 がメッセージの受信の動作においてメッセージの改ざんを検知する例を説明したが、ECU 600 はエラーフレーム以外のメッセージの送信も行う通信機器が備える ECU であってもよい。例えば車載通信システムに接続される任意のシステムの ECU、例えば空調システムの ECU やカーナビゲーションシステムの ECU であってもよい。また、ネットワークの監視専用の機器として接続される機器が備える ECU であってもよい。また、監視 CAN コントローラ 620 は、CAN バスどうしを接続するゲートウェイの ECU に装備されてもよい。この場合、この監視 CAN コントローラ 620 はゲートウェイが接続する複数の CAN バスを監視してもよい。

20

【0078】

(効果)

上述のとおり、上記の構成を有する不正メッセージ検知装置は、ネットワーク上の悪意のある ECU によるメッセージの改ざんを確実に検知して高い精度でメッセージの正当性を判定する。

30

【0079】

上記の構成を有する不正メッセージ検知装置以外でこのような攻撃に対処する手段としては、1ビット期間内の CAN バス上の電気的な変化の回数に基づく方法が考えられる。これには、例えばサンプリングポイント間の周期を短くして、1ビットの間で何度も CAN バス上の電気的な変化をスキャンするように読み取る方法が考えられる。しかしこの方法では、サンプリングとサンプリングとの間で電圧の操作を攻撃することで、電気的な変化の検知を回避することができる。このような検知の回避を困難にするためにサンプリングポイント間の周期をより短くすることは論理的には可能であるが、消費電力の増加や取得する論理値の記憶のためのメモリのコストの増加を招く。一方、本実施の形態における不正メッセージ検知装置であれば、従来 of CAN コントローラに比べてサンプリング間の周期が短縮されるのは、再同期が実行される場合であって、悪意のある装置による電圧の操作が起こり得るタイミングに限られる。したがって、消費電力やメモリのコストの増加は限定的である。

40

【0080】

また、受信側の ECU がデータの改ざんを検知できるように、送信側の ECU がメッセージに MAC (Message Authentication Code) を含めると

50

いう方法も考えられる。この方法の場合、CANの規格ではデータフレームの各スロットの用途が図2に示されるように規定されているため、その中でデータフィールドにMACが挿入される。しかしながら、十分な安全性を担保するために用いられるMACは一般的に128ビット長であり、データフィールドの既定の最大長である64ビットに収まらない。より短い簡易的なMACを用いることも考えられるが、MACを短くすることは安全性の高さとのトレードオフである。仮に短いMACを用いたとしても、その分データフィールドに含めることができる情報量が制限され、通信効率が低下する。また、MACによって安全性を確保するためには、MACを扱うための回路をネットワーク上のすべてのECUに装備させる必要があり、コストの増加を招き、また、普及までに時間がかかる。一方、本実施の形態における不正メッセージ検知装置であれば、ネットワーク上で1台のECUがこれを備え、CANバス上の電圧の操作の変化を監視することでデータの改ざんを検知することができる。したがって、既存のネットワークにも容易に適用することができる。また、本実施の形態における不正メッセージ検知装置では、データフィールドを不正メッセージの検知のためには消費しないため、通信効率への影響は生じない。

10

20

30

40

50

【0081】

ここまで、バス型ネットワークで接続される通信機器からなる車載通信システムにおいて、このバスに送出された不正メッセージを検知する不正メッセージ検知装置として、ECUの一部に装備される監視CANコントローラについて説明した。なお、例えばCANの規格が利用されるネットワークであれば、上述した再同期の仕組みを利用する攻撃は車載のネットワークに限らず実行することができる。したがって、例えばCANの規格が利用されるネットワークで制御される工作機械などにも上記の実施の形態における不正メッセージ装置は有用に適用される。また、CANの規格が利用されないネットワークであっても、複数の通信機器から送信される信号の衝突の問題を、上述した再同期のような方法を用いて解消しているネットワークであれば同様の攻撃が可能であるため、上記の実施の形態における不正メッセージ装置は有用に適用される。

【0082】

以上、一つの態様に係る不正メッセージ検知装置について、実施の形態に基づいて説明したが、本発明はこの実施の形態に限定されるものではない。例えば上記の実施の形態において、監視CANコントローラ620の各構成要素によって実行される、CANバス200の監視及び不正メッセージの検知の動作のフローにおける処理をステップとして含む不正メッセージ検知方法として実現されてもよい。また、各構成要素は専用のハードウェアで構成されてもよいし、十分な処理速度が確保されるのであれば、各構成要素に適したソフトウェアプログラムをCPUなどのプロセッサが実行することによって実現されてもよい。例えばプロセッサが、ハードディスク又は半導体メモリなどの記録媒体に記録されたソフトウェアプログラムを読み出して実行することによって実現されてもよい。ここで、上記実施の形態の不正メッセージ検知装置を実現するソフトウェアプログラムとは次のようなプログラムである。

【0083】

本発明の一態様に係る不正メッセージ検知プログラムは、プロセッサに、バス型ネットワークにおけるバスに送出された不正メッセージを検知する不正メッセージ検知方法であって、1ビット期間において前記バス上の信号の論理値を取得するために前記バスの電圧が読み出される時点であるサンプリングポイントを調整するために、前記信号のエッジを検出し、前記エッジに基づく再同期を実行するか否かを判定する再同期検知ステップと、前記再同期検知ステップで再同期を実行すると判定された後の1ビット期間において、当該エッジが検知される前に用いられていたサンプリングポイントにおける前記バスの論理値である第1論理値と、当該エッジに基づく再同期後のサンプリングポイントにおける前記バスの論理値である第2論理値とを取得する受信ステップと、前記受信ステップで取得された前記第1論理値及び前記第2論理値を比較する比較ステップと、前記比較ステップにおいて前記第1論理値及び前記第2論理値が一致しないと判断された場合に、不正メッセージが検知された場合に対応付けられた不正検知時処理を実行する不正検知処理ステッ

ブとを含む方法を実行させるプログラムである。

【 0 0 8 4 】

また本発明は、上記で説明した不正メッセージ検知装置を備える E C U として実現されてもよい。

【 0 0 8 5 】

以上、一つの態様に係る不正メッセージ検知装置について、実施の形態に基づいて説明したが、本発明は、この実施の形態に限定されるものではない。本発明の趣旨を逸脱しない限り、当業者が思いつく各種変形を本実施の形態に施したもののや、異なる実施の形態における構成要素を組み合わせて構築される形態も、一つ又は複数の態様の範囲内に含まれてもよい。

10

【 0 0 8 6 】

例えば上記の実施の形態として記載された例では、同期時間保持部は第 1 同期時間保持部 6 2 5 及び第 2 同期時間保持部 6 2 6 の 2 個のみであるが、同期時間保持部の個数は 2 個に限定されない。1 台の監視 C A N コントローラが、例えば 3 個以上の同期時間保持部を備えることで、複数の受信側の E C U 1 0 0 に対する異なるタイミングの攻撃を検知することができる。

【 産業上の利用可能性 】

【 0 0 8 7 】

本発明は、C D M A / C A 方式等の通信プロトコルを用いて通信可能な複数の装置が接続されるネットワーク、例えば車載ネットワーク等として利用される C A N 等に利用可能である。

20

【 符号の説明 】

【 0 0 8 8 】

1 0、1 0 A 車載通信システム

1 0 0、1 0 1、1 0 2、1 0 n、5 0 1、6 0 0 E C U

1 1 0 処理部

1 2 0 C A N コントローラ

1 2 1 C A N 制御部

1 2 2 送受信制御部

1 2 3 クロック生成部

30

1 2 4 再同期検出部

1 2 5 同期時間保持部

1 2 6 攻撃タイミング生成部

1 3 0 C A N トランシーバ

2 0 0 C A N バス

5 2 0 攻撃 C A N コントローラ

6 2 0 監視 C A N コントローラ

6 2 5 第 1 同期時間保持部

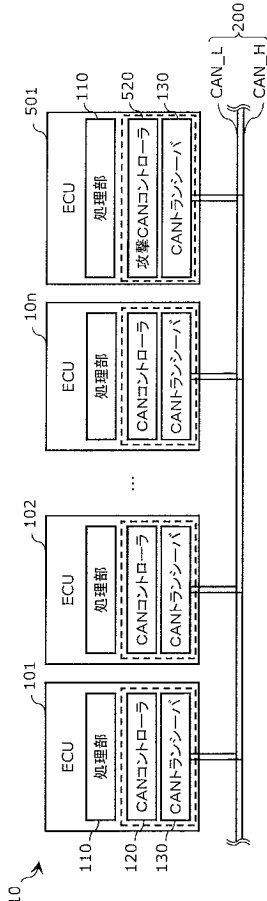
6 2 6 第 2 同期時間保持部

6 2 7 比較部

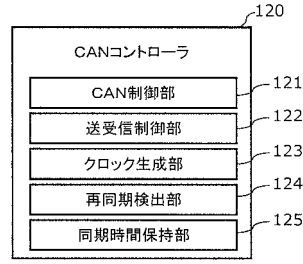
40

6 2 8 不正検知処理部

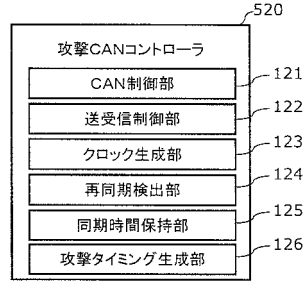
【図1A】



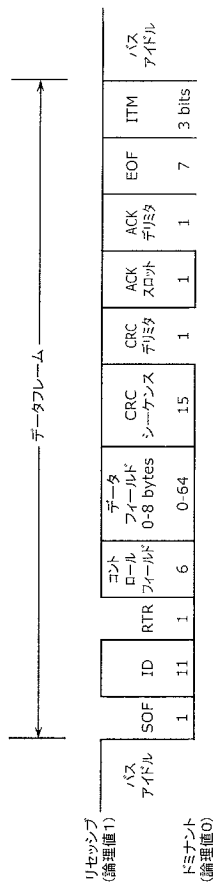
【図1B】



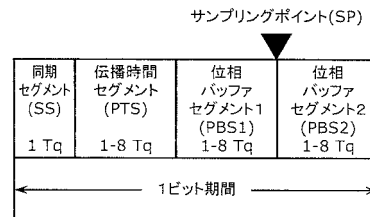
【図1C】



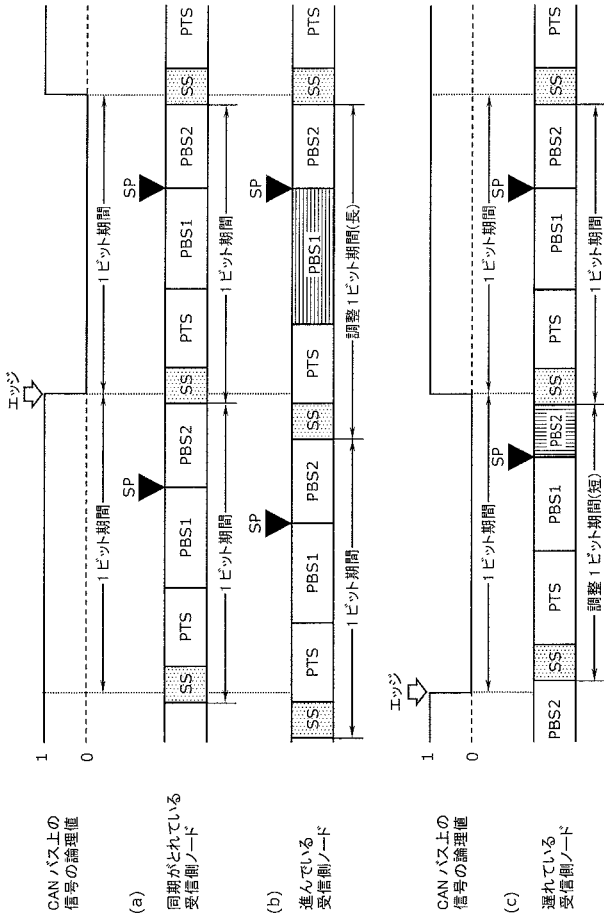
【図2】



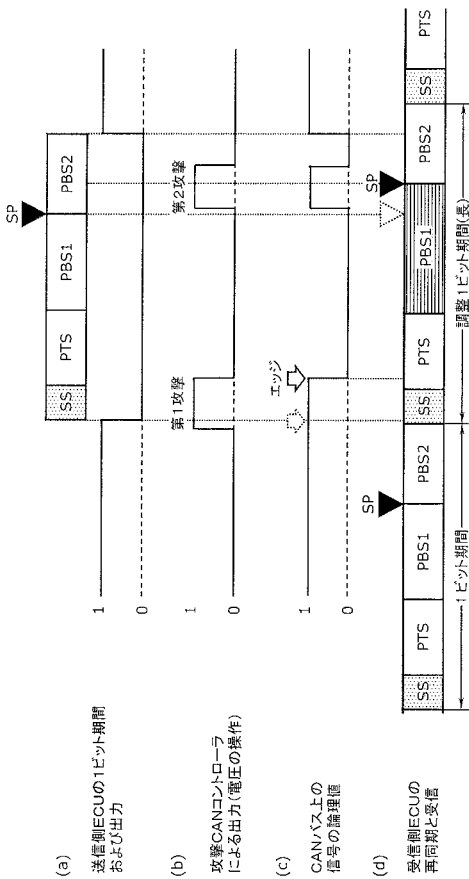
【図3】



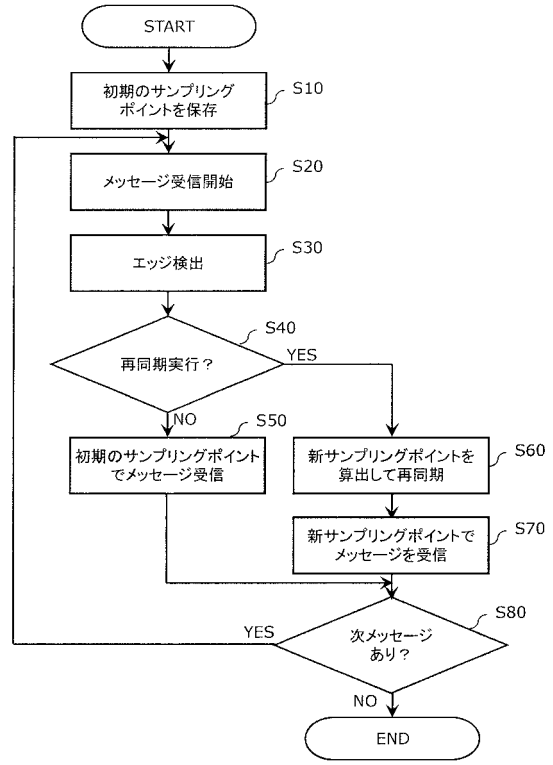
【 図 4 】



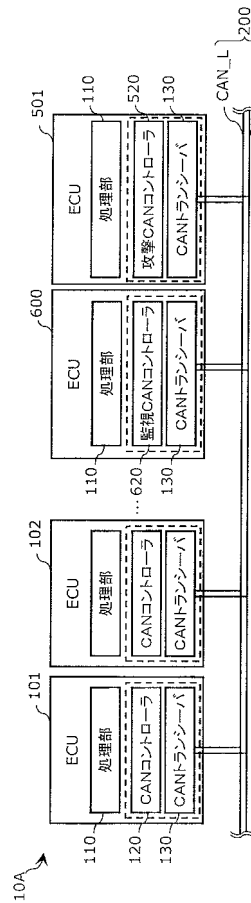
【 図 6 】



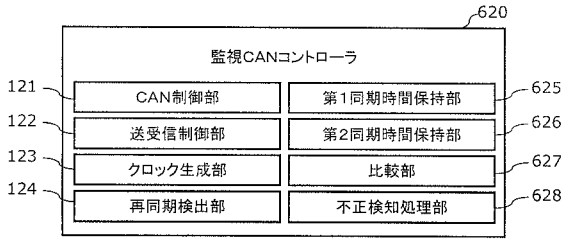
【 図 5 】



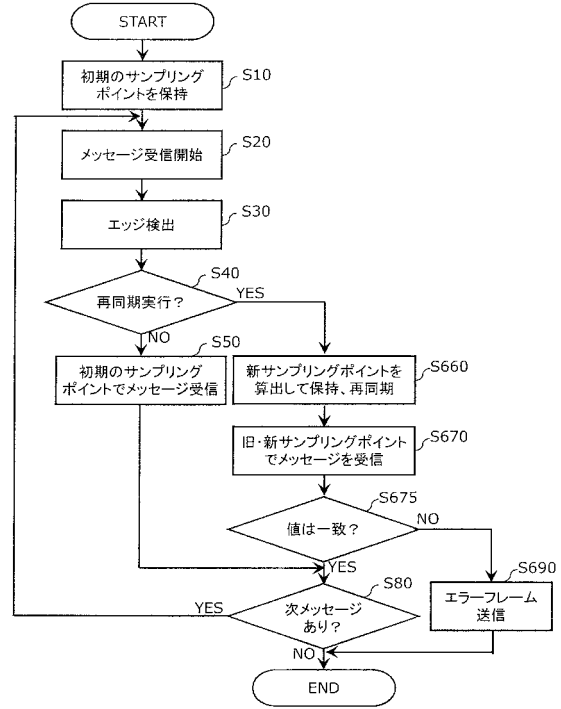
【 図 7 A 】



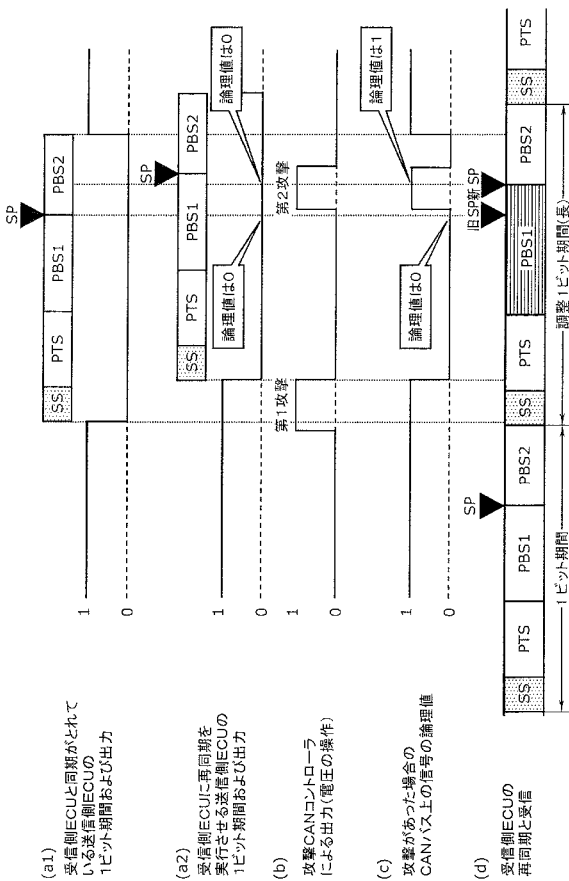
【図7B】



【図8】



【図9】



【 国際調査報告 】

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP2016/005116
A. CLASSIFICATION OF SUBJECT MATTER H04L12/40(2006.01)i, H04L12/413(2006.01)i According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) H04L12/40, H04L12/413 Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2017 Kokai Jitsuyo Shinan Koho 1971-2017 Toroku Jitsuyo Shinan Koho 1994-2017 Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	Tsutomu MATSUMOTO et al., "CAN ni Okeru Saidoki o Riyo shita Denkiteki Data Kaizan", 2015 Symposium on Cryptography and Information Security SCIS2015, 2015.01	1-8
A	US 2014/0334314 A1 (FREDRIKSSON, LB), 13 November 2014 (13.11.2014), & US 8737426 B1 & WO 2014/143717 A1	1-8
A	AL-MEKKAWY, M K et al., Reliable design of the CAN bit synchronization block, Proceedings of the WSEAS Conference: Information Science, Communications and Applications (ISCA 2005), 2005	1-8
<input type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family		
Date of the actual completion of the international search 24 February 2017 (24.02.17)		Date of mailing of the international search report 07 March 2017 (07.03.17)
Name and mailing address of the ISA/ Japan Patent Office 3-4-3, Kasumigaseki, Chiyoda-ku, Tokyo 100-8915, Japan		Authorized officer Telephone No.

国際調査報告		国際出願番号 PCT/J P 2 0 1 6 / 0 0 5 1 1 6	
A. 発明の属する分野の分類 (国際特許分類 (IPC)) Int.Cl. H04L12/40(2006,01)i, H04L12/413(2006,01)i			
B. 調査を行った分野 調査を行った最小限資料 (国際特許分類 (IPC)) Int.Cl. H04L12/40, H04L12/413			
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2017年 日本国実用新案登録公報 1996-2017年 日本国登録実用新案公報 1994-2017年			
国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)			
C. 関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号	
A	松本勉ほか, CANにおける再同期を利用した電氣的データ改ざん, 2015年 暗号と情報セキュリティシンポジウム SCIS 2015, 2015.01	1-8	
A	US 2014/0334314 A1 (FREDRIKSSON, LB) 2014.11.13, & US 8737426 B1 & WO 2014/143717 A1	1-8	
<input checked="" type="checkbox"/> C欄の続きにも文献が列挙されている。 <input type="checkbox"/> パテントファミリーに関する別紙を参照。			
* 引用文献のカテゴリー		の日の後に公表された文献	
「A」特に関連のある文献ではなく、一般的技術水準を示すもの		「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの	
「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの		「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの	
「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)		「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの	
「O」口頭による開示、使用、展示等に言及する文献		「&」同一パテントファミリー文献	
「P」国際出願日前で、かつ優先権の主張の基礎となる出願			
国際調査を完了した日 24.02.2017		国際調査報告の発送日 07.03.2017	
国際調査機関の名称及びあて先 日本国特許庁 (ISA/J P) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官 (権限のある職員) 速水 雄太	5 X 3365
		電話番号 03-3581-1101 内線 3596	

国際調査報告		国際出願番号 PCT/JP2016/005116
C (続き) . 関連すると認められる文献		
引用文献の カテゴリ*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	AL-MEKKAWY, M K et al., Reliable design of the CAN bit synchronization block, Proceedings of the WSEAS Conference: Information Science, Communications and Applications (ISCA 2005), 2005	1-8

フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ

(注) この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。